東芝 BiCD 集積回路 シリコン モノリシック

TB62208FG

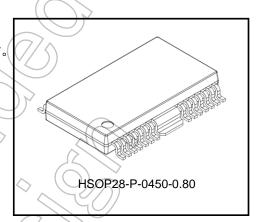
BiCD 定電流 2 相バイポーラステッピングモータドライバ IC

TB62208FG は、PWM チョッパ型 2 相バイポーラ駆動方式の ステッピングモータドライバ IC です。

BiCD プロセスを使うことにより、出力耐圧 40V、最大電流 1.8A を実現しています。 また、内蔵レギュレータにより、VM 単一電源でモータを駆動できます。

特長

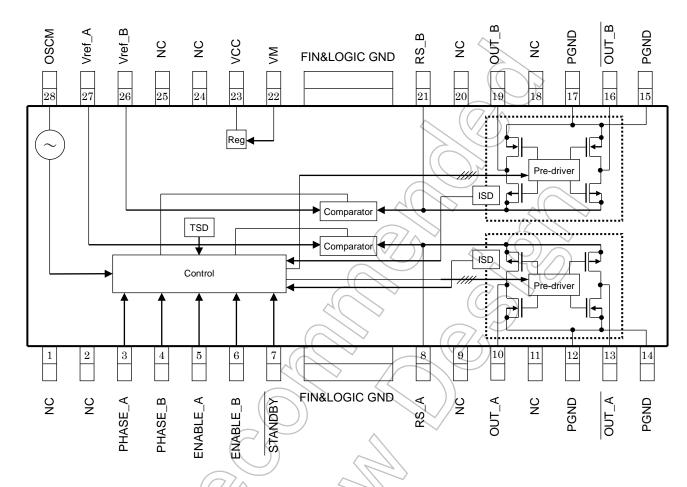
- バイポーラステッピングモータ駆動用 IC
- PWM 定電流駆動
- イネーブル信号端子を有し、2相、1-2相励磁が可能
- BiCD 構造:出カパワートランジスタに DMOS FET を使用
- 高耐圧・大電流:40 V / 1.8A
- 過熱検出回路(TSD)、過電流検出回路(ISD)、POR (VMR, VCCR) を内蔵
- 外囲器: 28ピン Heat-sink Small Outline Package (HSOP28-P-0450-0.80)



質量 0.79(g) (標準)



ブロック図



ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化してあります。

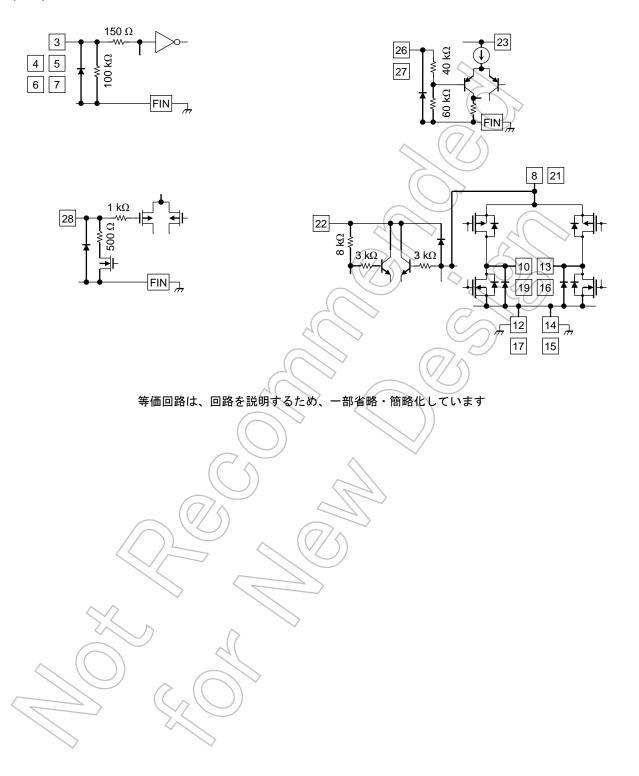
2

端子説明

端子 番号	端子名称	機能
1	NC	ノンコネクション
2	NC	ノンコネクション
3	PHASE_A	A 軸モータ出力の電流方向切替え
4	PHASE_B	B 軸モータ出力の電流方向切替え
5	ENABLE_A	A 軸モータ出力のスイッチ 5V:出力 ON/GN D出力OFF
6	ENABLE_B	B 軸モータ出力のスイッチ 5 V:出力 ON/GN D出力OFF
7	STANDBY	モータ出力、OSCM も止めて省電力待機モードにするスイッチ端子
FIN	FIN&LOGIC GND	放熱用 FIN であると同時にロジック回路の GND を兼ねていますので、 必ず基板の GND と接続してください
8	RS_A	A 軸モータ出力の電力供給と電流値設定用センス抵抗を接続する端子
9	NC	ノンコネクション
10	OUT_A	A 軸モータ出力+端子
11	NC	ノンコネクション
12	PGND	パワーGND 端子
13	OUT_A	A 軸モータ出力-端子
14	PGND	パワーGND 端子
15	PGND	パワーGND 端子
16	OUT_B	B 軸モータ出力-端子
17	PGND	パワーGND 端子
18	NC	ノンコネクション
19	OUT_B	B 軸モータ出力+端子
20	NC	ノンコネクション
21	RS_B	B軸モータ出力の電力供給と電流値設定用センス抵抗を接続する端子
FIN	FIN&LOGIC/	放熱用 FIN であると同時にロジック回路の GND を兼ねていますので、
1 114	GND //	必ず基板の GND と接続してください
22	VM	電源端子
23	Vcc	内蔵 5V バイアス用フィルタ端子
24	NC./>	ノンコネクション
25	NC	ソンコネクション
26	Vref_B	B 軸モータ出力の電流値設定用バイアス端子
27 <	Vref_A	A 軸モータ出力の電流値設定用バイアス端子
28	OSCM	チョッピング用発振回路周波数設定端子

3 2014-10-01

端子インタフェース



4 2014-10-01

ファンクション表一出力

		端子名				
	STAND BY	PHASE	ENABLE			
機能	省電力待機状態にする端子です。 "L"のとき、OSC_M、出力を停止させ、モータの駆動はできません。	モータ電流の方向を決定する 端子です。 "H"のとき、 OUT(-) → OUT(+) の方向に電流が流れます。	出力DMOSのON/OFFをスイッチします。 "L"のとき、出力は ハイインピーダンスに なります。	OUT(+)	OUT(-)	OSC_M
	L	×	×	OFF	OFF	停止
状態	н	Х		OFF	OFF	発振
认 思	н	н	P	T.	L	発振
	Н	L	Н		Н	発振

X :Don't care

検出機能について

(1) 熱検出回路(TSD)

IC チップ温度(Tj)が 150° C(標準)を超えたとき全出力を OFF にし、その状態を保持します。 電源の再投入もしくは $\overline{\text{STANDBY}}$ を $H \rightarrow L \rightarrow H$ で再復帰します。

- (2) VMR,VCCR POR (Power On Reset Circuit: VM、VCC 電源監視遮断回路) VM、VCC が規定電圧になるまで、出力を強制的に OFF します。
- (3) 過電流検出回路(ISD)

出力部に規定以上(最大定格以上の異常電流: Min 2.0 A)が流れた時に出力を強制的に OFF しその状態を保持します。

 $\overline{\text{STANDBY}}$ を H \rightarrow L \rightarrow H と操作することにより復帰します。

この機能は、IC ショートが発生した時に一時的にIC を停止させるための機能です。

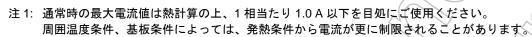
5

詳しくは、後ページの注意文言をご覧ください。



絶対最大定格 (Ta = 25°C)

		Í	頁		目			記号	定格	単位
Ŧ	_	タ	電	į	源	電	圧	VM	40	V
Ŧ	_	タ	出	1	カ	耐	圧	Vout	40	V
出	カ	電	流	(注	1)	lout	1.8	Α
	ジ	ッ	ク	入	力	電	圧	VIN	-0.5~6.0	V
許	容	損	失	(注	2)	PD	1.3	W
動		作			温		度	T _{opr}	-20~85	°C
保		存			温		度	T _{stg}	-55~150	°C
接		合	剖	3	温		度	T _{j(max)}	150	°C



注 2: 単体測定時

Ta: IC 周囲温度です。

Topr: 動作させるときの IC 周囲温度です。

 $T_{j:}$ 動作中の IC チップ温度です。 T_{j} 最大値は TSD(サーマルシャットダウン回路)の温度で制限されます。 T_{j} の最大値は、 120° C 程度を目処にお使い頂くよう、使用最大電流を考慮して設計する ことを推奨します。

重要)絶対最大定格について

絶対最大定格は瞬時たりとも超えてはならない規格です。

絶対最大定格を超えると IC の破壊や劣化や損傷の原因となり、IC 以外にも破壊や損傷や劣化を与えるおそれがあります。

いかなる動作条件においても必ず絶対最大定格を超えないように設計を行ってください。

また、この製品には、過電圧検出の回路は搭載しておりません。

従って、Spec 以上の過剰な電圧が印加された場合、IC が破壊します。

電源電圧を含む各電圧範囲は、必ず Spec の範囲内でお使いいただけますようお願いいたします。 また、この注意事項に関しては、後ページの注意事項の項も合わせてご確認ください。

6



動作範囲 (Ta = 0~85°C)

項目	記号	測定条件	最小	標準	最大	単位
内 部 回 路 動 作 用 電 源 電 圧	Vcc	内部発生電圧	4.5	5.0	5.5	V
モ ー タ 電 源 電 圧	VM	-	10	24	38	V
出 力 電 流	lout	Ta = 25°C、1相当たり	ı	1.2	1.8	A
ロジック入力電圧	V _{IN(H)}	ロジックのHレベル	2.0	3.3	5	\mathcal{I}_{V}
	VIN(L)	ロジックのLレベル	GND	$\langle \langle \langle \rangle \rangle$	1,0	V
Phase 信号入力周波数	fPHASE	-	-	1.0	150	kHz
チョッピング周波数	f _{chop}	-	80	100	120	kHz
V r e f 基 準 電 圧	V _{ref}	-	GND	3.0	3.6	V
電 流 検 知 端 子 電 圧	V _{RS}	V M端子の電圧を基準	16	±1.0	±1.5	\mathcal{M}
(V M — R S 間差電圧)	VRS	(注)		±1.0	±1.5	2

注: VRS の最大電圧が、絶対最大定格を超えないようにご使用ください。

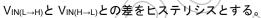


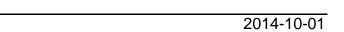
電気的特性 1 (特に指定のない項目は, Ta = 25°C, VM = 24 V)

項目		記号	測定 回路	測定条件	最小	標準	最大	単位
入カヒステリシ	ス電圧	VIN (HIS)	DC	LOGIC 系入力端子 (注)	100	200	300	mV
ロジック入力端子	HIGH	I _{IN} (H)	DC	LOGIC 系入力端子 VIN=5V	35	50	75	^
入 力 電 流	LOW	I _{IN} (L)	Ь	LOGIC 系入力端子 VIN=0V	-	,	1.0	μА
		I _{M1}		出力:OPEN LOGIC IN = ALL = L、 ロジック・出力段全非動作		2	3	
消 費 電 (V M 端		I _{M2}	DC	出力: OPEN、fPHASE = 1kHz LOGIC ACTIVE、出力全非動作		3.5	5	mA
		I _{M3}		出力: OPEN、f _{PHASE} = 4kHz LOGIC ACTIVE (2 相励磁、100 kHz chopping)		5	7	>
	上側	Іон	DC	VRS = VM = 40 V, VOUT = 0 V, LOGIC IN = ALL = L	-) N	P (μΑ
出カリーク電流	下側	loL	DC	VRS = VM = VOUT = 40 V, LOGIC IN = ALL = L	1 <		(-)	μΑ
出力電流ch	間誤差	Δlout1	DC	軸間の誤差	-5-7	0>	5	%
出力設定電流	値 誤 差	Δlout2	DC	IOUT = 1.0A で測定	-5) b	5	%
R S 端 子	電流	IRS	DC	V _{RS} = V _{VM} ⇒ 24 V STANDBY = L	0	-	10	μА
出 カトランミドレイン・ソ・オン抵抗(上	ース間	RON (D-S)	DC	IOUT = 1.0 A、T _j = 25°C	<u>-</u>	1.2	1.5	Ω

(注)測定端子に VIN を加えその電圧を 0V から上昇させ、出力(端子 10)が変化したときの VIN 電圧を V_{IN(L→H)}とする。 更に、その電圧を下降させ、出力が変化したときの VIN 電圧を V_{IN(H→L)}とする。

8





電気的特性 2 (特に指定がない項目は, Ta = 25°C, VM = 24 V)

		項	目			記号	測定回路	測定条件	最小	標準	最大	単位
٧	r e f	入:	力電	圧範	囲	V_{ref}	DC	V _M = 24 V、STANDBY = H、出力動作 PHASE = 1 kHz	GND	3.0	5.0	V
٧	r e	f	入力	電	流	I _{ref}	DC	STANDBY = H 出力動作,V _{ref} = 3.0 V	20	35	50	μА
٧	r	e f	減	衰	比	V _{ref} (GAIN)	DC	STANDBY = H、出力動作 V _{ref} = 2.0V	1/4.8	1/5.0	1/5.2	
Т	S D	温	度	(注	1)	T _j TSD	DC	V _M = 24 V	140	155	170	°C
٧	М	復	帰	電	圧	V_{MR}	DC	STANDBY = H	7.0	8.0	9.0	V
過 '	電流検と	回路動		(注:	2)	ISD	-	- (()>	2.0	3.0	4.0	Α

注 1: 過熱検出回路(TSD) 回路について

この回路は、IC のジャンクション温度が規定温度に達し、TSD 回路が動作した場合、内部リセット回路が働き出力部を OFF 状態にします。

TSD の動作温度の設定は 140°C (min) から 170°C (max) で動作します。TSD が動作した場合、次に STANDBY が解除されるまで、出力を停止します。

注 2: 過電流検出回路 (ISD) について

この回路は、出力に規定値以上の電流が流れた場合、内部リセット回路が働き、出力部を OFF 状態にします。スイッチングなどによる、誤動作をさけるため、CR 周期で 4 周期分の不感帯があります。

その後、動作するまでに最大、4周期分の時間がかかります。

STANDBY 信号が再度、L → Hになるまで、過電流検出回路は動作したままになります。

ISD の動作状態では、IC はスタンバイモードになります。

逆起電力に関して

・モータを動作中に電力回生のタイミングが発生しますが、そのタイミングでモータの逆起電力の影響で、 モータ電流が電源へ回生されます。

電源の Sink 能力がない場合、IC の電源端子、出力端子が定格以上に上昇する場合があります。

使用条件や、モータの特性によってモータの逆起電力が異なりますので、逆起電力により IC の破壊、動作に問題ないこと、また周辺回路等に誤動作や破壊がないことを十分ご確認ください。

過電流検出および熱検出回路について

- ・これら検出機能は出力短絡などの異常状態を一時的に回避する機能であって、IC が破壊しないことを保証するものではありません。
- ・動作保証範囲外では、これら検出機能が動作せず、出力短絡をすると IC が破壊するおそれがあります。
- ・過電流検出機能は、一時的な短絡に対する検出を目的としたものです。長時間短絡が続きますとオーバーストレスとなり破壊するおそれがあります。

9

過電流状態を速やかに解除するようにシステムを構成してください。

IC の取り扱いについて

誤装着はしないでください。IC や機器に破壊や損傷や劣化を招きます。

AC 電気的特性 (Ta = 25°C, VM = 24 V, 6.8 mH/5.7 Ω)

項目	記号	測定回路	測定条件	最小	標準	最大	単位
フェーズ周波数	fPHASE	AC	OSC=1600kHz	-	-	400	kHz
	tphase	AC		100	-	-	
最小フェーズパルス幅	twp	AC	-	50	- /	-	ns
	t _{wn}	AC		50 (> -	
	t _r	-	_	150	200	250	
	tf	-		(100/	150	200	
	P. 1=(1 / 1 / 1 / 1 / 1 / 1 / 1 / 1 / 1 / 1 /	-		500	850	1200	
出カトランジスタ		-	PHASE~OUT 間	500	850	1200	ns
スイッチング特性		-		250	600	950	115
		-		> 250	600	950	>
		-	CR(OSC)~OUT間	300	600	900	~
	tpHL(O)	-	CK(03C)~001/[ij]	350	650	950	
ノイズ除去用不感帯時間	tBLANK	-	IOUT = 1.0 A	200 <	300	500	ns
C R 基 準 信 号 発 振 周 波 数	fCR	-	$C_{OSC} = 270 \text{ pF}$ $R_{OSC} = 3.6 \text{ k}\Omega$	1200	1600	2000	kHz
チョッピング 可能周波数範囲	fchop(RANGE)	-	VM = 24 V、出力 ACTIVE (louт = 1.0 A)	40	100	150	kHz
チョッピング設定周波数	fchop		出力 ACTIVE (IOUT = 1.0 A)、 CR = 1600 kHz) -	100	-	kHz
過電流検出不感帯時間	tISD(Mask)	AC	出力天絡・地絡で	-	4	-	
過電流検出動作時間	tISD	AC	ISD 閾値を超えてから CLK 数	4	-	8	

OSCM 周波数は、次の近似式となります。周波数設定の目安としてください。

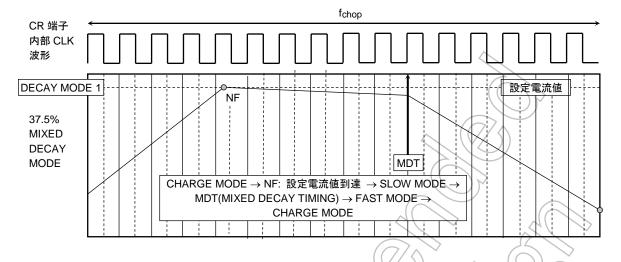
 $f_{OSCM} = \frac{1}{0.6 \times C \times (R_1 + 500)}$

.......C、R₁: OSCM 用外付け定数(応用回路図の C=270pF、R₁=3.6kΩ に相当)

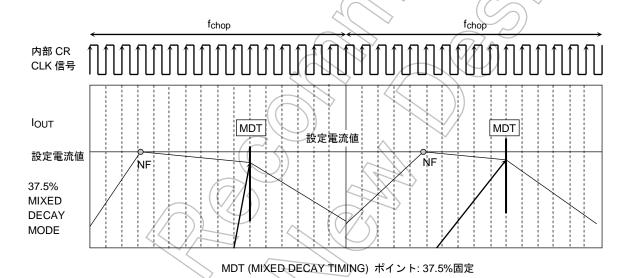
10

MIXED DECAY MODE の電流波形と設定について

定電流制御の際、電流のふれ幅 (電流脈流分) を決定する、Mixed Decay MODE の割合は、37.5%に設定しています。



MIXED DECAY MODE の波形 (電流波形)

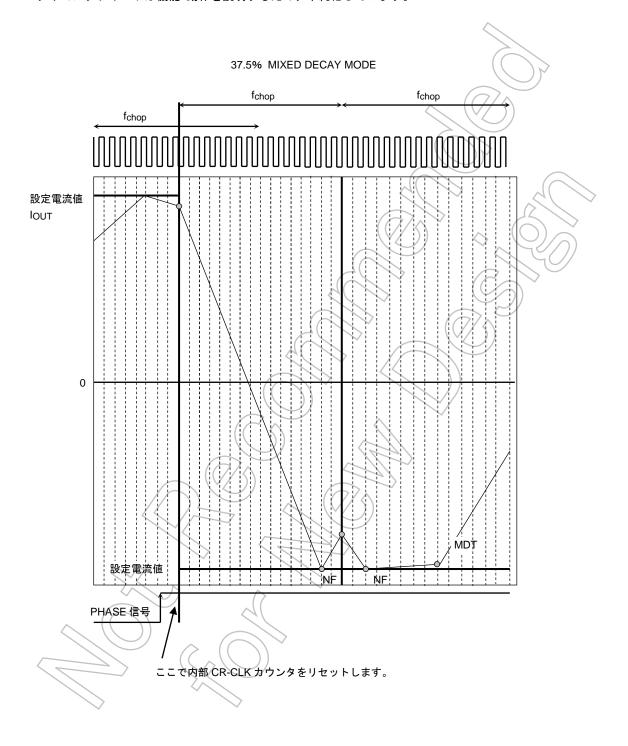


11

タイミングチャートは機能・動作を説明するため、単純化している場合があります。

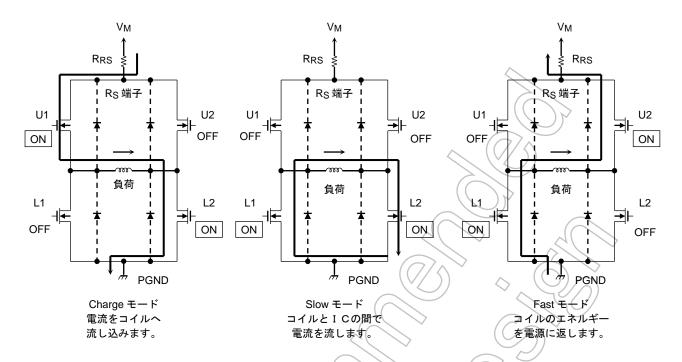
●PHASE 信号と内部 CR CLK・出力電流波形について (2 相励磁で動作時)

タイミングチャートは機能・動作を説明するため、単純化しています。



12

●出力段トランジスタ動作モード



出力段トランジスタ動作のファンクション

CLK	U1	U2	L1	L2
CHARGE	ON	OFF((OFF	ON
SLOW	OFF	OFF	ON	ON
FAST	OFF	(ON)	ON	OFF

注: 上表は、例として上の図中の矢印の方向に電流を流す場合です。 逆方向の場合は、下表のようになります。

CLK	U1	U2) 🕎	L2
CHARGE	OFF	ON	ON	OFF
SLOW	OFF	OFF	ON	ON
FAST	ON	OFF	OFF	ON

TB62208FGでは、上図の様な3種類のモードを自動的に切り換え、定電流制御を行います。

等価回路は、回路を説明するため、一部省略・簡略化しています。

設定電流の計算式について

TB62208FG では、CR 発振回路の周波数を基準にした PWM 定電流制御を行い、モータの動作を行います。そのときの最高電流値 (設定電流値) については、電流をセンスするためのセンス抵抗 (RRS) と、リファレンス電圧 (V_{ref}) を設定することによって、決定することができます。 lout= V_{ref} /5/Rs(Ω)

13

1/5 は Vref (gain): Vref 減衰比です。(Spec については電気的特性をご参照ください)

例えば、Vref = 3 V を入力して、IOUT = 0.8 A を出力したい場合、RRS = 0.75 Ω (0.5 W 以上) が必要となります。

IC の消費電力について

TB62208FG が消費する電力については、大枠、「出力部のトランジスタが消費する電力」と、「ロジック部およびプ リドライバ回路の消費する電力」の2つの部分に分けることができます。

出力部の消費電力 (RON (LT) = 1.5 Ω として計算しています。)

Charge Mode、Fast Decay Mode、Slow decay mode、いずれのモードでも、電力は H ブリッジ上下のトランジス タのうち、2つによって消費されます。

1 H ブリッジのトランジスタ部の電力は以下の式で表すことができます。

P (out) = IOUT (A) × VDS (V) =
$$2 \times IOUT^2 \times RON$$
(1)

2 相励磁動作 (A 相と B 相は 90 度の位相差) をさせる条件での出力の平均消費電力は、以下のように計算できま す。

RON =
$$1.50 \Omega$$
 (@1.0 A)
IOUT (Peak: max) = 1.0 A

$$VM = 24 V$$

P (out) =
$$2 \times 1.0^2$$
 (A) $\times 1.50$ (Ω) = 3.0 (W).....

IM 系の消費電力は動作時と停止時に分けて計算します。

ロジック部は、VM 電源に内部接続された、レギュレータ電源により動作するため IM 系の電流として現れます。 IM系 (VMに接続される回路により消費される電流と出力段がスイッチングすることにより消費される電流の合計) は VM (24 V) に接続されていますので、消費電力は以下のように見積もることができます。

$$P(IM) = 24(V) \times 0.005(A) = 0.12(W)$$
....(3)

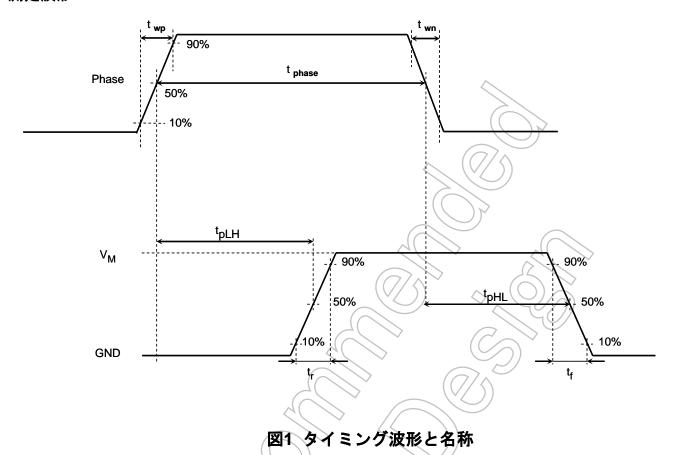
14

従って、全体の消費電力Pは、

また、スタンバイ時の消費電力は以下のようになります。

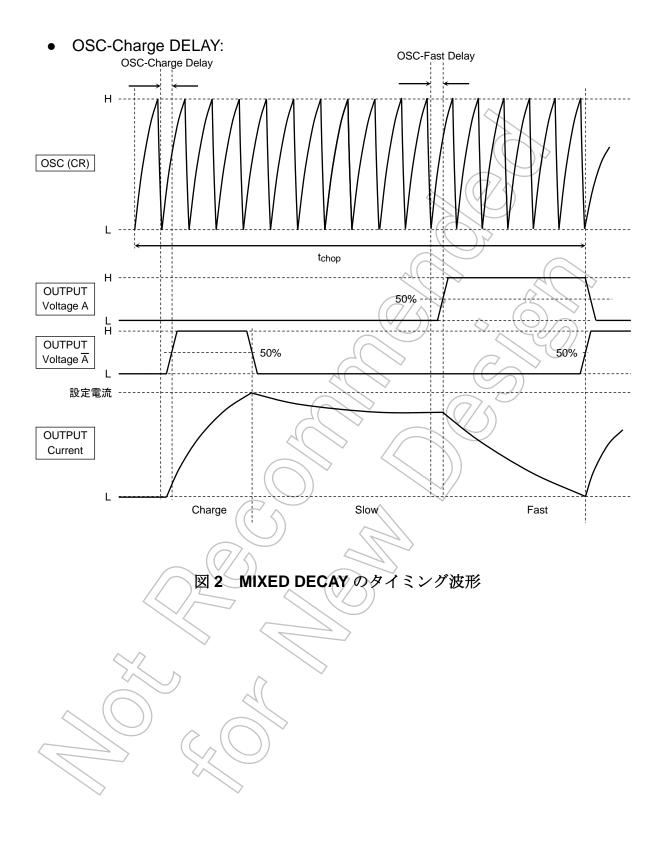
基板などにおける熱設計に関しては、十分実装評価を行ってください。

●測定波形



タイミングチャートは機能・動作を説明するため、単純化してあります。

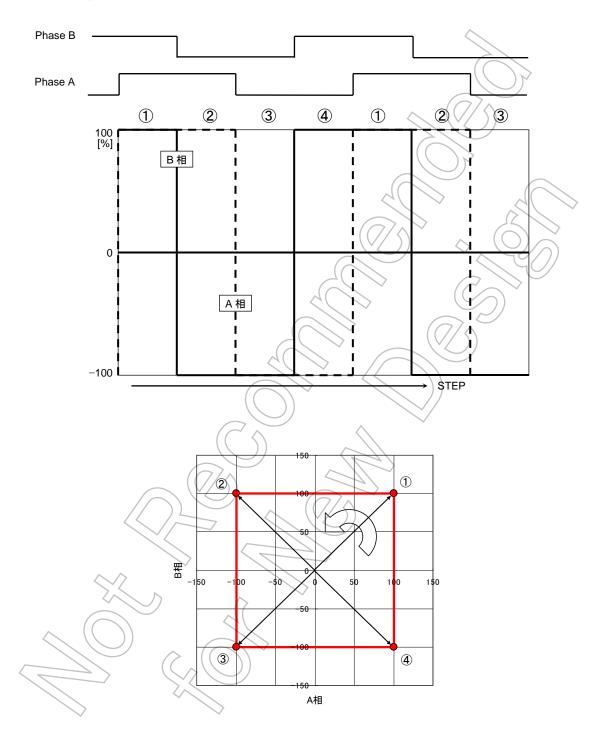




駆動モード別シーケンス

2相励磁モードのシーケンス

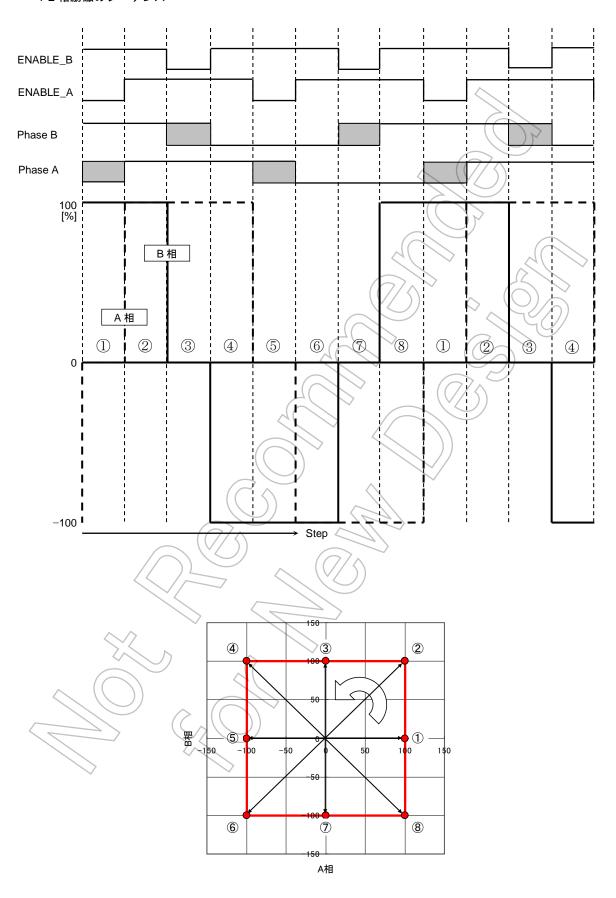
2 相励磁の場合は、ENABLE は常に H となります。(モータ OFF 時は除く)



注: 2相励磁は、モータ誘起電力起因の負荷変動が大きい励磁方法です。電流の減衰能力 (電流の制御能力) が 小さいモードを使った場合、誘起電力による電流の盛り上がり現象を抑えられない場合があります。

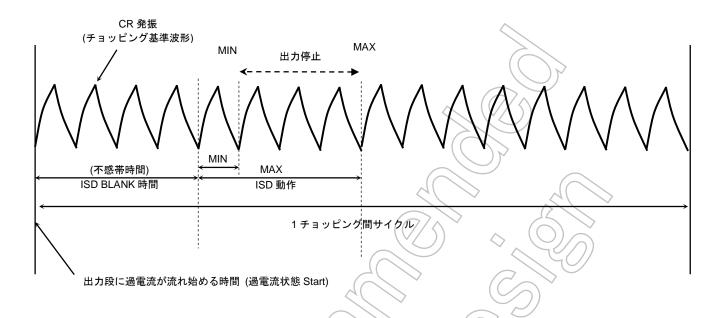
17

1-2 相励磁のシーケンス



過電流検出回路の動作時間

ISD 不感帯時間と ISD 動作時間について



過電流検出回路には、irr やスイッチング時のスパイク電流による誤検出を防ぐために、不感帯時間を設定しています。 この不感帯時間は、チョッピング周波数設定用 CR の周波数に同期しており、以下のように設定しています。

不感带時間 = 4 × CR 周期

過電流が出力段に流れてから出力が停止するまでの時間は、次のとおりです。

最小: 4 × CR 時間

最大: 8 × CR 時間

ただし、この動作時間は理想的に過電流が流れたときの動作時間であり、出力の制御モードタイミングによっては、過電流 回路が働かないことがあります。

従って、安全のために VM 電源には必ず保護用ヒューズを挿入してください。

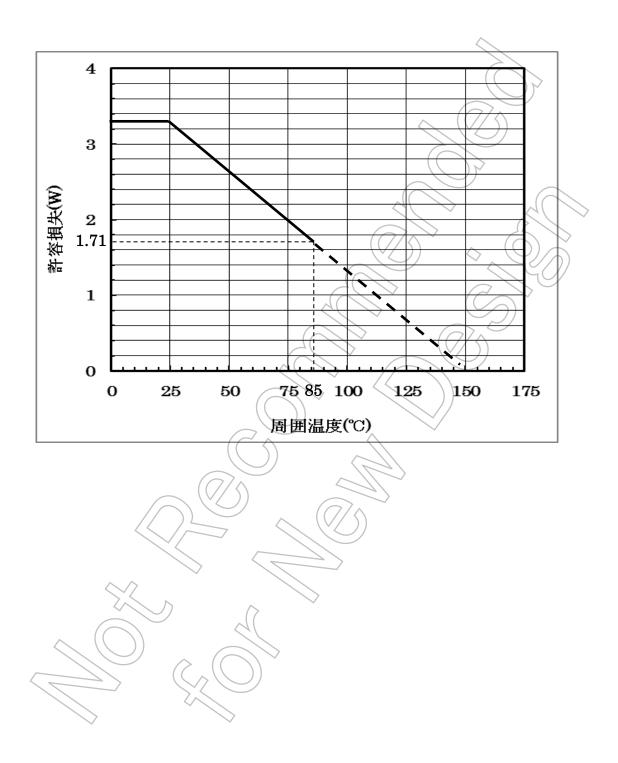
ヒューズの容量は使用条件によって異なりますので、動作に問題がなく、IC の許容損失を超えない容量を持ったヒューズを選定してください。

19



PD - Ta (パッケージの許容損失)

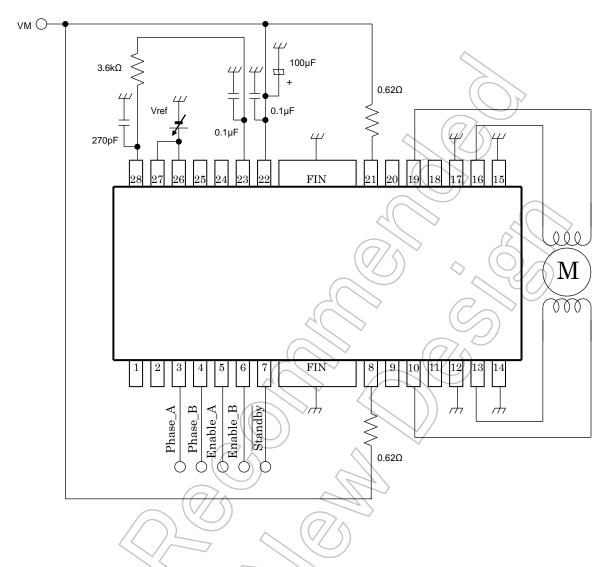
専用基板実装時 (140 mm × 70 mm × 1.6 mm: 38°C/W: typ.)



20 2014-10-01

推奨応用回路

各素子のところにある数値は推奨値です。各入力条件の数値につきましては、前述の推奨動作条件をご確認ください。



注: 必要に応じて、バイパスコンデンサの追加をお願いします。

GND 配線は、できる限り1点接地になると共に放熱設計を考慮したパターンになるように設計してください。各モードなどの設定端子を SW で制御する場合、ハイインピーダンスにならないようにプルダウンもしくはプルアップしてください。

入力するデータに関しましては、ファンクションの項目をご参照の上、入力してください。

応用回路例は、参考例であり、量産設計に際しては、十分な評価を行ってください。

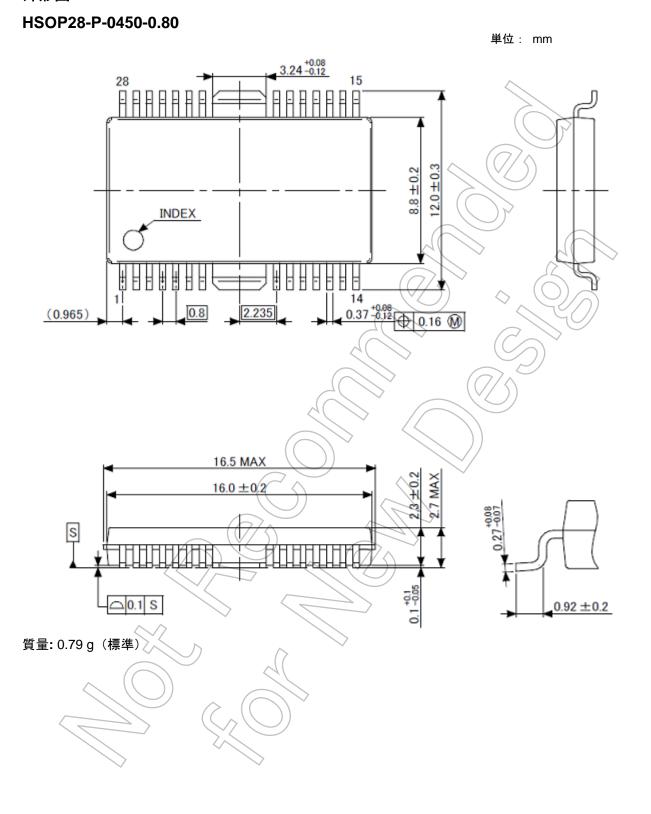
また、工業所有権の使用の許諾を行うものではありません。

回路内の部品は、特性確認のために使用しているものであり、応用機器の誤動作や故障が発生しない ことを保証するものではありません。

出力間のショート、および出力の天絡、地絡時に IC の破壊の恐れがありますので、出力ライン、VDD (VM) ライン、GND ラインの設計は十分注意してください。また、回転挿しをした場合、低耐圧素子に高耐圧がかかる等により破壊することが考えられますので、十分注意して実装してください。また、この製品には、過電圧検出の回路は搭載しておりません。したがって、Spec 以上の過剰な電圧が印加された場合、IC が破壊します。電源は、必ず Spec の範囲内でお使いいただけますようお願いいたします。

21

外形図



記載内容の留意点

1. ブロック図

ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化している場合があります。

2. 等価回路

等価回路は、回路を説明するため、一部省略・簡略化している場合があります。

3. タイミングチャート

タイミングチャートは機能・動作を説明するため、単純化している場合があります。

4. 応用回路例

応用回路例は、参考例であり、量産設計に際しては、十分な評価を行ってください。 また、工業所有権の使用の許諾を行うものではありません。

5. 測定回路図

測定回路内の部品は、特性確認のために使用しているものであり、応用機器の誤動作や故障が発生しないことを保証 するものではありません。

使用上のご注意およびお願い事項

使用上の注意事項

- (1) 絶対最大定格は複数の定格の、どの一つの値も瞬時たりとも超えてはならない規格です。 複数の定格のいずれに対しても超えることができません。 絶対最大定格を超えると破壊、損傷および劣化の原因となり、破裂・燃焼による傷害を負うことがあります。
- (2) デバイスの逆差し、差し違い、または電源のプラスとマイナスの逆接続はしないでください。電流や消費電力が 絶対最大定格を超え、破壊、損傷および劣化の原因になるだけでなく、破裂・燃焼により傷害を負うことがあり ます。なお、逆差しおよび差し違いのままで通電したデバイスは使用しないでください。
- (3) 過電流の発生や IC の故障の場合に大電流が流れ続けないように、適切な電源ヒューズを使用してください。IC は絶対最大定格を超えた使い方、誤った配線、および配線や負荷から誘起される異常パルスノイズなどが原因で破壊することがあり、この結果、IC に大電流が流れ続けることで、発煙・発火に至ることがあります。破壊における大電流の流出入を想定し、影響を最小限にするため、ヒューズの容量や溶断時間、挿入回路位置などの適切な設定が必要となります。
- (4) モータの駆動など、コイルのような誘導性負荷がある場合、ON 時の突入電流や OFF 時の逆起電力による負極性 の電流に起因するデバイスの誤動作あるいは破壊を防止するための保護回路を接続してください。IC が破壊した 場合、傷害を負ったり発煙・発火に至ることがあります。

保護機能が内蔵されている IC には、安定した電源を使用してください。電源が不安定な場合、保護機能が動作せず、IC が破壊することがあります。IC の破壊により、傷害を負ったり発煙・発火に至ることがあります。

(5) パワーアンプおよびレギュレータなどの外部部品 (入力および負帰還コンデンサなど) や負荷部品 (スピーカなど) の選定は十分に考慮してください。

23

入力および負帰還コンデンサなどのリーク電流が大きい場合には、ICの出力 DC電圧が大きくなります。この出力電圧を入力耐電圧が低いスピーカに接続すると、過電流の発生や ICの故障によりスピーカの発煙・発火に至ることがあります。(IC自体も発煙・発火する場合があります。)特に出力 DC電圧を直接スピーカに入力するBTL (Bridge Tied Load)接続方式のICを用いる際は留意が必要です。

使用上の留意点

過電流保護回路

過電流制限回路 (通常: カレントリミッタ回路) はどのような場合でも IC を保護するわけではありません。動作後は、速やかに過電流状態を解除するようお願いします。

絶対最大定格を超えた場合など、ご使用方法や状況により、過電流制限回路が正常に動作しなかったり、動作する前に IC が破壊したりすることがあります。また、動作後、長時間過電流が流れ続けた場合、ご使用方法や状況によっては、IC が発熱などにより破壊することがあります。

熱遮断回路

熱遮断回路 (通常: サーマルシャットダウン回路) は、どのような場合でも IC を保護するわけではありません。 動作後は、速やかに発熱状態を解除するようお願いします。

絶対最大定格を超えて使用した場合など、ご使用法や状況により、熱遮断回路が正常に動作しなかったり、動作する前に IC が破壊したりすることがあります。

放熱設計

パワーアンプ、レギュレータ、ドライバなどの、大電流が流出入するICの使用に際しては、適切な放熱を行い、 規定接合温度 (Tj) 以下になるように設計してください。これらのICは通常使用時においても、自己発熱をしま す。IC 放熱設計が不十分な場合、IC の寿命の低下・特性劣化・破壊が発生することがあります。また、IC の発 熱に伴い、周辺に使用されている部品への影響も考慮して設計してください。

逆起電力

モータを逆転やストップ、急減速を行った場合に、モータの逆起電力の影響でモータから電源へ電流が流れ込みますので、電源の Sink 能力が小さい場合、IC の電源端子、出力端子が定格以上に上昇する恐れがあります。逆起電力により電源端子、出力端子が定格電圧を超えないように設計してください。

24



製品取り扱い上のお願い

- ◆ 本資料に掲載されているハードウエア、ソフトウエアおよびシステム(以下、本製品という)に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本 資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器(以下"特定用途"という)に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- ◆ 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- ◆ 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証(機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。)をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいは その他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸 出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

25