

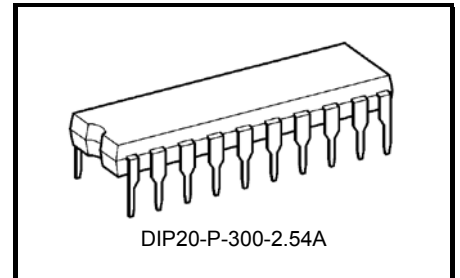
TBD62089APG

D タイプフリップフロップ内蔵8ch シンクタイプDMOSトランジスタアレイ

TBD62089APG は、D タイプフリップフロップのロジック回路を内蔵した 8 回路入り DMOS トランジスタアレイです。使用に当たっては熱的条件にご注意ください。

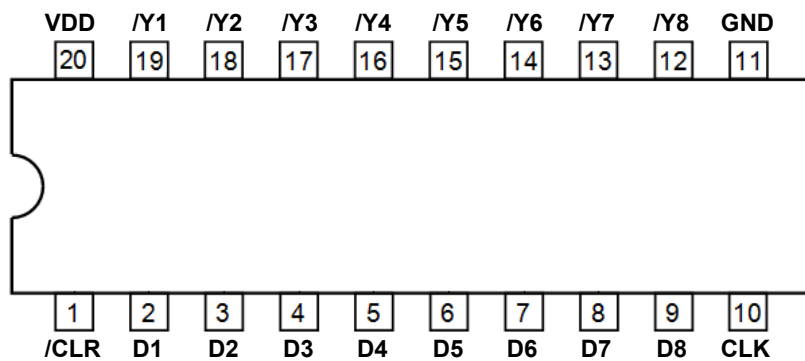
特長

- 8 回路入り
- 出力耐圧が高い。 : $V_{OUT} = 50 \text{ V}$ (最大)
- 出力電流が大きい。 : $I_{OUT} = 500 \text{ mA/ch}$ (最大)
- パッケージ : DIP20-P-300-2.54A



質量 : 1.4 g (標準)

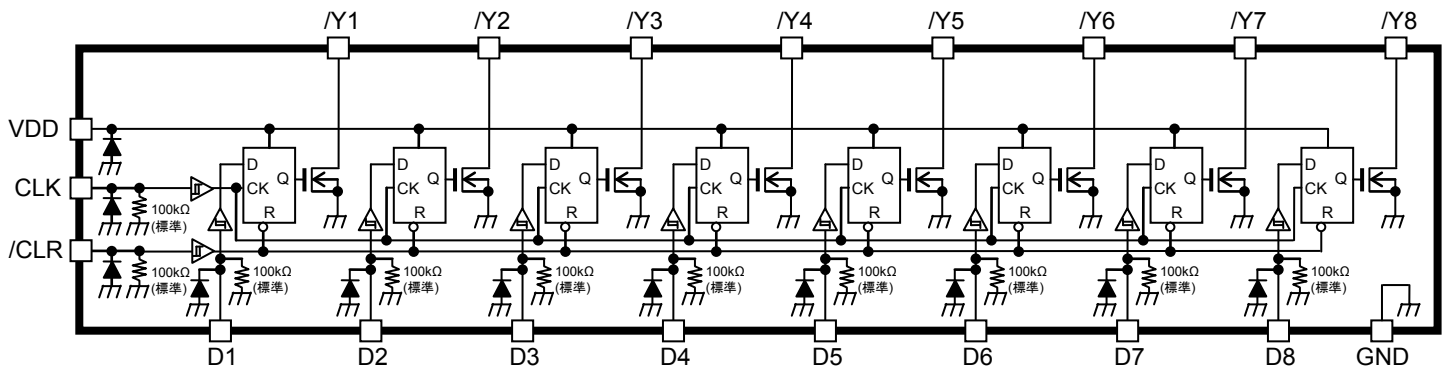
ピン配置図 (top view)



端子説明

端子番号	記号	機能説明
1	/CLR	クリア信号入力端子
2	D1	データ信号入力端子
3	D2	データ信号入力端子
4	D3	データ信号入力端子
5	D4	データ信号入力端子
6	D5	データ信号入力端子
7	D6	データ信号入力端子
8	D7	データ信号入力端子
9	D8	データ信号入力端子
10	CLK	クロック信号入力端子
11	GND	GND 端子
12	/Y8	出力端子
13	/Y7	出力端子
14	/Y6	出力端子
15	/Y5	出力端子
16	/Y4	出力端子
17	/Y3	出力端子
18	/Y2	出力端子
19	/Y1	出力端子
20	VDD	電源端子

ブロック図



基本回路は、機能を説明するため、一部省略・簡略化している場合があります。

機能表

	INPUT			OUTPUT : /Y
	/CLR	CLK	D	
	L	X	X	H
	H	↑	L	H
	H	↑	H	L
	H	L	X	Y0
	H	↓	X	Y0

↑ : "L"から"H"への変化

↓ : "H"から"L"への変化

H : High レベル

L : Low レベル

X : Don't care

Y0 : 表中に示された入力条件が確定する直前の /Y レベル

* : 本機能表は、OUTPUT を抵抗を介して電源に接続した条件における動作を表しています。

絶対最大定格 ($T_a = 25^\circ\text{C}$)

項目	記号	定格	単位
出力電圧	V_{OUT}	50	V
電源電圧	V_{DD}	-0.5 ~ 6	V
出力電流	I_{OUT}	500	mA/ch
入力電圧	V_{IN}	-0.5 ~ 6	V
許容損失	P_{D} (注 1)	1.76 (注 2)	W
動作温度	T_{opr}	-40 ~ 85	$^\circ\text{C}$
保存温度	T_{stg}	-55 ~ 150	$^\circ\text{C}$

注 1 : JEDEC 2s2p 準拠基板実装時

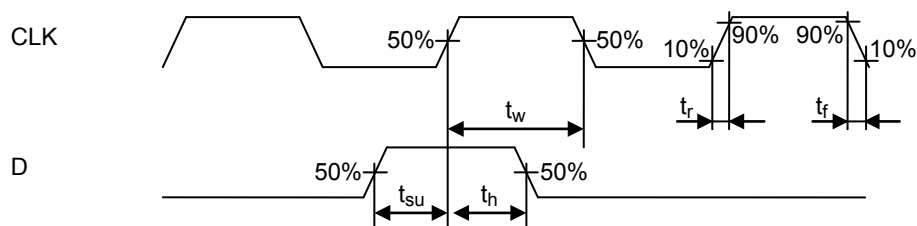
注 2 : $T_a = 25^\circ\text{C}$ を超える場合は、14.1 mW/ $^\circ\text{C}$ でディレーティングしてください。

動作範囲 (特に指定が無い項目は、 $T_a = -40 \sim 85^\circ\text{C}$)

項目	記号	測定条件	最小	標準	最大	単位
出力電圧	V_{OUT}	—	—	—	50	V
電源電圧	V_{DD}	—	3	—	5.5	V
出力電流 (1 チャンネルあたり) (注)	I_{OUT}	1 チャンネルオン、 $T_a = 25^\circ\text{C}$	0	—	400	mA
		$t_{\text{pw}} = 25 \text{ ms}$ 8 チャンネルオン $T_a = 85^\circ\text{C}$ $T_j = 120^\circ\text{C}$	Duty = 10 %	0	—	
			Duty = 50 %	0	—	195
入力電圧 (出力オン)	$V_{\text{IN (ON)}}$	—	$0.7 \times V_{\text{DD}}$	—	V_{DD}	V
入力電圧 (出力オフ)	$V_{\text{IN (OFF)}}$	—	0	—	$0.3 \times V_{\text{DD}}$	V
CLK 入力立ち上がり時間	t_{r}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$	0	—	500	ns
CLK 入力立下がり時間	t_{f}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$	0	—	500	ns
セットアップ時間	t_{su}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$ CLK 入力に対する D 入力のセットアップ時間	10	—	—	ns
ホールド時間	t_{h}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$ CLK 入力に対する D 入力のホールド時間	10	—	—	ns
CLK、/CLR パルス幅	t_{w}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$	30	—	—	ns
ロジック部クロック周波数	f_{CLK}	$V_{\text{DD}} = 3 \text{ V} \sim 5.5 \text{ V}$	—	—	20	MHz

注 : JEDEC 2s2p 準拠基板実装時

タイミングチャート

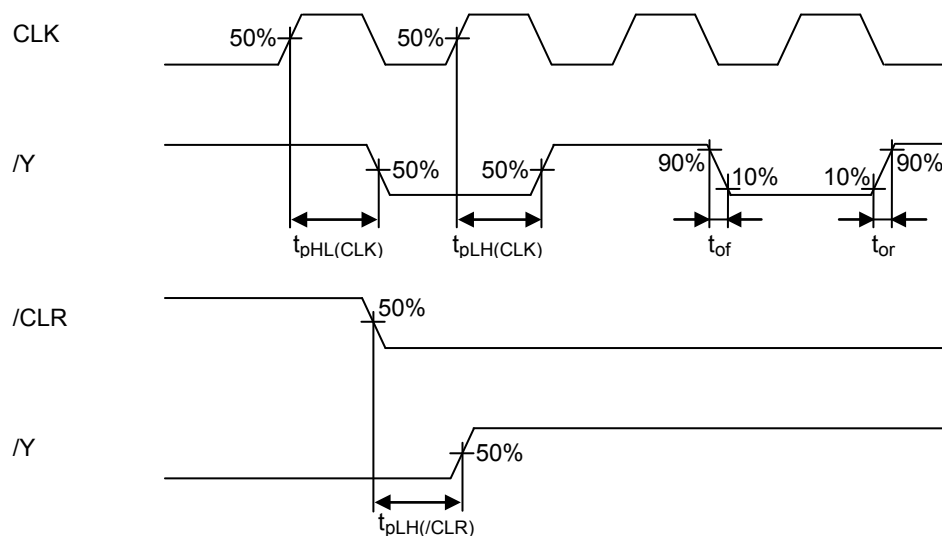


タイミングチャートは、機能を説明するため、一部省略・簡略化している場合があります。

電気的特性 (特に指定が無い項目は、 $T_a = 25^\circ\text{C}$ 、 $V_{DD} = 5\text{ V}$)

項目	記号	測定回路	測定条件	最小	標準	最大	単位	
出力リーク電流	I_{leak}	1	$V_{OUT} = 50\text{ V}$, $T_a = 85^\circ\text{C}$ $V_{IN} = 0\text{ V}$	—	—	1.0	μA	
出力電圧 (出力オン抵抗)	V_{DS} (R_{ON})	2	$I_{OUT} = 350\text{ mA}$	—	0.56 (1.6)	1.14 (3.25)	V (Ω)	
			$I_{OUT} = 200\text{ mA}$	—	0.32 (1.6)	0.65 (3.25)		
			$I_{OUT} = 100\text{ mA}$	—	0.16 (1.6)	0.325 (3.25)		
入力電流(出力オン)	$I_{IN(ON)}$	3	$V_{IN} = 5.5\text{ V}$, $V_{DD} = 5.5\text{ V}$	—	—	80	μA	
入力電流(出力オフ)	$I_{IN(OFF)}$	4	$V_{IN} = 0\text{ V}$, $V_{DD} = 5.5\text{ V}$	—	—	1.0	μA	
電源電流 (1チャンネルあたり)	$I_{CC(ON)}$	3	$V_{IN} = 5.5\text{ V}$, $V_{DD} = 5.5\text{ V}$	—	—	75	μA	
	$I_{CC(OFF)}$	4	$V_{IN} = 0\text{ V}$, $V_{DD} = 5.5\text{ V}$	—	—	1.0	μA	
伝搬遅延時間	$t_{pHL}(\text{CLK})$	5	CLK (50% から /Y (50%)) /Y が H から L に変化 $C_L = 30\text{ pF}$ $R_L = 240\ \Omega$, 24 V プルアップ	$V_{DD} = 4.5 \sim 5.5\text{ V}$	—	270	430	ns
				$V_{DD} = 3.0 \sim 3.6\text{ V}$	—	470	670	
	$t_{pLH}(\text{CLK})$	5	CLK (50% から /Y (50%)) /Y が L から H に変化 $C_L = 30\text{ pF}$ $R_L = 240\ \Omega$, 24 V プルアップ	$V_{DD} = 4.5 \sim 5.5\text{ V}$	—	350	510	ns
				$V_{DD} = 3.0 \sim 3.6\text{ V}$	—	350	510	
	$t_{pLH}(/CLR)$	5	/CLR (50% から /Y (50%)) /Y が L から H に変化 $C_L = 30\text{ pF}$ $R_L = 240\ \Omega$, 24 V プルアップ	$V_{DD} = 4.5 \sim 5.5\text{ V}$	—	350	510	ns
				$V_{DD} = 3.0 \sim 3.6\text{ V}$	—	350	510	
出力立ち上がり時間	t_{or}	5	/Y 波形 (10% から 90%) $C_L = 30\text{ pF}$ $R_L = 240\ \Omega$, 24 V プルアップ	$V_{DD} = 4.5 \sim 5.5\text{ V}$	—	280	400	ns
				$V_{DD} = 3.0 \sim 3.6\text{ V}$	—	280	400	
出力立ち下がり時間	t_{of}	5	/Y 波形 (90% から 10%) $C_L = 30\text{ pF}$ $R_L = 240\ \Omega$, 24 V プルアップ	$V_{DD} = 4.5 \sim 5.5\text{ V}$	—	330	480	ns
				$V_{DD} = 3.0 \sim 3.6\text{ V}$	—	620	860	

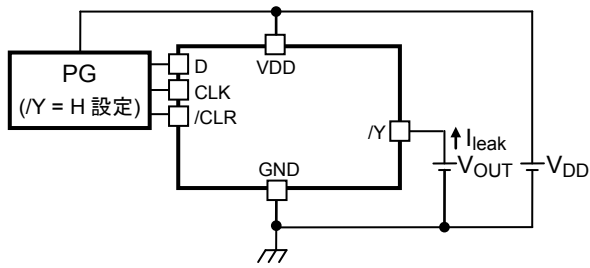
タイミングチャート



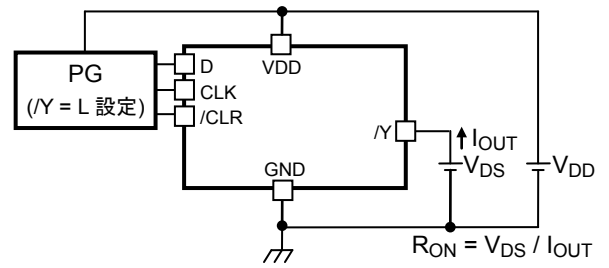
タイミングチャートは、機能を説明するため、一部省略・簡略化している場合があります。

測定回路図

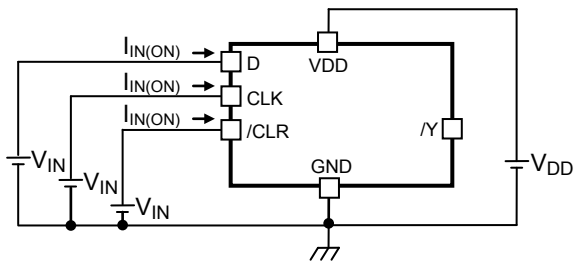
1. I_{leak}



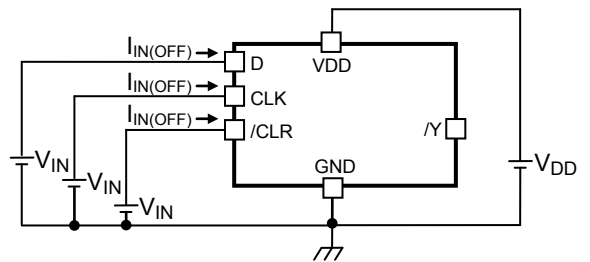
2. $V_{DS} (R_{ON})$



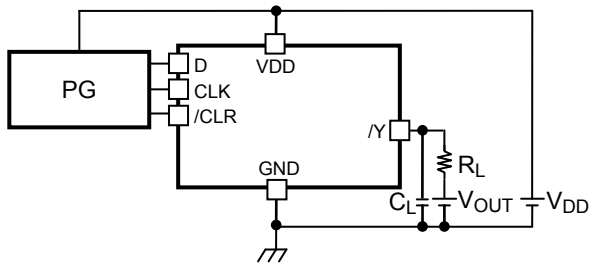
3. $I_{IN} (ON), I_{CC} (ON)$



4. $I_{IN} (OFF), I_{CC} (OFF)$



5. $t_{pHL} (CLK), t_{pLH} (CLK), t_{pLH} (/CLR), t_{or}, t_{of}$

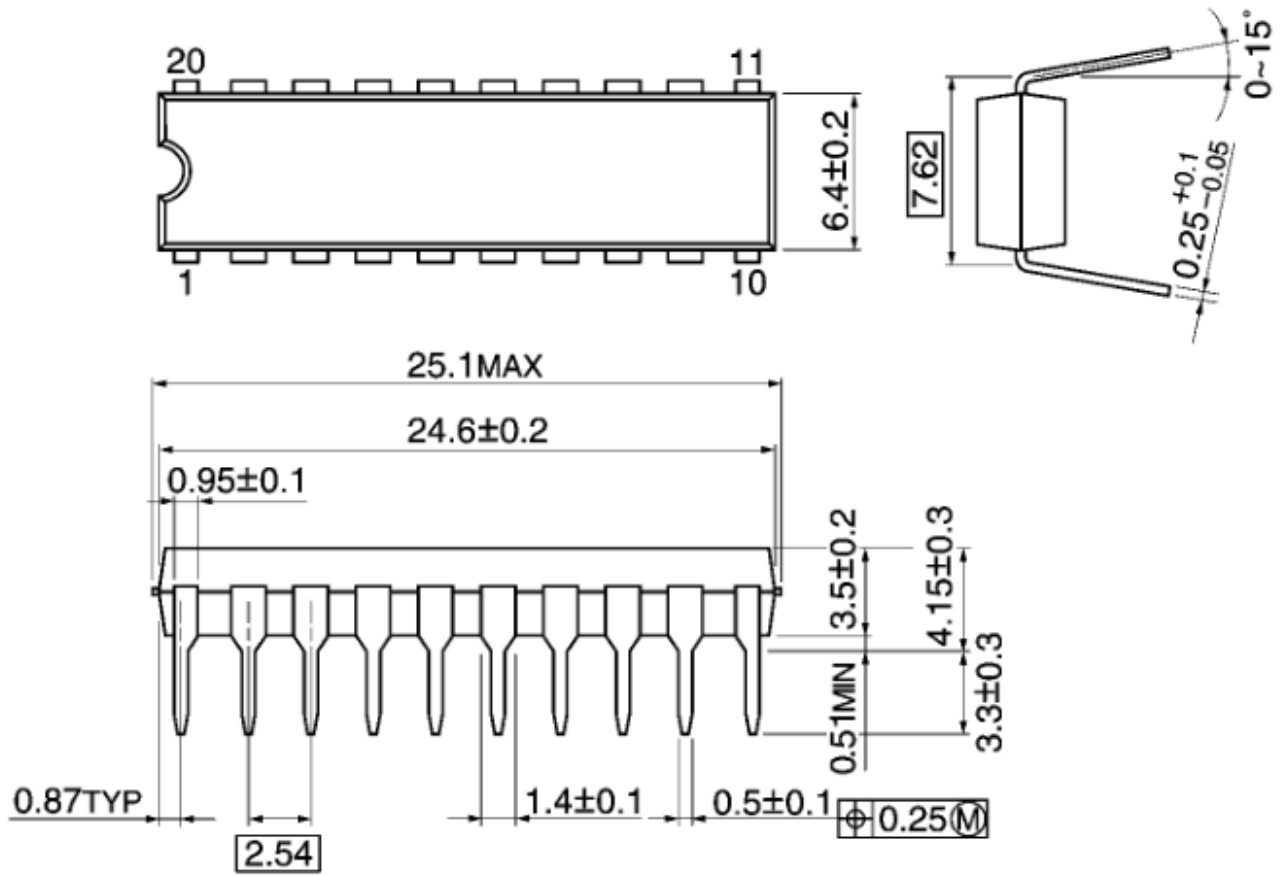


測定回路は、機能を説明するため、一部省略・簡略化している場合があります。

外形図

DIP20-P-300-2.54A

Unit: mm



質量 : 1.4 g (標準)

記載内容の留意点

1. ブロック図

ブロック図は、機能を説明するため、一部省略・簡略化している場合があります。

2. 測定回路図

測定回路は、回路を説明するため、一部省略・簡略化している場合があります。

3. タイミングチャート

タイミングチャートは、機能・動作を説明するため、一部省略・簡略化している場合があります。

使用上のご注意およびお願い事項

使用上の注意事項

- (1) 絶対最大定格は複数の定格の、どの1つの値も瞬時たりとも超えてはならない規格です。複数の定格のいずれに対しても超えることができません。絶対最大定格を超えると破壊、損傷および劣化の原因となり、破裂・燃焼による傷害を負うことがあります。
- (2) デバイスの逆差し、差し違い、または電源のプラスとマイナスの逆接続はしないでください。電流や消費電力が絶対最大定格を超え、破壊、損傷および劣化の原因になるだけでなく、破裂・燃焼により傷害を負うことがあります。なお、逆差しおよび差し違いのままに通電したデバイスは使用しないでください。
- (3) 過電流の発生や IC の故障の場合に大電流が流れ続けないように、適切な電源ヒューズを使用してください。IC は絶対最大定格を超えた使い方、誤った配線、および配線や負荷から誘起される異常パルスノイズなどが原因で破壊することがあり、この結果、IC に大電流が流れ続けることで、発煙・発火に至ることがあります。破壊における大電流の流入を想定し、影響を最小限にするため、ヒューズの容量や溶断時間、挿入回路位置などの適切な設定が必要となります。
- (4) モータの駆動など、コイルのような誘導性負荷がある場合、ON 時の突入電流や OFF 時の逆起電力による負極性の電流に起因するデバイスの誤動作あるいは破壊を防止するための保護回路を接続してください。IC が破壊した場合、傷害を負ったり発煙・発火に至ることがあります。保護機能が内蔵されている IC には、安定した電源を使用してください。電源が不安定な場合、保護機能が動作せず、IC が破壊することがあります。IC の破壊により、傷害を負ったり発煙・発火に至ることがあります。
- (5) パワーアンプおよびレギュレータなどの外部部品（入力および負帰還コンデンサなど）や負荷部品（スピーカなど）の選定は十分に考慮してください。入力および負帰還コンデンサなどのリーク電流が大きい場合には、IC の出力 DC 電圧が大きくなります。この出力電圧を入力耐電圧が低いスピーカに接続すると、過電流の発生や IC の故障によりスピーカの発煙・発火に至ることがあります。（IC 自体も発煙・発火する場合があります。）特に出力 DC 電圧を直接スピーカに入力する BTL (Bridge Tied Load) 接続方式の IC を用いる際は留意が必要です。

使用上の留意点

放熱設計

パワーアンプ、レギュレータ、ドライバなどの、大電流が流入する IC の使用に際しては、適切な放熱を行い、規定接合温度 (Tj) 以下になるように設計してください。これらの IC は通常使用時においても、自己発熱をします。IC 放熱設計が不十分な場合、IC の寿命の低下・特性劣化・破壊が発生することがあります。また、IC の発熱に伴い、周辺に使用されている部品への影響も考慮して設計してください。

逆起電力

モータを逆転やストップ、急減速を行った場合に、モータの逆起電力の影響でモータから電源へ電流が流れ込みますので、電源の Sink 能力が小さい場合、IC の電源端子、出力端子が定格以上に上昇する恐れがあります。逆起電力により電源端子、出力端子が定格電圧を超えないように設計してください。

製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。