東芝電界効果トランジスタ　シリコンN·PチャネルMOS形(π-MOSVI)

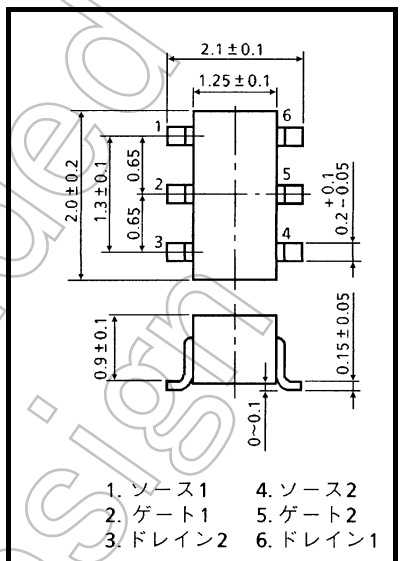
SSM6L09FU

○ パワーマネジメントスイッチ

○ 高速スイッチング

- 小型パッケージで高密度実装に最適。
- オン抵抗が低い。　Q1: $R_{DS(ON)}$ = 0.7 Ω (最大) (@V_{GS} = 10 V)
  Q2: $R_{DS(ON)}$ = 2.7 Ω (最大) (@V_{GS} = −10 V)

単位: mm



US6	
JEDEC	―
JEITA	―
東　芝	2-2J1C

質量: 6.8 mg (標準)

Q1 絶対最大定格 (Ta = 25°C)

項目		記号	定格	単位
ドレイン・ソース間電圧		V_{DSS}	30	V
ゲート・ソース間電圧		V_{GSS}	±20	V
ドレイン電流	D C	I_D	400	mA
	パルス	I_{DP}	800	

Q2 絶対最大定格 (Ta = 25°C)

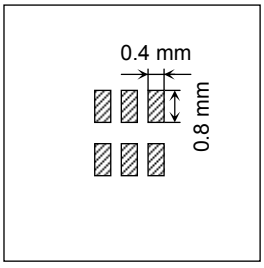
項目		記号	定格	単位
ドレイン・ソース間電圧		V_{DSS}	−30	V
ゲート・ソース間電圧		V_{GSS}	±20	V
ドレイン電流	D C	I_D	−200	mA
	パルス	I_{DP}	−400	

Q1, Q2 共通絶対最大定格 (Ta = 25°C)

項目	記号	定格	単位
許容損失	P_D (注 1)	300	mW
チャネル温度	T_{ch}	150	°C
保存温度	T_{stg}	−55~150	°C

注:　本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

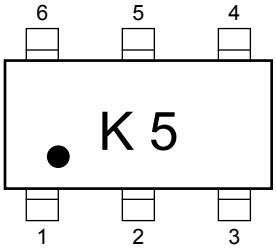
注 1: Total 定格です。FR4 基板実装時
(25.4 mm × 25.4 mm × 1.6 mm, Cu Pad: 0.32 mm^2 × 6)



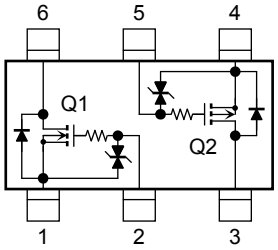
製品量産開始時期
2001-02

Not Recommended for New Design

現品表示



内部接続 (top view)



取り扱い上の注意

この製品は構造上静電気に弱いため製品を取り扱う際、作業台・人・はんだごてなどに対し必ず静電対策を講じてください。

Not Recommended for New Design

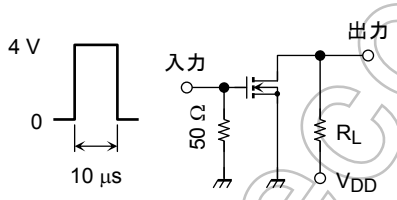
Q1 電気的特性 (Ta = 25°C)

項目		記号	測定条件	最小	標準	最大	単位
ゲート漏れ電流		I_{GSS}	V_{GS} = ±16 V, V_{DS} = 0	—	—	±1	μA
ドレイン・ソース間降伏電圧		$V_{(BR)\ DSS}$	I_D = 1 mA, V_{GS} = 0	30	—	—	V
ドレインしゃ断電流		I_{DSS}	V_{DS} = 30 V, V_{GS} = 0	—	—	1	μA
ゲートしきい値電圧		V_{th}	V_{DS} = 5 V, I_D = 0.1 mA	1.1	—	1.8	V
順方向伝達アドミタンス		$\|Y_{fs}\|$	V_{DS} = 5 V, I_D = 200 mA (注 2)	270	—	—	mS
ドレイン・ソース間オン抵抗		$R_{DS\ (ON)}$	I_D = 200 mA, V_{GS} = 10 V (注 2)	—	0.5	0.7	Ω
			I_D = 200 mA, V_{GS} = 4 V (注 2)	—	0.8	1.2	
			I_D = 200 mA, V_{GS} = 3.3 V (注 2)	—	1.0	1.7	
入力容量		C_{iss}	V_{DS} = 5 V, V_{GS} = 0, f = 1 MHz	—	20	—	pF
帰還容量		C_{rss}		—	7	—	pF
出力容量		C_{oss}		—	16	—	pF
スイッチング時間	ターンオン時間	t_{on}	V_{DD} = 5 V, I_D = 200 mA, V_{GS} = 0~4 V	—	72	—	ns
	ターンオフ時間	t_{off}		—	68	—	

注 2: パルス測定

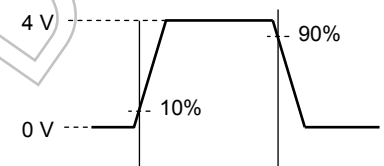
スイッチング特性測定条件

(a) 測定回路

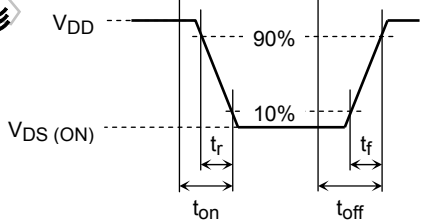


V_{DD} = 5 V
Duty ≦ 1%
入力: t_r, t_f < 5 ns
(Z_{out} = 50 Ω)
ソース接地
Ta = 25°C

(b) 入力波形



(c) 出力波形



使用上の注意

V_{th} とは、ある低い動作電流値（本製品においては I_D = 0.1 mA）になるときのゲート・ソース間電圧で表されます。通常のスイッチング動作の場合、$V_{GS\ (on)}$ は V_{th} より十分高い電圧、$V_{GS\ (off)}$ は V_{th} より低い電圧にする必要があります。
($V_{GS\ (off)} < V_{th} < V_{GS\ (on)}$)
ご使用する際には十分注意願います。

Not Recommended for New Design

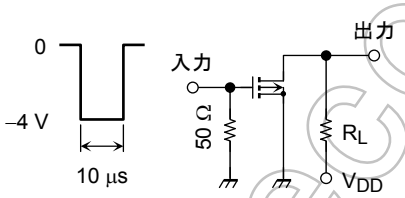
Q2 電気的特性 (Ta = 25°C)

項目		記号	測定条件	最小	標準	最大	単位
ゲート漏れ電流		I_{GSS}	V_{GS} = ±16 V, V_{DS} = 0	—	—	±1	μA
ドレイン・ソース間降伏電圧		$V_{(BR)\ DSS}$	I_D = −1 mA, V_{GS} = 0	−30	—	—	V
ドレインしゃ断電流		I_{DSS}	V_{DS} = −30 V, V_{GS} = 0	—	—	−1	μA
ゲートしきい値電圧		V_{th}	V_{DS} = −5 V, I_D = −0.1 mA	−1.1	—	−1.8	V
順方向伝達アドミタンス		$\|Y_{fs}\|$	V_{DS} = −5 V, I_D = −100 mA (注 3)	115	—	—	mS
ドレイン・ソース間オン抵抗		$R_{DS\ (ON)}$	I_D = −100 mA, V_{GS} = −10 V (注 3)	—	2.1	2.7	Ω
			I_D = −100 mA, V_{GS} = −4 V (注 3)	—	3.3	4.2	
			I_D = −100 mA, V_{GS} = −3.3 V (注 3)	—	4.0	6.0	
入力容量		C_{iss}	V_{DS} = −5 V, V_{GS} = 0, f = 1 MHz	—	22	—	pF
帰還容量		C_{rss}	V_{DS} = −5 V, V_{GS} = 0, f = 1 MHz	—	5	—	pF
出力容量		C_{oss}	V_{DS} = −5 V, V_{GS} = 0, f = 1 MHz	—	14	—	pF
スイッチング時間	ターンオン時間	t_{on}	V_{DD} = −5 V, I_D = −100 mA, V_{GS} = 0~−4 V	—	85	—	ns
	ターンオフ時間	t_{off}		—	85	—	

注 3: パルス測定

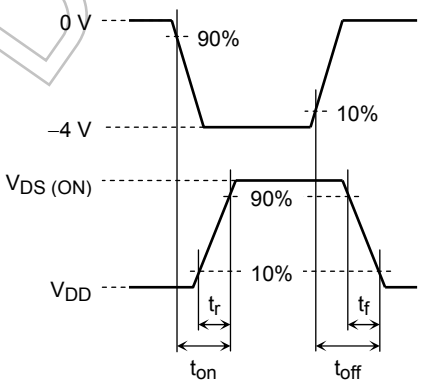
スイッチング特性測定条件

(a) 測定回路



V_{DD} = −5 V
Duty ≦ 1%
入力: t_r, t_f < 5 ns
(Z_{out} = 50 Ω)
ソース接地
Ta = 25°C

(b) 入力波形



(c) 出力波形

使用上の注意

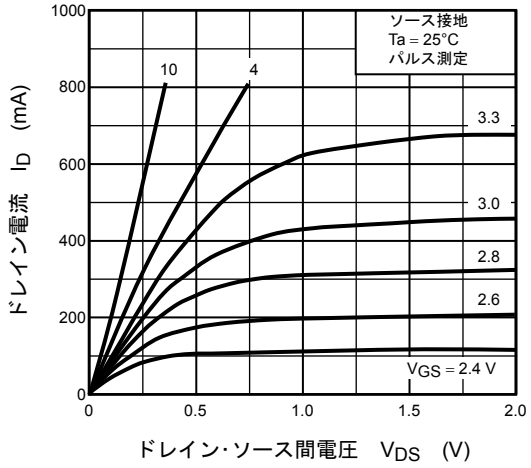
V_{th} とは、ある低い動作電流値（本製品においては I_D = -0.1 mA）になるときのゲート・ソース間電圧で表されます。通常のスイッチング動作の場合、$V_{GS\ (on)}$ は V_{th} より十分高い電圧、$V_{GS\ (off)}$ は V_{th} より低い電圧にする必要があります。($V_{GS\ (off)} < V_{th} < V_{GS\ (on)}$)

ご使用する際には十分注意願います。

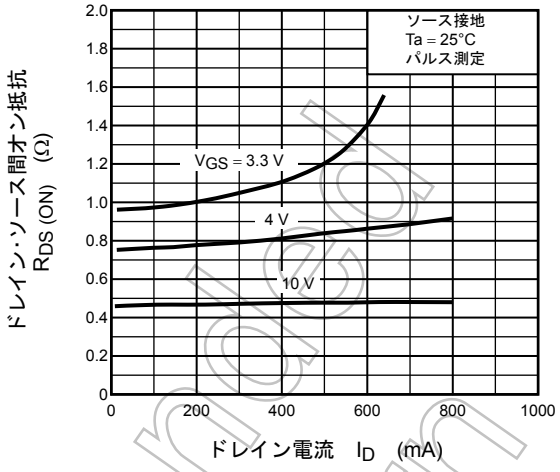
Not Recommended for New Design

Q1 (Nch MOS FET)

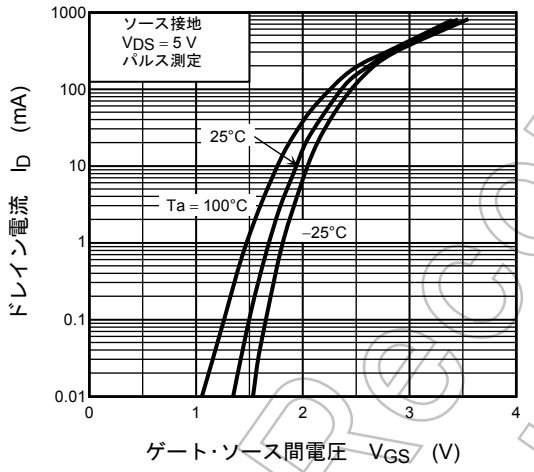
$I_D - V_{DS}$



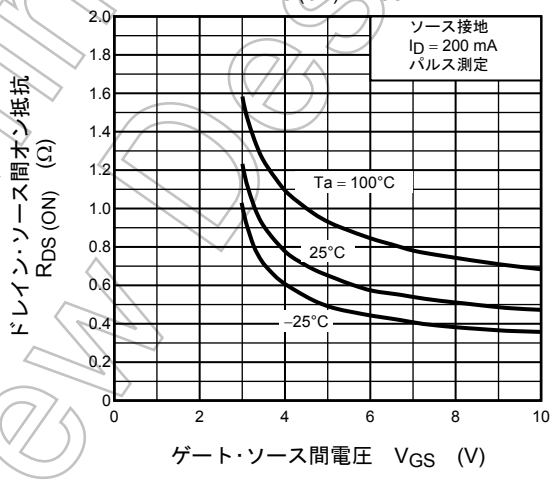
$R_{DS\ (ON)} - I_D$



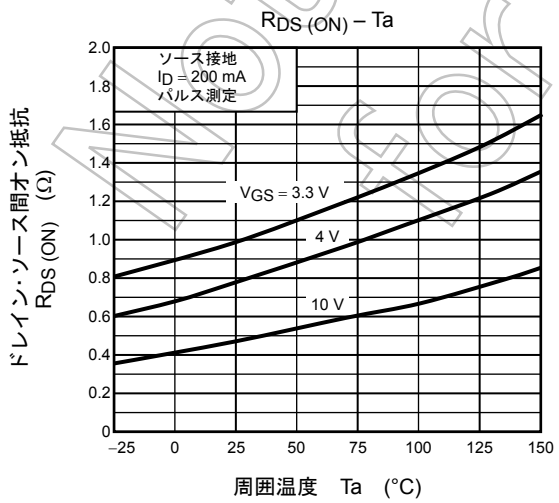
$I_D - V_{GS}$



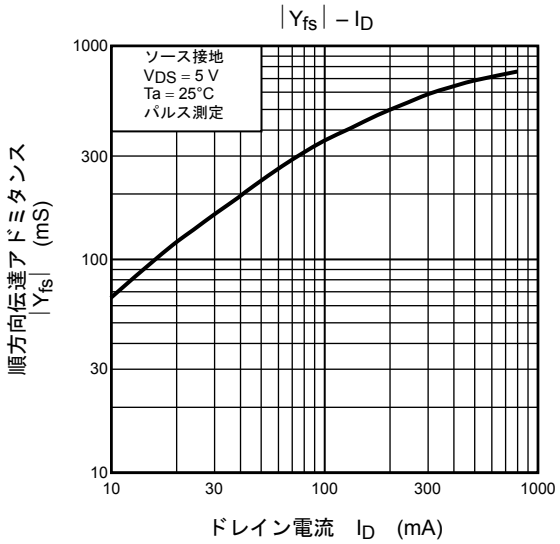
$R_{DS\ (ON)} - V_{GS}$



$R_{DS\ (ON)} - Ta$



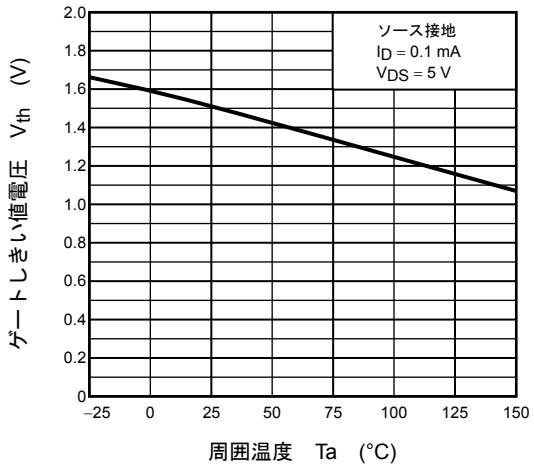
$|Y_{fs}| - I_D$



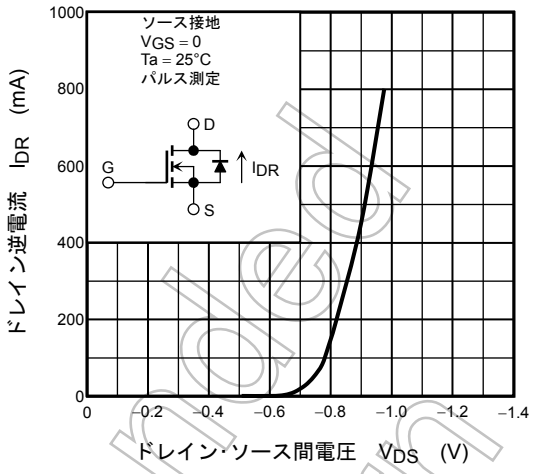
Not Recommended for New Design

Q1 (Nch MOS FET)

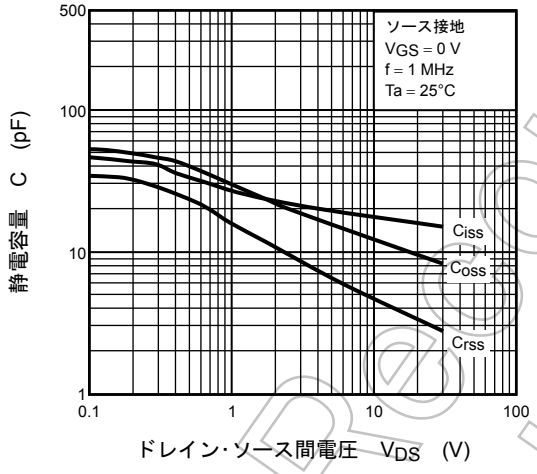
V_{th} – Ta



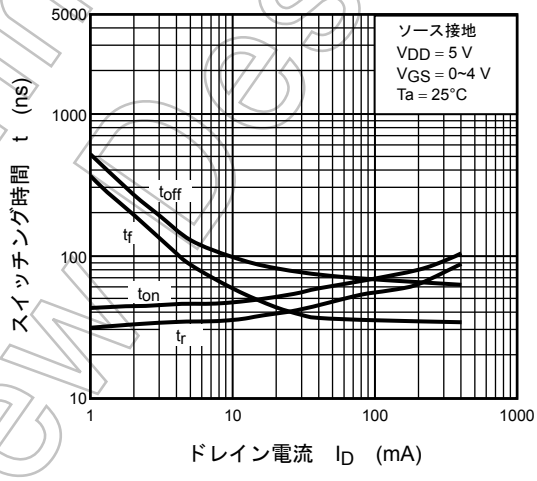
I_{DR} – V_{DS}



C – V_{DS}



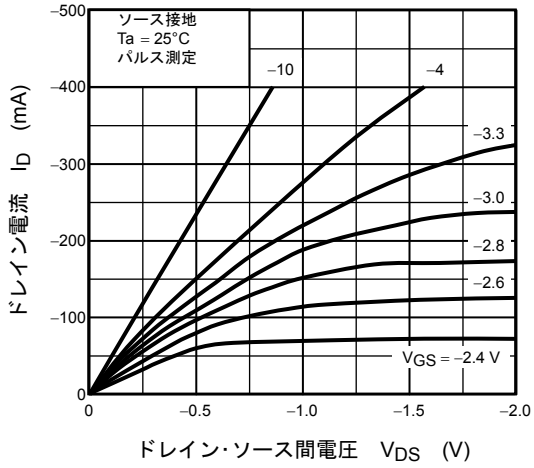
t – I_D



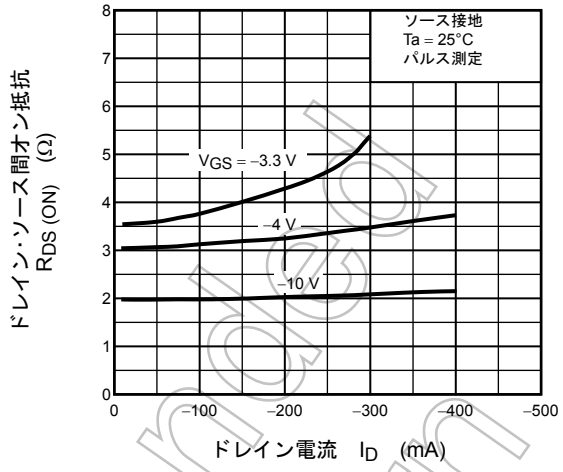
Not Recommended for New Design

Q2 (Pch MOS FET)

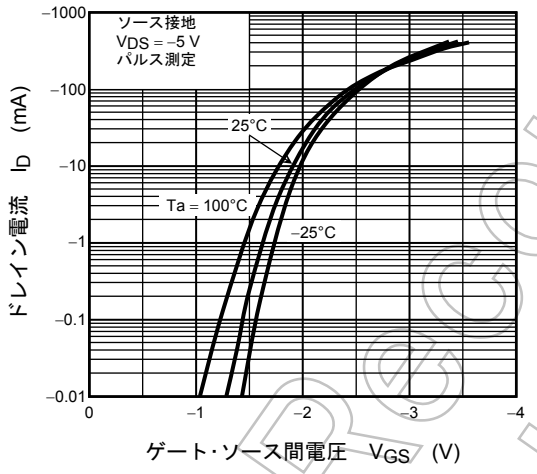
$I_D - V_{DS}$



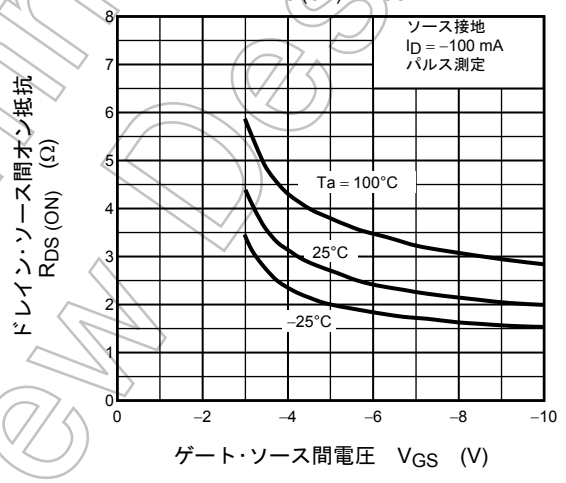
$R_{DS\ (ON)} - I_D$



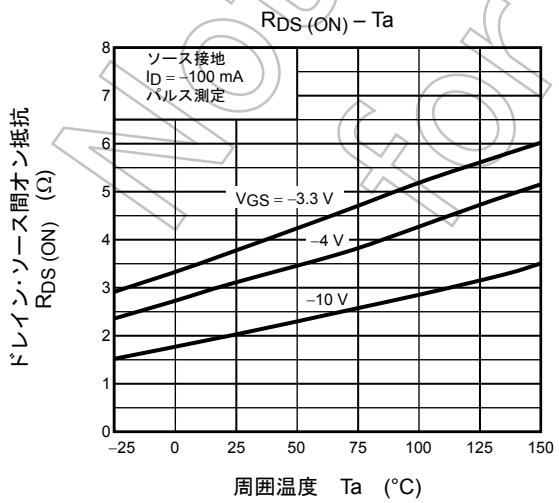
$I_D - V_{GS}$



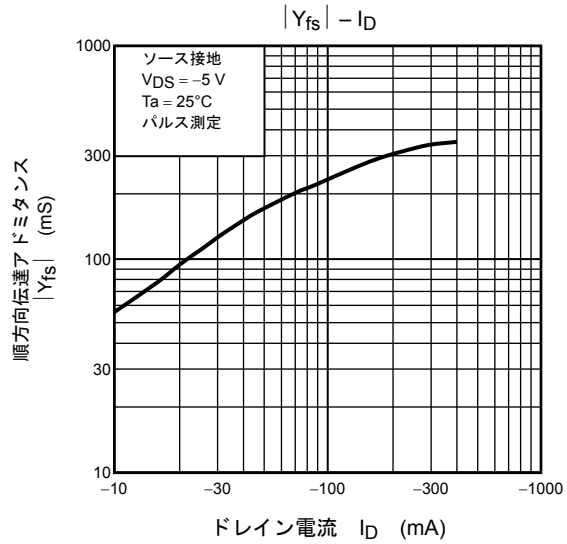
$R_{DS\ (ON)} - V_{GS}$



$R_{DS\ (ON)} - Ta$



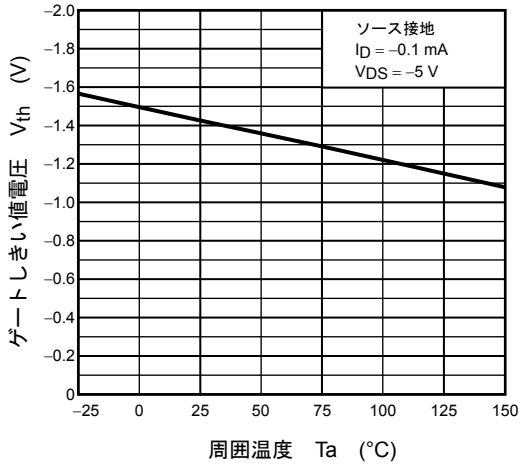
$|Y_{fs}| - I_D$



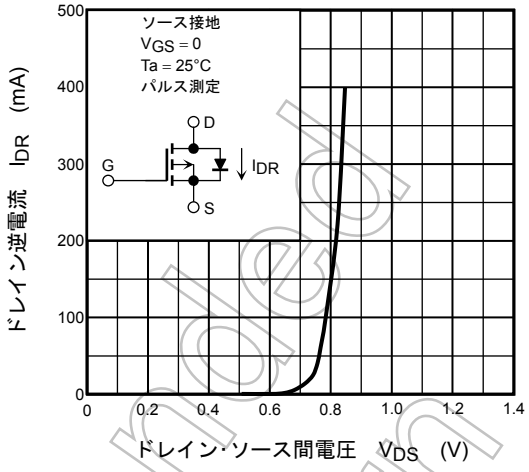
Not Recommended for New Design

Q2 (Pch MOS FET)

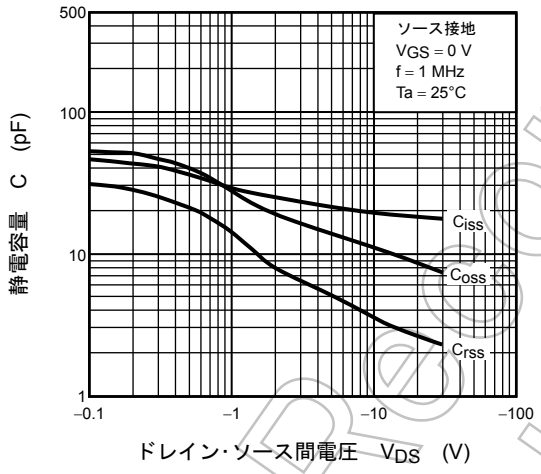
V_{th} – Ta



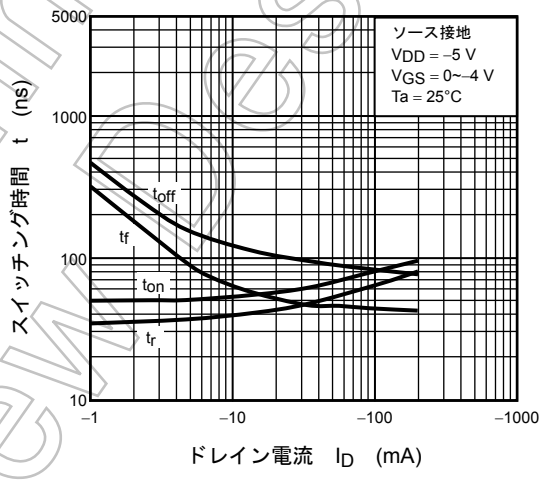
I_{DR} – V_{DS}



C – V_{DS}

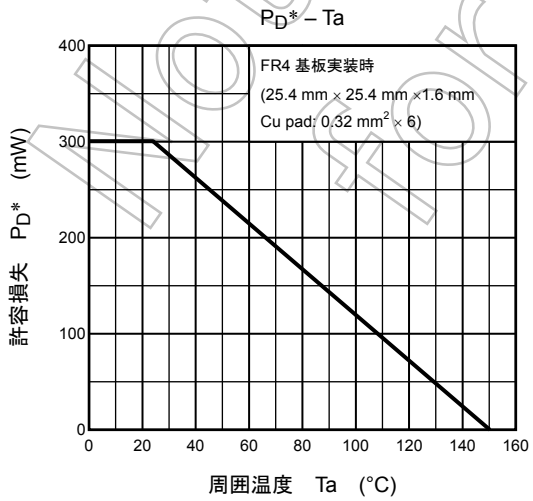


t – I_D



共通特性

P_D* – Ta



*: Total 定格です。

Not Recommended for New Design

製品取り扱い上のお願い

- 本資料に掲載されているハードウエア、ソフトウエアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体･ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

Not Recommended for New Design