

TLP701

- 汎用インバータ
- エアコン用インバータ
- IGBT のゲートドライブ

TLP701 は赤外発光ダイオードと、高利得・高速の受光 IC チップを組み合わせた 6pin SDIP のフォトカプラです。

このフォトカプラは 8pin DIP のフォトカプラに比べ小型であり、また海外安全規格強化絶縁クラスにも適合しています。このため安全規格認定が必要な機器の実装面積を縮小することができます。

出力部はトータムポール回路なので、吸い込み(シンク)、はき出し(ソース)の両方向ドライブが出来ます。

この素子は IGBT およびパワー MOS FET のゲート駆動用に適しています。

- 出力ピーク電流 : ± 0.6 A (最大)
- 動作温度範囲 : $-40 \sim 100$ °C
- 供給電流 : 2 mA (最大)
- 電源電圧 : 10~30 V
- 入力しきい値電流 : $I_{FLH} = 5$ mA (最大)
- 伝達遅延時間(t_{PLH}/t_{PHL}) : 700 ns (最大)
- コモンモード過渡耐性 : ± 10 kV/ μ s (最小)
- 絶縁耐圧 : 5000 Vrms (最小)
- 構造パラメータ

	7.62 mm ピッチ TLPxxx タイプ	10.16 mm ピッチ TLPxxxF タイプ
沿面距離	7.0 mm (最小)	8.0 mm (最小)
空間距離	7.0 mm (最小)	8.0 mm (最小)
絶縁物厚	0.4 mm (最小)	0.4 mm (最小)

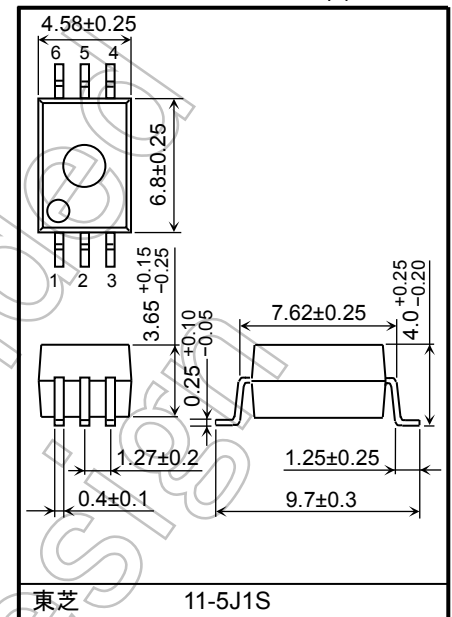
- UL 認定品 : UL 1577, ファイル No.E67349
- cUL 認定品 : CSA Component Acceptance Service
No.5A ファイル No.E67349
- VDE 認定品 : EN 60747-5-5, EN 62368-1 (注 1)

注 1: VDE 認定品を採用する場合は
“オプション (D4) 品” とご指定ください。

真理値表

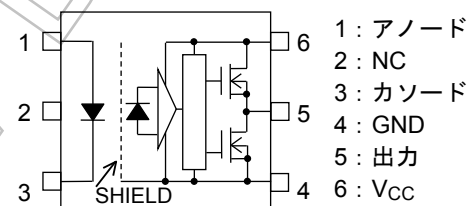
入力	LED	Tr1	Tr2	出力
H	ON	ON	OFF	H
L	OFF	OFF	ON	L

単位: mm

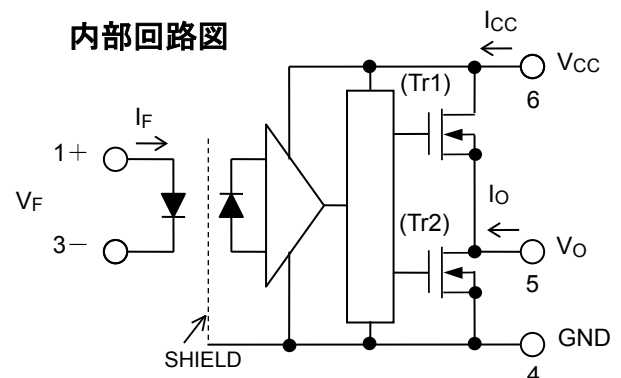


質量: 0.26 g (標準)

ピン接続図(Top View)



内部回路図



6 ピンと 4 ピンの間に、バイパス用のコンデンサ
0.1 μ F をつける必要があります。

製品量産開始時期
2004-04

絶対最大定格(Ta = 25°C)

項 目		記 号	定 格	単位
発 光 側	直 流 順 電 流	I _F	20	mA
	直 流 順 電 流 低 減 率 (Ta ≥ 85°C)	ΔI _F /ΔTa	-0.54	mA/°C
	パ ル ス 順 電 流 (注1)	I _{FP}	1	A
	直 流 逆 電 圧	V _R	5	V
	入 力 許 容 損 失	P _D	40	mW
	P D 低 減 率 (Ta ≥ 85°C)	ΔP _D /°C	-1.0	mW/°C
	接 合 部 温 度	T _j	125	°C
受 光 側	ハ イ レ ベ ル 出 力 ピーク電流 (注2)	I _{OPH}	-0.6	A
	ロ ー レ ベ ル 出 力 ピーク電流 (注2)	I _{OPL}	0.6	A
	出 力 電 圧	V _O	35	V
	電 源 電 圧	V _{CC}	35	V
	出 力 許 容 損 失	P _O	400	mW
	出 力 許 容 損 失 低 減 率 (Ta ≥ 85°C)	ΔP _O /ΔTa	-1.0	mW/°C
	接 合 部 温 度	T _j	125	°C
動 作 周 波 数 (注3)		f	25	kHz
動 作 温 度		T _{opr}	-40~100	°C
保 存 温 度		T _{stg}	-55~125	°C
は ん だ 付 け 温 度 (10 s) (注4)		T _{sol}	260	°C
絶 縁 耐 圧 (AC, 60 s, R.H. ≤ 60 %) (注5)		BV _s	5000	V _{rms}

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注: 出力フォト IC は、非常に高感度のアンプを内蔵しており、発振防止用として、ピン 6 (V_{CC}) とピン 4 (GND) の間に高周波特性の良いバイパスコンデンサ 0.1 μF を、ピンより 1 cm 以内の場所に取り付けてください。ない場合には、スピードや ON/OFF の正常な動作をしない場合があります。

注 1: パルス幅 ≤ 1 μs、300 pps

注 2: 指数関数波形 パルス幅 ≤ 2 μs、f ≤ 15 kHz

注 3: 指数関数波形 I_{OPH} ≤ -0.3 A (パルス幅 ≤ 2 μs)、I_{OPL} ≤ +0.3 A (パルス幅 ≤ 2 μs)、Ta = 100 °C

注 4: 有効はんだ部分

注 5: ピン 1, 2, 3 と 4, 5, 6 をそれぞれ一括し、電圧を印加する。

推奨動作条件

項 目	記 号	最小	標準	最大	単位
入 力 オ ン 電 流 (注6)	I _{F(ON)}	7.5	—	10	mA
入 力 オ フ 電 圧	V _{F(OFF)}	0	—	0.8	V
電 源 電 圧	V _{CC}	10	—	30	V
出 力 ピーク電流	I _{OPH} /I _{OPL}	—	—	±0.2	A
動 作 温 度	T _{opr}	-40	—	100	°C

注: 推奨動作条件は、期待される性能を得るための設計指標です。また、各項目はそれぞれ独立した指標となっておりますので、設計の際は電気的特性などで規定された値も合わせてご確認願います。

注 6: 入力オン電流の立ち上がり、立ち下がり は 0.5 μs 以下で駆動させてください。

電氣的特性 (特に指定がない場合 Ta = -40~100°C)

項 目		記 号	測定回路	測 定 条 件		最小	標準*	最大	単位
入 力 順 電 圧		V _F	—	I _F = 5 mA, Ta = 25 °C		—	1.55	1.70	V
入 力 順 電 圧 温 度 係 数		ΔV _F /ΔTa	—	I _F = 5 mA		—	-2.0	—	mV/°C
入 力 逆 電 流		I _R	—	V _R = 5 V, Ta = 25 °C		—	—	10	μA
入 力 端 子 間 容 量		C _T	—	V = 0 V, f = 1 MHz, Ta = 25 °C		—	45	—	pF
出 力 電 流 (注 7)	“H”レベル	I _{OPH1}	図 1	V _{CC} = 15 V I _F = 5 mA	V ₆₋₅ =4 V	—	-0.38	-0.2	A
		I _{OPH2}			V ₆₋₅ =10 V	—	-0.60	-0.4	
	“L”レベル	I _{OPL1}	図 2	V _{CC} = 15 V I _F = 0 mA	V ₅₋₄ =2 V	0.2	0.36	—	
		I _{OPL2}			V ₅₋₄ =10 V	0.4	0.62	—	
出 力 電 圧	“H”レベル	V _{OH}	図3	V _{CC} =10 V	I _O = -100 mA, I _F =5 mA	6.0	8.5	—	V
	“L”レベル	V _{OL}	図4		I _O =100 mA, V _F =0.8 V	—	0.4	1.0	
供 給 電 流	“H”レベル	I _{CC} H	図 5	V _{CC} = 10~30 V V _O = Open	I _F = 10 mA	—	1.4	2.0	mA
	“L”レベル	I _{CC} L	図 6		I _F = 0 mA	—	1.3	2.0	
スレッシュホールド入力電流	L→H	I _{FLH}	—	V _{CC} = 15 V, V _O > 1 V		—	2.5	5	mA
スレッシュホールド入力電圧	H→L	V _{FHL}	—	V _{CC} = 15 V, V _O < 1 V		0.8	—	—	V
動 作 電 源 電 圧		V _{CC}	—	—		10	—	30	V

(*) : 標準値はすべて Ta = 25°Cの値です。

注 : 本製品は低消費電力化設計のため、従来の製品群より ESD に対して敏感です。

実装、応用回路上の取り扱いにおいて耐 ESD の一般的な注意がより必要です。

注 7 : I_O 印加時間 ≤ 50 μs 、 1 パルス

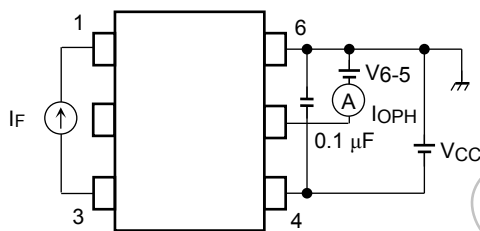
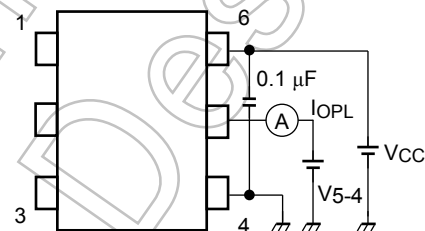
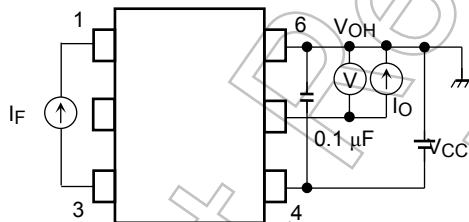
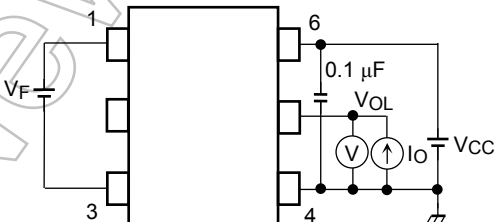
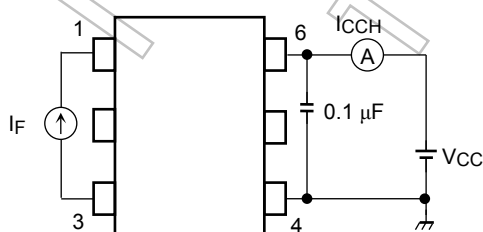
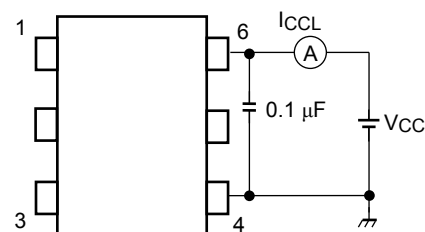
絶縁特性 (Ta = 25°C)

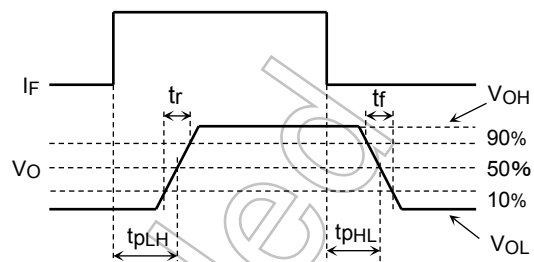
項目	記号	測定条件		最小	標準	最大	単位
入 出 力 間 浮 遊 容 量	C _S	V _S = 0 V, f = 1 MHz (注 5)		—	1.0	—	pF
絶 縁 抵 抗	R _S	R.H. ≤ 60 %, V _S = 500 V (注 5)		10 ¹²	10 ¹⁴	—	Ω
絶 縁 耐 圧	BV _S	AC、60 s (注 5)		5000	—	—	Vrms

スイッチング特性 (特に指定がない場合 $T_a = -40 \sim 100\text{ }^{\circ}\text{C}$)

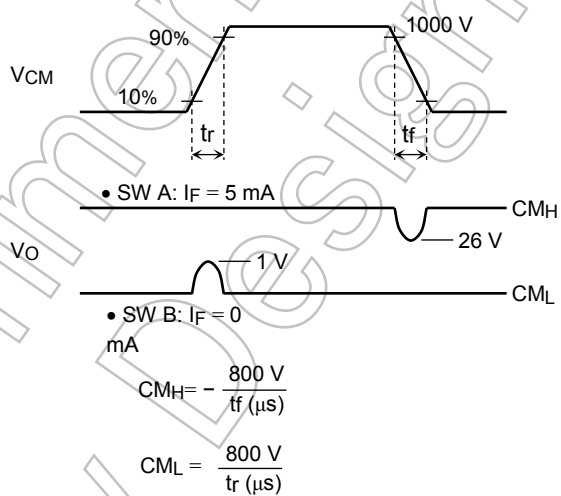
項 目		記 号	測定 回路	測 定 条 件		最小	標準*	最大	単位
伝 達 遅 延 時 間	L→H	tpLH	図 7	VCC = 30 V Rg = 47 Ω Cg = 3 nF	IF = 0→5 mA	100	—	700	ns
	H→L	tpHL			IF = 5→0 mA	100	—	700	
立ち上がり時間 (10-90%)		tr			IF = 0→5 mA	—	50	—	
立ち下がり時間 (90-10%)		tf			IF = 5→0 mA	—	50	—	
伝達遅延時間バラツキ		tpHL-tpLH			IF = 0↔5 mA	—	—	500	
ハ イ レ ベ ル コ モ ン モ ード 過 渡 耐 性		CMH	図 8	VCM = 1000 VP-P Ta = 25 °C VCC = 30 V	IF = 5 mA VO(min) = 26 V	~10000	—	—	V/μs
ロ ー レ ベ ル コ モ ン モ ード 過 渡 耐 性		CML			IF = 0 mA VO(max) = 1 V	10000	—	—	

(*) : 標準値はすべて $T_a = 25^{\circ}\text{C}$ の値です。

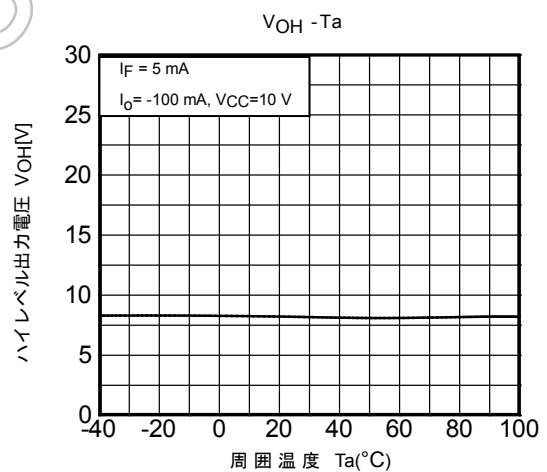
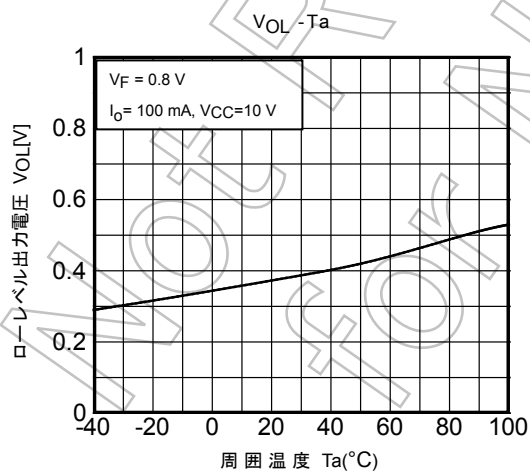
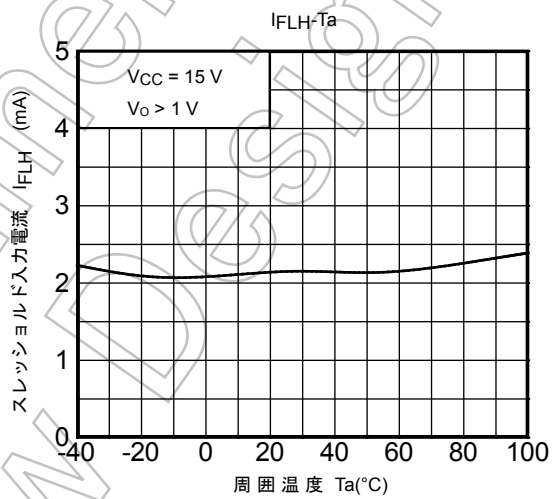
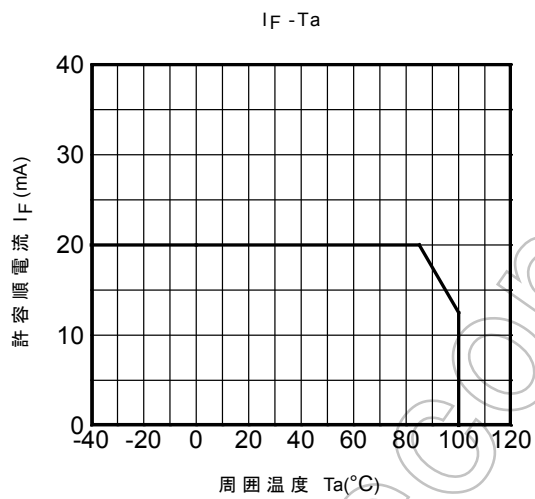
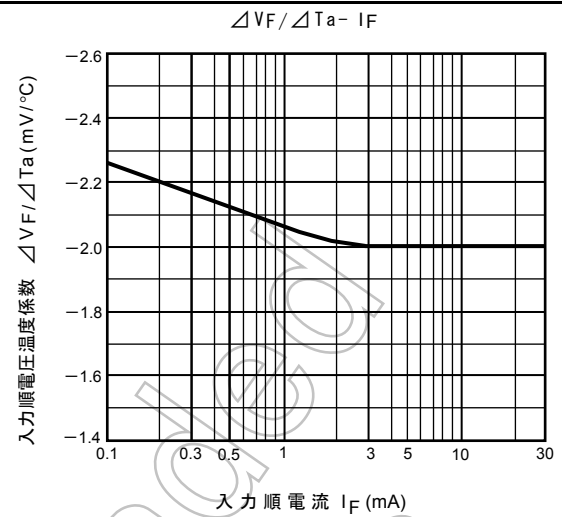
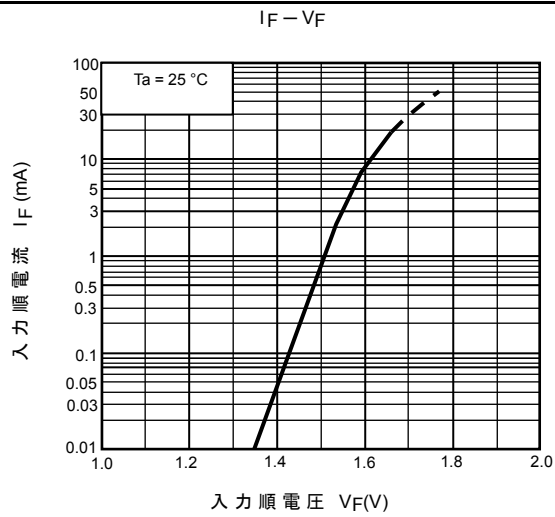
図 1. I_{OPH} 測定回路図 2. I_{OPL} 測定回路図 3. V_{OH} 測定回路図 4. V_{OL} 測定回路図 5. I_{CCH} 測定回路図 6. I_{CCL} 測定回路



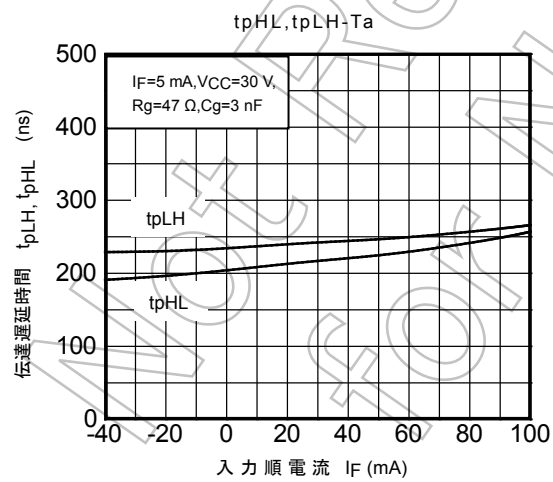
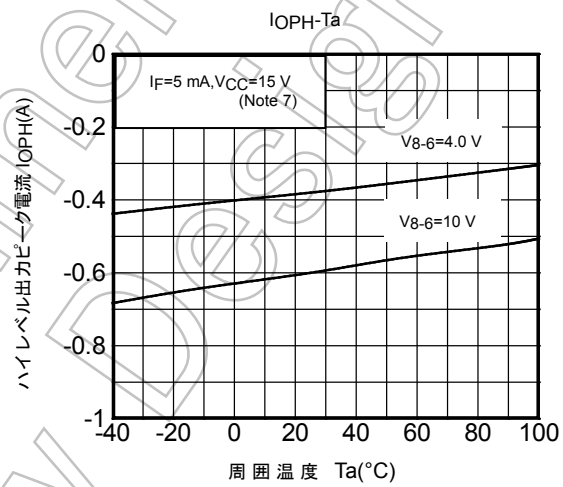
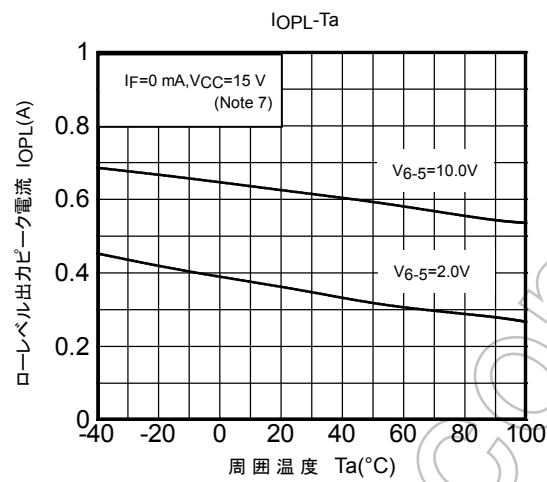
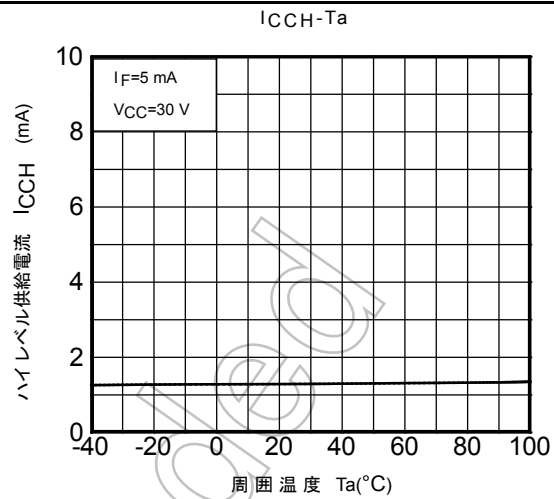
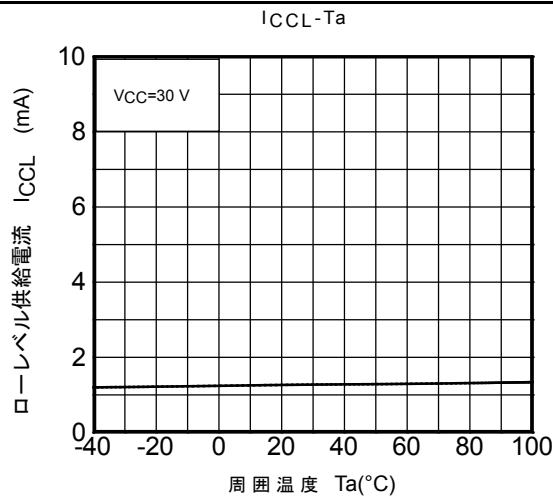
The diagram shows a 6-terminal device represented by a central square. The terminals are numbered 1 through 6. Terminal 1 is the top-left input, with an arrow labeled I_F pointing into it. Terminal 3 is the bottom-left input, connected to a common ground line. A switch labeled SW is connected between terminal 1 and a node labeled A. Node A is also connected to a battery and a resistor. A node labeled B is connected to terminal 3. Terminal 6 is the top-right output, connected to a node that has a $0.1 \mu F$ capacitor connected to a node labeled V_O . Terminal 4 is the bottom-right output, connected to the same common ground line as terminal 3. A voltage source V_{CM} is connected between the common ground line and the bottom-right output terminal 4. The voltage source is represented by a circle with a sine wave and the label V_{CM} .



CML (CMH) はローレベル（ハイレベル）出力電圧を維持できる、コモンモード電圧波形の最大立ち上がり（立ち下がり）を（電圧/時間）で表した数値。



注: 特性図の値は、特に指定のない限り保証値ではなく参考値です。



注: 特性図の値は, 特に指定のない限り保証値ではなく参考値です。

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。

本資料に掲載されているハードウェア、ソフトウェアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（ヘルスケア除く）、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、発電関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品には GaAs（ガリウムヒ素）が使われています。その粉末や蒸気等は人体に対し有害ですので、破壊、切断、粉碎や化学的な分解はしないでください。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。