フォトカプラー　赤外LED+フォトIC

TLP5752

1. 用途

- IH調理器/IH機器用
- 汎用インバーター用
- エアコン用インバーター用
- MOSFETゲートドライブ用
- IGBTゲートドライブ用

2. 概要

TLP5752は赤外発光ダイオードと高利得・高速の集積回路受光ICチップを組み合わせた6 pin SO6Lパッケージのフォトカプラーです。このフォトカプラーはDIP8のフォトカプラーに比べて実装面積比で50 %小型であり、また海外安全規格強化絶縁クラスにも適合しています。このため安全規格認定が必要な機器の実装面積を縮小することができます。

受光ICチップにはシールドを施し, ±35 kV/μsの高いコモンモード過渡耐性を与えており, 入出力間の耐ノイズ性に優れています。

さらにこのフォトカプラーはレール・トゥ・レール出力品であり、システムの安定動作および良好なスイッチング特性を可能にします。

3. 特長

(1) バッファーロジック出力タイプ (トーテムポール出力)
(2) 出力ピーク電流: ± 2.5 A (最大)
(3) 動作温度: -40 ~ 110 ℃
(4) 供給電流: 3.0 mA (最大)
(5) 電源電圧: 15 ~ 30 V
(6) スレッショルド入力電流: 4 mA (最大)
(7) 伝搬遅延時間: t_{pHL}/t_{pLH} = 150 ns (最大)
(8) コモンモード過渡耐性: ±35 kV/μs (最小)
(9) 絶縁耐圧: 5000 Vrms (最小)
(10) 安全規格

UL認定品 UL 1577, ファイルNo.E67349
cUL認定品 CSA Component Acceptance Service No.5A ファイルNo.E67349
VDE認定品 EN IEC 60747-5-5, EN IEC 62368-1 **(注1)**
CQC認定品 GB4943.1 日本, タイ工場生産品

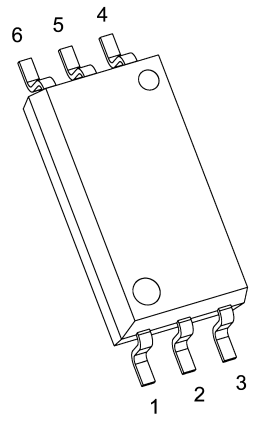
注1: VDE認定品を採用する場合は“オプション (D4) 品”とご指定ください。

製品量産開始時期
2014-06

©2015-2026
Toshiba Electronic Devices & Storage Corporation

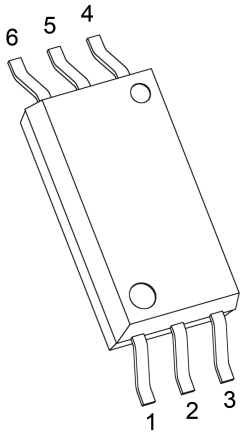
4. 外観図 (注)

TLP5752



11-4N1A

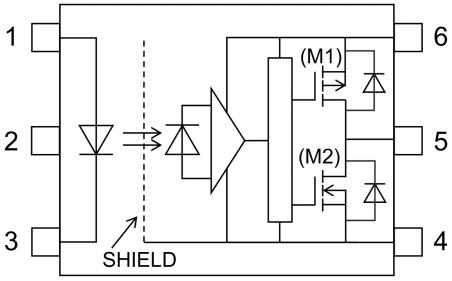
TLP5752(LF4)



11-4N101A

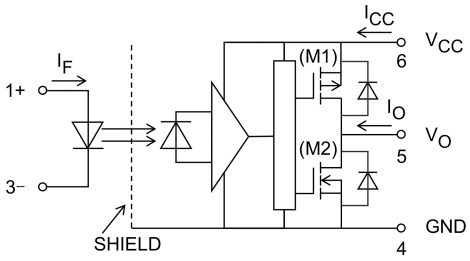
注: リードフォーミングオプション: (LF4)

5. 端子配置図



1: アノード
2: N.C.
3: カソード
4: GND
5: V_O (出力)
6: V_{CC}

6. 内部回路構成 (注)



注: 6ピンと4ピンの間にバイパス用のコンデンサー 1 μFを付ける必要があります。

©2015-2026
Toshiba Electronic Devices & Storage Corporation

7. 機能説明

7.1. 真理値表

入力	LED	M1	M2	出力
H	ON	ON	OFF	H
L	OFF	OFF	ON	L

7.2. 構造パラメーター

項目	寸法	単位
製品高さ	2.3 (最大)	mm
沿面距離	8.0 (最小)	
空間距離	8.0 (最小)	
絶縁物厚	0.4 (最小)	

8. 絶対最大定格 (注) (特に指定のない限り, T_a = 25 °C)

	項目		記号	注記	定格	単位
発光側	入力順電流		I_F		20	mA
	入力順電流低減率	(T_a ≧ 105 °C)	$\Delta I_F/\Delta T_a$		-1	mA/°C
	ピーク過渡入力順電流		I_{FPT}	(注1)	1	A
	ピーク過渡入力順電流低減率	(T_a ≧ 85 °C)	$\Delta I_{FPT}/\Delta T_a$		-25	mA/°C
	入力逆電圧		V_R		5	V
	入力許容損失		P_D		40	mW
	入力許容損失低減率	(T_a ≧ 85 °C)	$\Delta P_D/\Delta T_a$		-1.0	mW/°C
	接合温度		T_j		125	°C
受光側	ピークハイレベル出力電流	(T_a = -40 ~ 110 °C)	I_{OPH}	(注2)	-2.5	A
	ピークローレベル出力電流	(T_a = -40 ~ 110 °C)	I_{OPL}	(注2)	+2.5	
	出力電圧		V_O		-0.5 ~ 35	V
	電源電圧		V_{CC}		-0.5 ~ 35	
	出力許容損失		P_O		450	mW
	出力許容損失低減率	(T_a ≧ 85 °C)	$\Delta P_O/\Delta T_a$		-4.5	mW/°C
	接合温度		T_j		125	°C
共通	動作温度		T_{opr}		-40 ~ 110	
	保存温度		T_{stg}		-55 ~ 125	
	はんだ付け温度	(10 s)	T_{sol}	(注3)	260	
	絶縁耐圧	AC, 60 s, R.H. ≦ 60 %	BV_S	(注4)	5000	Vrms

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても, 高負荷 (高温および大電流/高電圧印加, 多大な温度変化等) で連続して使用される場合は, 信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート, 推定故障率等) をご確認の上, 適切な信頼性設計をお願いします。

注1: パルス幅 ≦ 1 μs, 300 pps

注2: 指数関数波形 パルス幅 ≦ 2 μs, f ≦ 15 kHz

注3: リード根元より2 mm以上。

注4: ピン1, 2, 3とピン4, 5, 6をそれぞれ一括し, 電圧を印加する。

©2015-2026
Toshiba Electronic Devices & Storage Corporation

9. 推奨動作条件 (注)

項目	記号	注記	最小	標準	最大	単位
入力オン電流	$I_{F(ON)}$	(注1)	6	—	15	mA
入力オフ電圧	$V_{F(OFF)}$		0	—	0.8	V
電源電圧	V_{CC}	(注2)	15	—	30	
ピークハイレベル出力電流	I_{OPH}		—	—	-2.5	A
ピークローレベル出力電流	I_{OPL}		—	—	+2.5	
動作周波数	f	(注3)	—	—	50	kHz

注: 推奨動作条件は, 期待される性能を得るための設計指標です。また, 各項目はそれぞれ独立した指標となっておりますので, 設計の際は電気的特性などで規定された値も合わせてご確認願います。

注: 出力フォトICは, 非常に高感度のアンプを内蔵しており, 発振防止用として, ピン6 (V_{CC}) とピン4 (GND) の間に高周波特性の良いバイパスコンデンサー1 μFをピンより1 cm以内の場所に取り付けてください。ない場合には, スピードやON/OFFの正常な動作をしない場合があります。

注1: 入力オン電流の立ち上がり, 立ち下がりは0.5 μs以下で駆動させてください。

注2: この項目は推奨動作条件ではなく, 動作範囲を意味しております。

注3: 指数関数波形I_{OPH} ≧ -2.5 A (≦ 90 ns), I_{OPL} ≦ 2.5 A (≦ 90 ns), T_a = 110 °C

10. 電気的特性 (注) (特に指定のない限り, T_a = -40 ~ 110 °C)

項目	記号	注記	測定回路	測定条件	最小	標準	最大	単位
入力順電圧	V_F		—	I_F = 10 mA, T_a = 25 °C	1.45	1.55	1.70	V
入力順電圧温度係数	$\Delta V_F/\Delta T_a$		—	I_F = 10 mA	—	-1.8	—	mV/°C
入力逆電流	I_R		—	V_R = 5 V, T_a = 25 °C	—	—	10	μA
端子間容量 (入力側)	C_t		—	V = 0 V, f = 1 MHz, T_a = 25 °C	—	60	—	pF
ピークハイレベル出力電流	I_{OPH}	(注1)	図13.1.1	I_F = 5 mA, V_{CC} = 30 V, $V_{6\text{-}5}$ = -3.5 V	—	—	-1.2	A
				I_F = 5 mA, V_{CC} = 15 V, $V_{6\text{-}5}$ = -7 V	—	—	-2.5	
ピークローレベル出力電流	I_{OPL}	(注1)	図13.1.2	I_F = 0 mA, V_{CC} = 30 V, $V_{5\text{-}4}$ = 2.5 V	1.2	—	—	
				I_F = 0 mA, V_{CC} = 15 V, $V_{5\text{-}4}$ = 7 V	2.5	—	—	
ハイレベル出力電圧	V_{OH}		図13.1.3	I_F = 4 mA, V_{CC} = 15 V, I_O = -100 mA	14.7	14.9	—	V
ローレベル出力電圧	V_{OL}		図13.1.4	V_F = 0.8 V, V_{CC} = 15 V, I_O = 100 mA	—	0.07	0.2	
ハイレベル供給電流	I_{CCH}		図13.1.5	I_F = 10 mA, V_{CC} = 30 V, V_O = Open	—	1.8	3.0	mA
ローレベル供給電流	I_{CCL}		図13.1.6	I_F = 0 mA, V_{CC} = 30 V, V_O = Open	—	1.7	3.0	
スレッショルド入力電流 (L/H)	I_{FLH}		—	V_{CC} = 15 V, V_O > 1 V	—	1.4	4	
スレッショルド入力電圧 (H/L)	V_{FHL}		—	V_{CC} = 15 V, V_O < 1 V	0.8	—	—	V
電源電圧	V_{CC}		—	—	15	—	30	
UVLOスレッショルド	V_{UVLO+}		—	I_F = 5 mA, V_O > 2.5 V	12.1	12.7	13.5	
	V_{UVLO-}		—	I_F = 5 mA, V_O < 2.5 V	11.1	11.7	12.4	
UVLOヒステリシス	$UVLO_{HYS}$		—	—	—	1.0	—	

注: 標準値は, T_a = 25 °Cの条件下での値です。

注1: I_O印加時間 ≦ 50 μs, 1 パルス

©2015-2026
Toshiba Electronic Devices & Storage Corporation

11. 絶縁特性 (特に指定のない限り, T_a = 25 ℃)

項目	記号	注記	測定条件	最小	標準	最大	単位
端子間容量 (入力-出力間)	C_S	(注1)	V_S = 0 V, f = 1 MHz	—	1.0	—	pF
絶縁抵抗	R_S	(注1)	V_S = 500 V, R.H. ≦ 60 %	10^{12}	10^{14}	—	Ω
絶縁耐圧	BV_S	(注1)	AC, 60 s	5000	—	—	Vrms

注1: ピン1, 2, 3とピン4, 5, 6をそれぞれ一括し, 電圧を印加する。

12. スイッチング特性 (注) (特に指定のない限り, T_a = -40 ~ 110 ℃)

項目	記号	注記	測定回路	測定条件	最小	標準	最大	単位
伝搬遅延時間 (L/H)	t_{pLH}	(注1)	図13.1.7	I_F = 0 → 10 mA, V_{CC} = 30 V, R_g = 10 Ω, C_g = 25 nF	50	—	150	ns
伝搬遅延時間 (H/L)	t_{pHL}			I_F = 10 → 0 mA, V_{CC} = 30 V, R_g = 10 Ω, C_g = 25 nF	50	—	150	
立ち上がり時間	t_r	(注1)		I_F = 0 → 10 mA, V_{CC} = 30 V, R_g = 10 Ω, C_g = 25 nF	—	15	—	
立ち下がり時間	t_f	(注1)		I_F = 10 → 0 mA, V_{CC} = 30 V, R_g = 10 Ω, C_g = 25 nF	—	8	—	
伝搬遅延時間バラツキ	$\lvert t_{pHL}-t_{pLH}\rvert$	(注1)		I_F = 0 ←→ 10 mA, V_{CC} = 30 V, R_g = 10 Ω, C_g = 25 nF	—	—	50	
伝搬遅延スキュー	t_{psk}	(注1), (注2)			-80	—	80	
ハイレベルコモンモード過渡耐性	CM_H	(注3)	図13.1.8	V_{CM} = 1000 V_{p-p}, I_F = 5 mA, V_{CC} = 30 V, T_a = 25 °C, $V_{O(min)}$ = 26 V	±35	±40	—	kV/μs
ローレベルコモンモード過渡耐性	CM_L	(注4)		V_{CM} = 1000 V_{p-p}, I_F = 0 mA, V_{CC} = 30 V, T_a = 25 °C, $V_{O(max)}$ = 1 V	±35	±40	—	

注: 標準値は, T_a = 25 °Cの条件下での値です。

注1: 入力信号(周波数f = 25 kHz, duty = 50 %, t_r = t_f = 5 ns以下)

注2: 伝搬遅延スキューは, 複数製品間の伝搬遅延時間 (t_{pHL}またはt_{pLH}) の最小値と最大値の差として定義されます。同一動作条件下 (電源電圧・入力電流・温度条件等) で適用されます。

注3: CM_Hはハイレベル (V_O > 26 V) を維持できる, コモンモード電圧波形の最大立ち下がりを (電圧/時間) で表したものです。

注4: CM_Lはローレベル (V_O < 1 V) を維持できる, コモンモード電圧波形の最大立ち上がりを (電圧/時間) で表したものです。

©2015-2026
Toshiba Electronic Devices & Storage Corporation

13. 参照図

13.1. 測定回路図

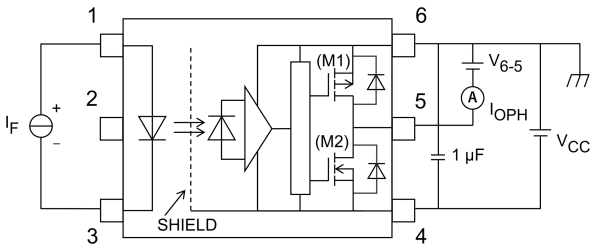


図 13.1.1 I_{OPH}測定回路

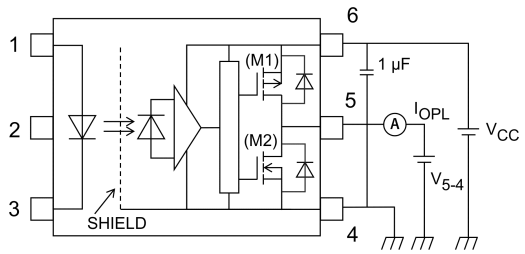


図 13.1.2 I_{OPL}測定回路

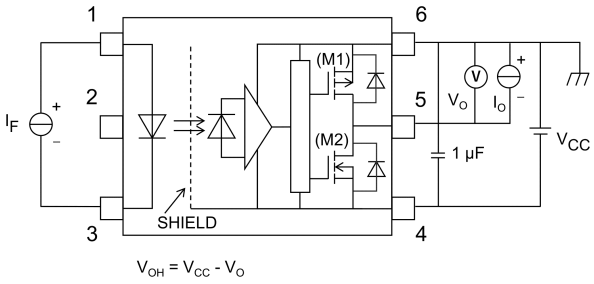


図 13.1.3 V_{OH}測定回路

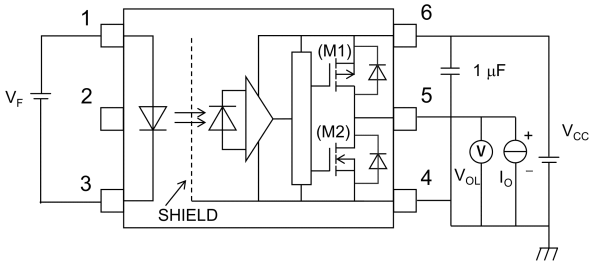


図 13.1.4 V_{OL}測定回路

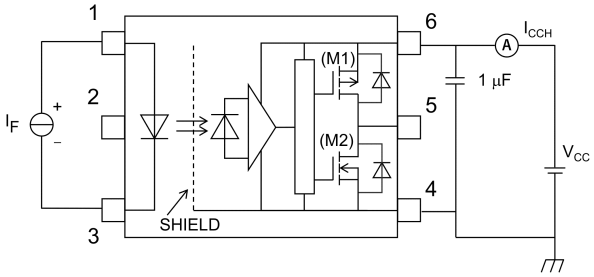


図 13.1.5 I_{CCH}測定回路

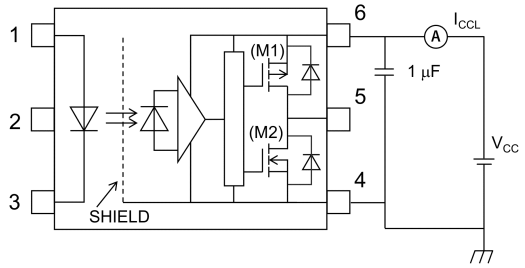


図 13.1.6 I_{CCL}測定回路

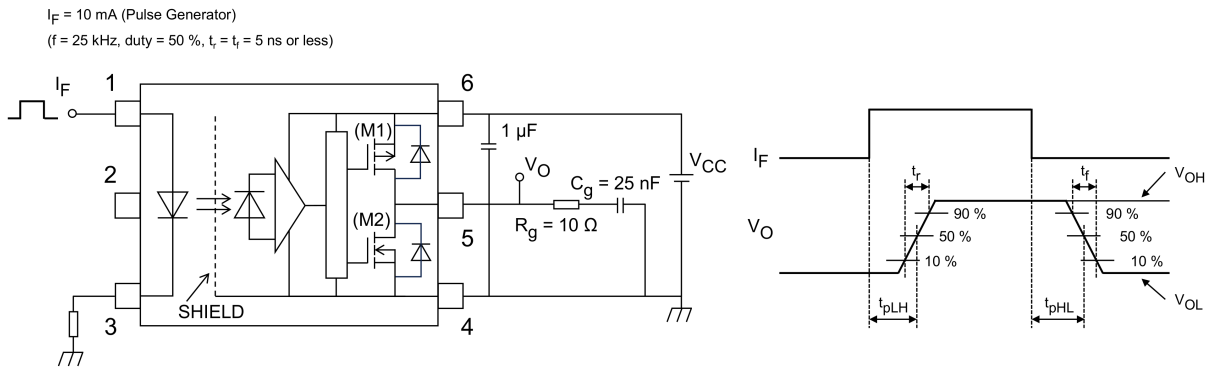


図 13.1.7 伝搬遅延時間測定回路, 波形

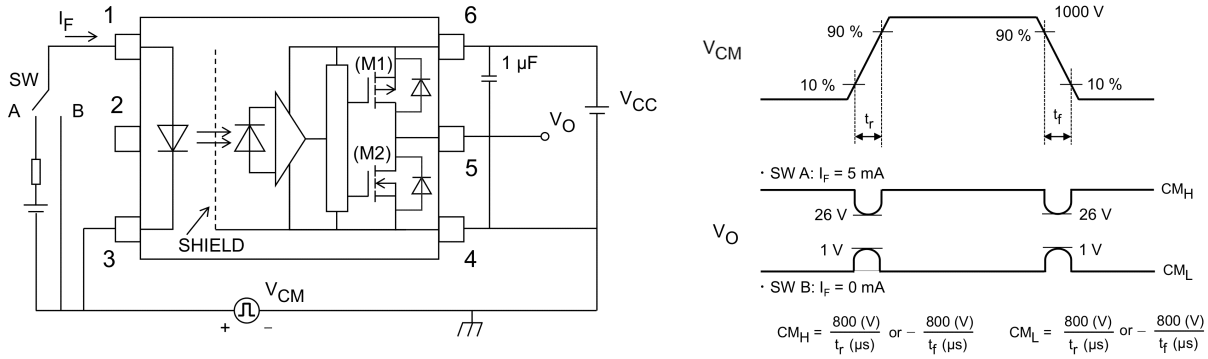


図 13.1.8　コモンモード過渡耐性測定回路, 波形

13.2. 特性図 (注)

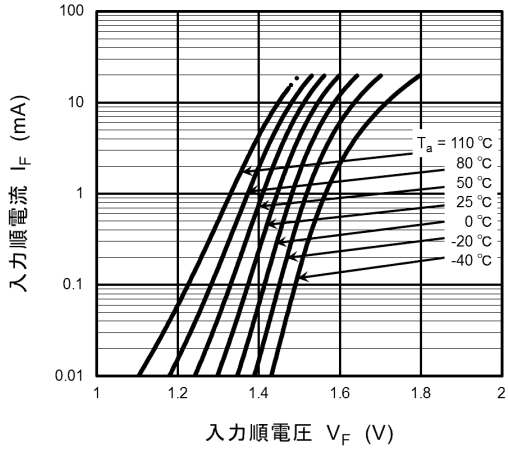


図 13.2.1 I_F - V_F

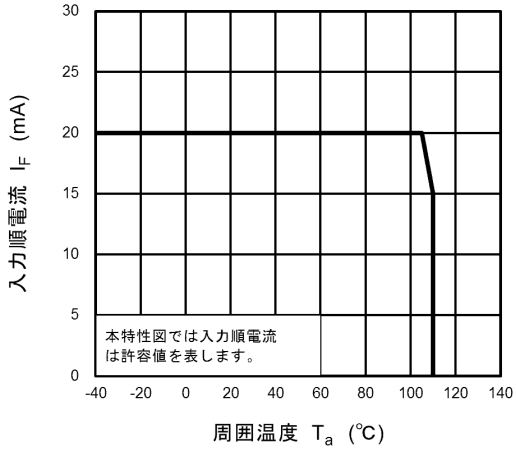


図 13.2.2 I_F - T_a

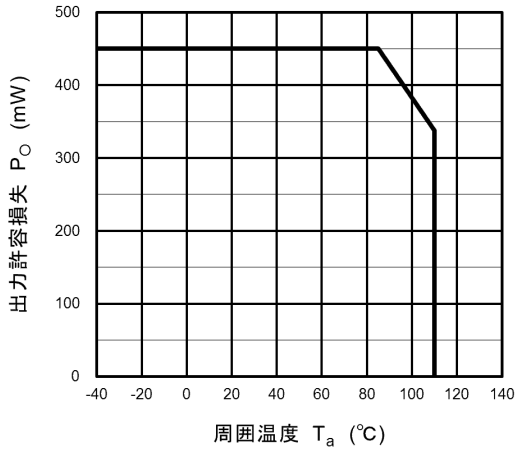


図 13.2.3 P_O - T_a

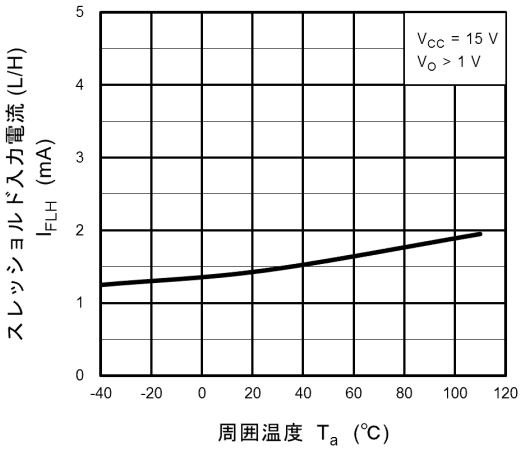


図 13.2.4 I_{FLH} - T_a

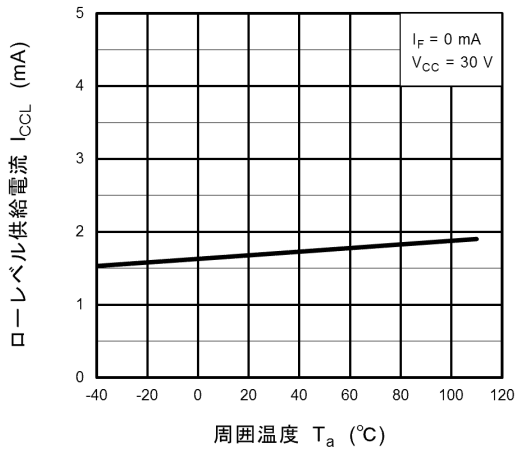


図 13.2.5 I_{CCL} - T_a

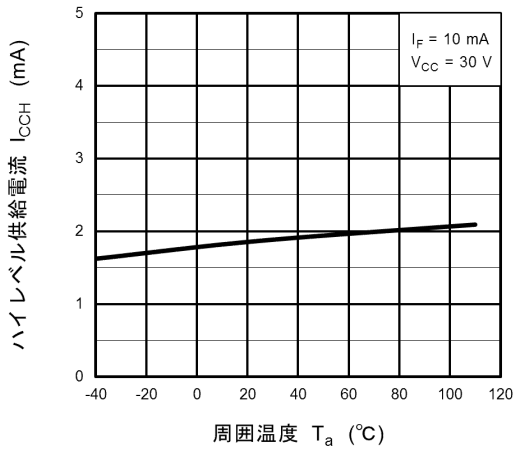


図 13.2.6 I_{CCH} - T_a

©2015-2026
Toshiba Electronic Devices & Storage Corporation

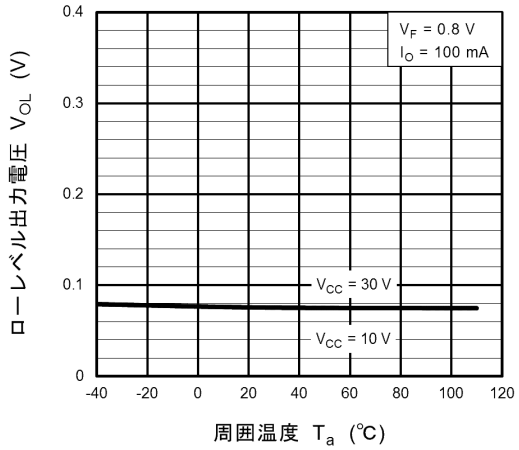


図 13.2.7 V_{OL} - T_a

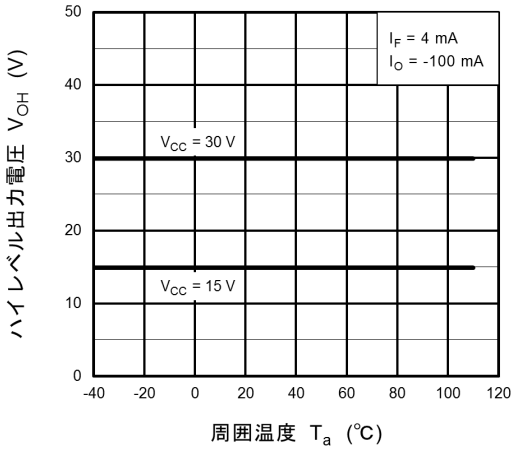


図 13.2.8 V_{OH} - T_a

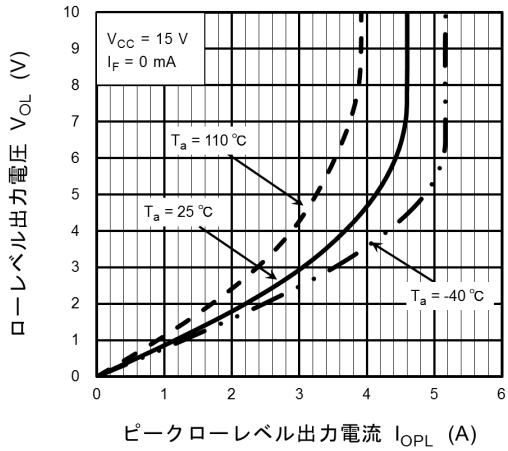


図 13.2.9 V_{OL} - I_{OPL}

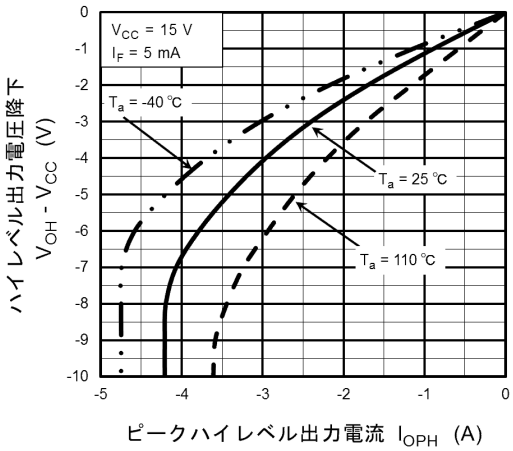


図 13.2.10 (V_{OH}-V_{CC}) - I_{OPH}

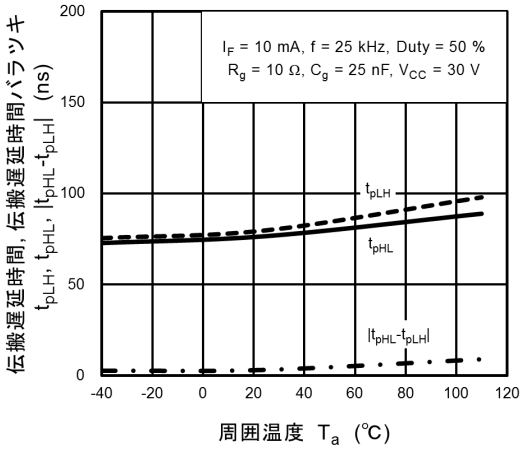


図 13.2.11 t_{pLH},t_{pHL},$|t_{pHL}-t_{pLH}|$ - T_a

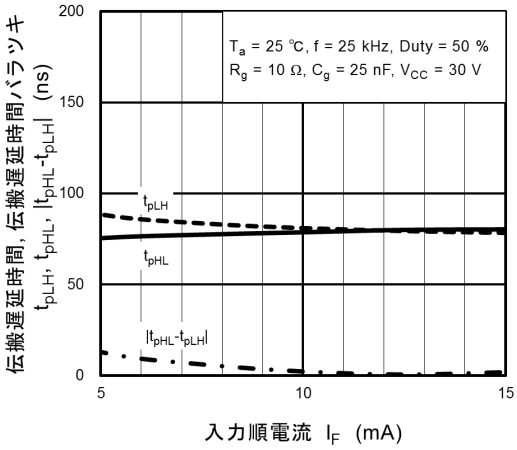


図 13.2.12 t_{pLH},t_{pHL},$|t_{pHL}-t_{pLH}|$ - I_F

©2015-2026
Toshiba Electronic Devices & Storage Corporation

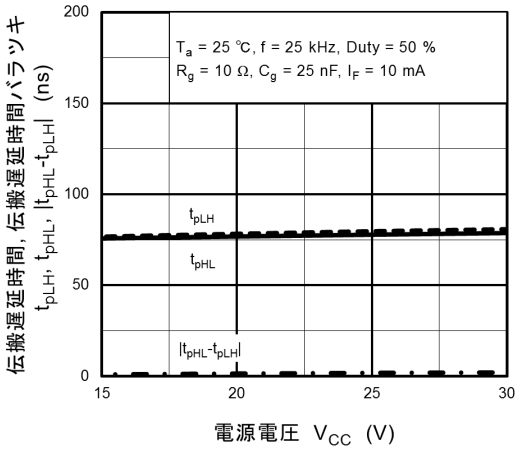


図 13.2.13 t_{pLH},t_{pHL},$|t_{pHL}-t_{pLH}|$ - V_{CC}

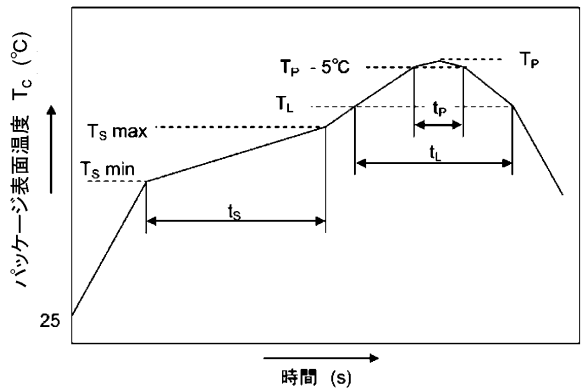
注: 特性図の値は, 特に指定のない限り保証値ではなく参考値です。

14. 実装・保管条件

14.1. 実装条件

はんだ付けは, はんだごて法, リフロー法ともに次の条件でできる限り本体の温度上昇を防いでください。

- リフローの場合 (下図参照) (パッケージ表面温度を基準にしております。)
  リフロー回数は2回までです。
  リフローの1回目から2回目までを2週間以内に終了するようにお願いいたします。



	記号	Min	Max	単位
プリヒート温度	T_S	150	200	°C
プリヒート時間	t_S	60	120	s
温度上昇率 (T_L - T_P)			3	°C/s
本加熱温度	T_L	217		°C
本加熱時間	t_L	60	150	s
ピーク温度	T_P		260	°C
T_P - 5 °Cの時間	t_P		30	s
温度下降率 (T_P - T_L)			6	°C/s

図 14.1.1 鉛フリーはんだ使用時の温度プロファイル一例

- はんだフローの場合
  プリヒートは, 150 ℃で60 ~ 120秒 (パッケージ表面温度を基準) で実施してください。
  260 ℃以下, 10秒以内でお願いします。
  フロー回数は1回までです。
- はんだごてによる場合
  260 ℃以下, 10秒以内もしくは350 ℃, 3秒以内で実施してください。
  はんだごてによる加熱は1端子1回までです。

14.2. 保管条件

- 水漏れの可能性のある場所や直射日光の当たる場所では保管しないでください。
- 運搬や保管時は包装箱への注意表示に従ってください。
- 保管場所の温度と湿度は, 5 ~ 35 ℃, 45 ~ 75 %を目安としてください。
- 有害ガス (特に腐食性ガス) の発生する場所や塵埃の多い所では, 保管しないでください。
- 温度変化の少ない場所に保管してください。保管時の急激な温度変化は結露が生じ, リードの酸化, 腐食などが発生し, はんだ濡れ性が悪くなります。
- デバイスを包装から取り出した後, 再び保管する場合は帯電防止処理された収納容器を使用してください。
- 保管時はデバイスに直接荷重を掛けないでください。

©2015-2026
Toshiba Electronic Devices & Storage Corporation

15. 参考パッド寸法

Unit: mm

TLP5752

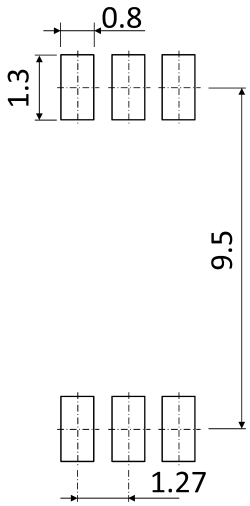


図 15.1 リードフォーミングオプション (standard)

TLP5752(LF4)

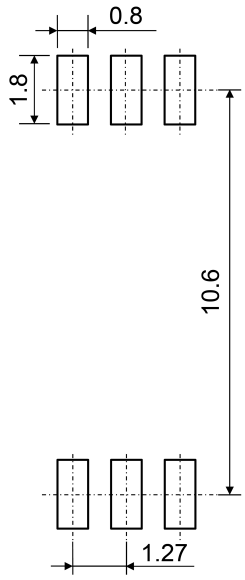
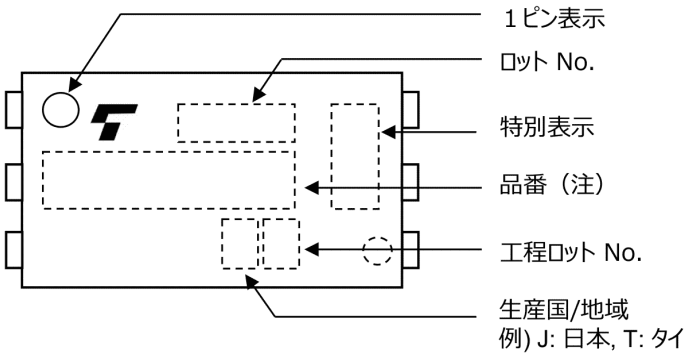


図 15.2 リードフォーミングオプション (LF4)

16. 現品表示



注: TLP5752

17. EN IEC 60747-5-5オプション (D4) 仕様

- 品番: TLP5752 (注1)
- 適用品種: EN IEC 60747の要求試験を適用した“オプション (D4) 仕様”は次の商品名を付与します。

例: TLP5752(D4-TP,E

D4: EN IEC 60747オプション指定
TP: 標準テーピング名
E: [[G]]/RoHS COMPATIBLE (注2)

注1: 安全規格認定のための品番申請は標準製品名を使用してください。
適用例: TLP5752(D4-TP,E → TLP5752
注2: 本製品のRoHS適合性など, 詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。
RoHS指令とは,「電気電子機器に含まれる特定有害物質の使用制限 (RoHS) に関する2011年6月8日付けの欧州議会および欧州理事会の指令 (EU指令2011/65/EU)」のことです。

項目	記号	定格値	単位
使用クラス 定格主電圧 ≦ 600 Vrms に対し 定格主電圧 ≦ 1000 Vrms に対し		 I-IV I-III	—
環境汚染クラス		40 / 110 / 21	—
汚染度		2	—
最大許容動作絶縁電圧	V_{IORM}	1230	Vpeak
部分放電試験電圧, 入力－出力間 ダイアグラム 1 V_{pr} = 1.6 × V_{IORM}, 型式および抜取り試験 t_p = 10 s, 部分放電電荷 < 5 pC	V_{pr}	1970	Vpeak
部分放電試験電圧, 入力－出力間 ダイアグラム 2 V_{pr} = 1.875 × V_{IORM}, 全数試験 t_p = 1 s, 部分放電電荷 < 5 pC	V_{pr}	2310	Vpeak
最大許容過電圧 (過渡過電圧, t_{pr} = 60 s)	V_{TR}	8000	Vpeak
安全最大定格 (故障時の最大許容値, ダイアグラム 3 の低減グラフ) 電流 (入力電流 I_F, P_{so} = 0) 電力 (出力あるいは全許容損失) 温度	 I_{si} P_{so} T_s	 300 700 150	 mA mW °C
絶縁抵抗, 入力－出力間 V_{IO} = 500 V, T_a = 25 °C V_{IO} = 500 V, T_a = 100 °C V_{IO} = 500 V, T_a = T_s	R_{si}	≧ 10^{12} ≧ 10^{11} ≧ 10^{9}	Ω

図 17.1 EN IEC 60747絶縁定格

©2015-2026
Toshiba Electronic Devices & Storage Corporation

最小沿面距離	Cr	8.0 mm
最小空間距離	Cl	8.0 mm
最小絶縁物厚	ti	0.4 mm
トラッキング指数	CTI	500

図 17.2　絶縁構造パラメーター (注)

注:　このフォトカプラーは, 安全最大定格の範囲内でのみ安全な電気絶縁に適用することができます。
必要に応じ保護回路を設け, 安全最大定格が確実に維持されるよう処置を講じる必要があります。



図 17.3　包装表示

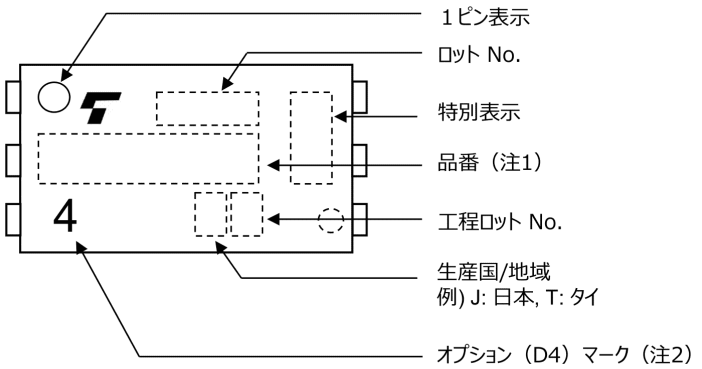


図 17.4　現品表示例

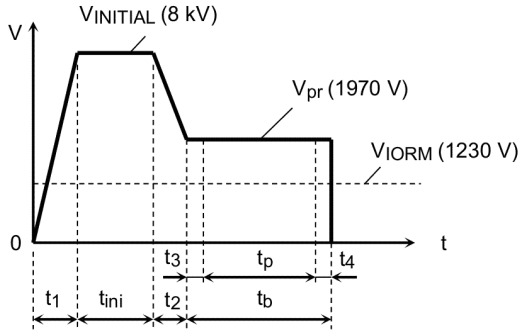
注1: TLP5752
注2: EN IEC 60747の要求試験を適用した“オプション (D4) 仕様”には上記のマーキングを実施します。

ダイアグラム 1 EN IEC 60747 による試験電圧波形，手順 a)，破壊試験 (型式試験や抜き取り試験に適用)
Figure 1 Partial discharge measurement procedure according to EN IEC 60747
Destructive test for qualification and sampling tests.

Method A

(for type and sampling tests, destructive tests)

t_1, t_2	= 1 to 10 s
t_3, t_4	= 1 s
t_p (Measuring time for partial discharge)	= 10 s
t_b	= 12 s
t_{ini}	= 60 s

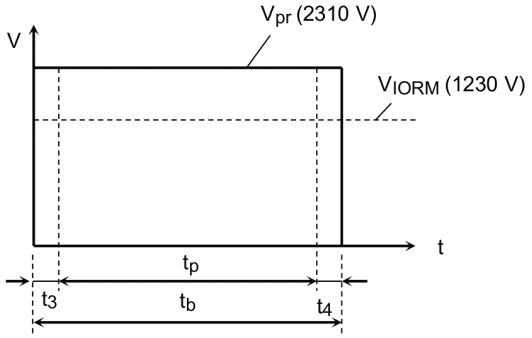


ダイアグラム 2 EN IEC 60747 による試験電圧波形，手順 b)，非破壊試験 (全数試験に適用)
Figure 2 Partial discharge measurement procedure according to EN IEC 60747
Non-destructive test for 100 % inspection.

Method B

(for sample test, non-destructive test)

t_3, t_4	= 0.1 s
t_p (Measuring time for partial discharge)	= 1 s
t_b	= 1.2 s



ダイアグラム 3 安全最大定格-周囲温度 (フォトカプラー故障時)
Figure 3 Dependency of maximum safety ratings on ambient temperature

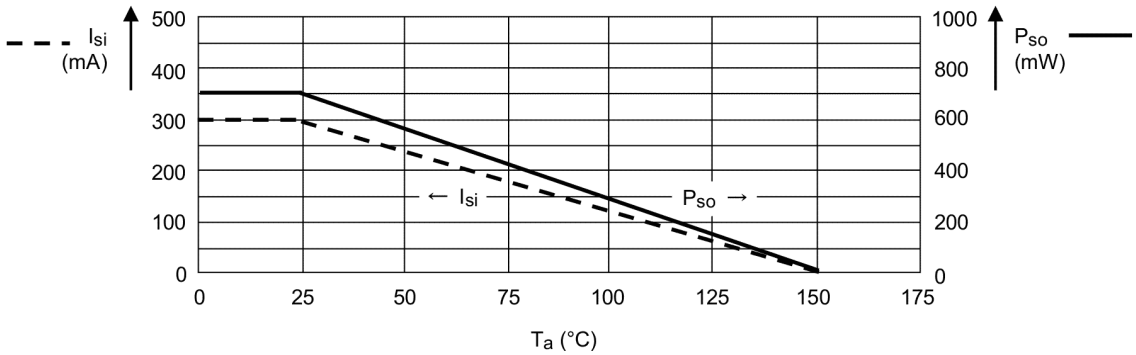


図 17.5 検査方法

18. オーダー情報 (製品名例)

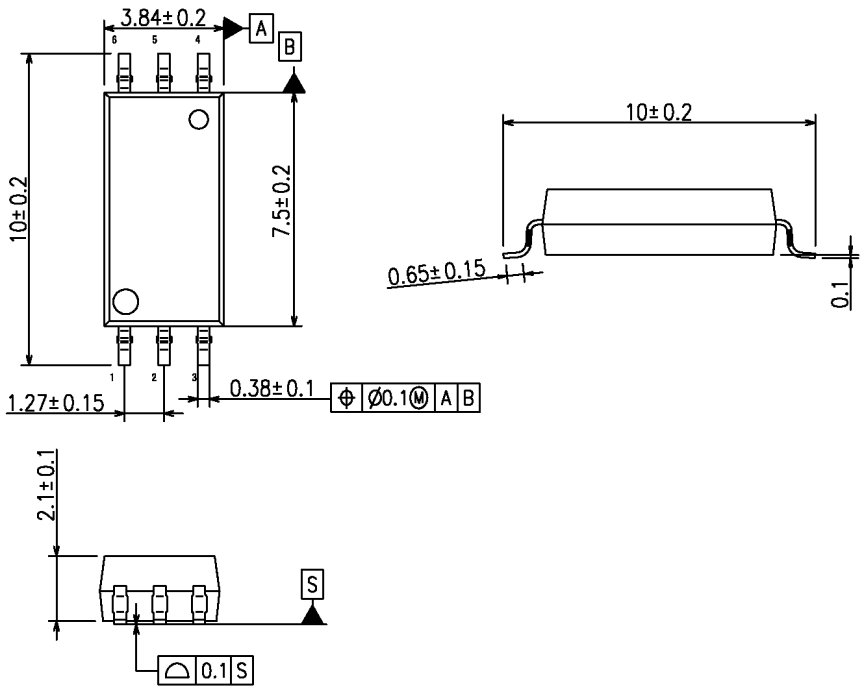
製品名	外観	VDEオプション	包装形態 (最小オーダー数)
TLP5752(E			マガジン (125個)
TLP5752(TP,E			テーピング (1500個)
TLP5752(D4,E		EN IEC 60747-5-5	マガジン (125個)
TLP5752(D4-TP,E		EN IEC 60747-5-5	テーピング (1500個)
TLP5752(LF4,E	LF4, ワイドフォーミング		マガジン (125個)
TLP5752(TP4,E	LF4, ワイドフォーミング		テーピング (1500個)
TLP5752(D4-LF4,E	LF4, ワイドフォーミング	EN IEC 60747-5-5	マガジン (125個)
TLP5752(D4-TP4,E	LF4, ワイドフォーミング	EN IEC 60747-5-5	テーピング (1500個)

©2015-2026
Toshiba Electronic Devices & Storage Corporation

外形寸法図

Unit: mm

TLP5752



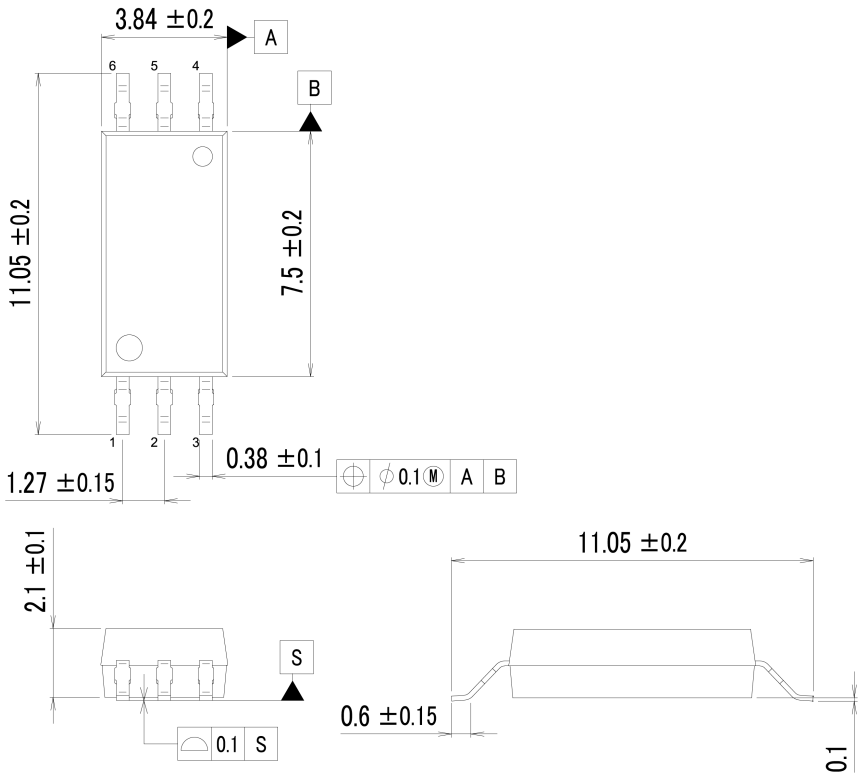
質量: 0.126 g (typ.)

パッケージ名称
東芝名称: 11-4N1A

外形寸法図

Unit: mm

TLP5752(LF4)



質量: 0.126 g (typ.)

パッケージ名称
東芝名称: 11-4N101A

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。
本資料に掲載されているハードウエア、ソフトウエアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウエア・ソフトウエア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報(本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど)および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器(以下“特定用途”という)に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器(生命直結機器)、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社Webサイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証　(機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。) をしておりません。
- 本製品にはGaAs(ガリウムヒ素)が使われています。その粉末や蒸気等は人体に対し有害ですので、破壊、切断、粉砕や化学的な分解はしないでください。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品のRoHS適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。

©2015-2026
Toshiba Electronic Devices & Storage Corporation