

译文

TB62213AHQ

本资料是为了参考的目的由原始文档翻译而来。

使用本资料时，请务必确认原始文档关联的最新信息，并遵守其相关指示。

原本: "TB62213AHQ" 2012-06-22

翻译日:2012-06-22

TOSHIBA CORPORATION

Semiconductor & Storage Products Company

采用 BiCD 工艺的硅单片集成电路

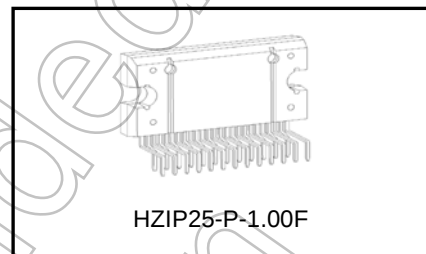
TB62213AHQ

■采用 BiCD 工艺的恒流两相双极步进马达驱动器集成电路

TB62213AHQ 是一款使用 PWM 斩波器的两相双极步进马达驱动器。

TB62213AHQ 采用了 BiCD 工艺，额定最大电压电流为 40V/3.0A。

用单个 V_s 电源即可实现对步进马达进行控制。

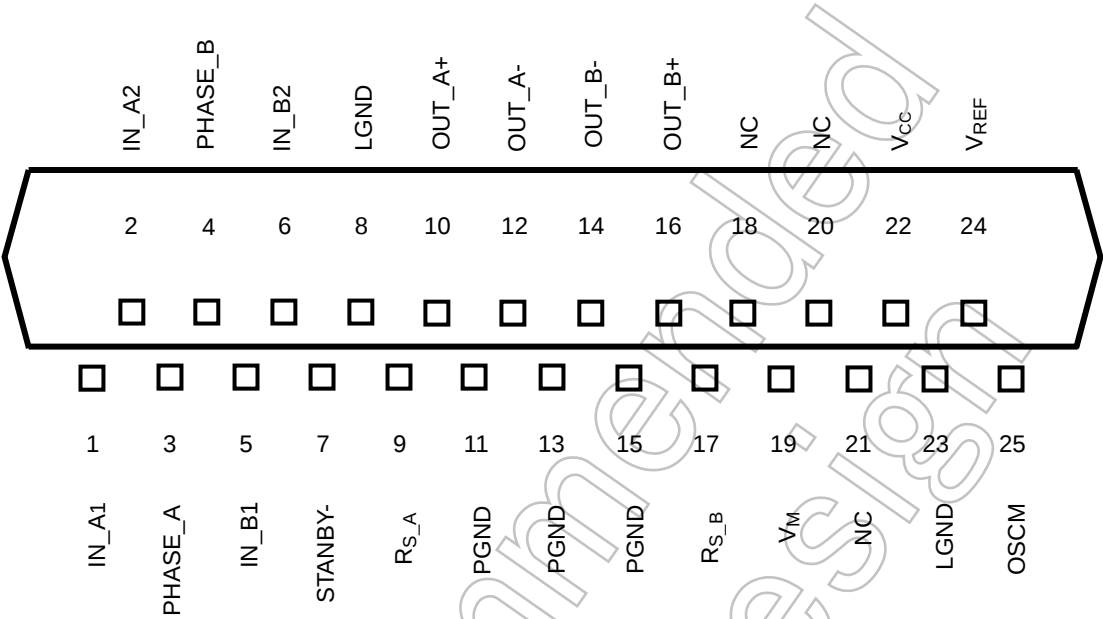


重量: 7.6g (典型)

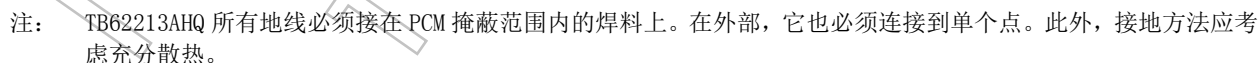
特性

- 双极步进马达驱动器
- PWM 恒流驱动
- 能进行两相、1-2 相和 W1-2 相励磁
- BiCD 工艺: 用双扩散金属氧化物半导体场效应晶体管 (DMOS FET) 作为输出功率晶体管。
- 高压和大电流: 40V/3.0A (绝对最大额定值)
- 过热关机 (TSD), 过流关机 (ISD) 和上电复位 (POR)
- 封装: HZIP25-P-1.00F

引脚分配



出于解释目的，在方框图中可能忽略或简化部分功能框或常数。



逻辑输入引脚也必须正确接线，否则 TB62213AHQ 会由于通过集成电路的电流大于规定电流而损坏。

引脚功能
TB62213AHQ (HZIP25)

引脚 1～引脚 25 的功能说明

引脚编号	引脚名称	功能
1	IN_A1	A相励磁控制输入
2	IN_A2	A相励磁控制输入
3	PHASE_A	A相电流方向信号输入
4	PHASE_B	B相电流方向信号输入
5	IN_B1	B相励磁控制输入
6	IN_B2	B相励磁控制输入
7	STANDBY-	输出；通过禁用 OSCM 而处于待机省电中
8	LGND	逻辑电路接地端
9	RS_A	A 通道输出电流值设置用传感电阻连接引脚（电源引脚）
10	OUT_A+	A 通道输出正端
11	PGND	马达驱动电源接地端
12	OUT_A-	A 通道输出负端
13	PGND	马达驱动电源接地端
14	OUT_B-	B 通道输出负端
15	PGND	马达驱动电源接地端
16	OUT_B+	B 通道输出正端
17	RS_B	B 通道输出电流值设置用传感电阻连接引脚（电源引脚）
18	NC	无连接
19	V_M	马达电源端
20	NC	无连接
21	NC	无连接
22	V_CC	5V 内部电源监控端
23	LGND	逻辑电路接地端
24	V_REF	输出电流值设置用偏置引脚
25	OSCM	斩波器振荡电路频率设置引脚

请将NC引脚至于不连接状态

请在装置最近点，按照引脚名称进行连接。

输出功能表

工作说明

I_{OUT}: 从 OUT_X 流向 OUT_X- 的电流为正电流。从 OUT_X- 流向 OUT_X 的电流为负电流。

<两相>

A 相				B 相			
输入			输出	输入			输出
PHASE_A	IN_A1	IN_A2	I _{OUT} (A)	PHASE_B	IN_B1	IN_B2	I _{OUT} (B)
H	H	H	100%	H	H	H	100%
L	H	H	-100%	H	H	H	100%
L	H	H	-100%	L	H	H	-100%
H	H	H	100%	L	H	H	-100%

当您打开电源时，请将 IN_A1、IN_A2、IN_B1、IN_B2 设为低。

<1-2 相>

A 相				B 相			
输入			输出	输入			输出
PHASE_A	IN_A1	IN_A2	I _{OUT} (A)	PHASE_B	IN_B1	IN_B2	I _{OUT} (B)
H	H	H	100%	H	H	H	100%
X	L	L	0%	H	H	H	100%
L	H	H	-100%	H	H	H	100%
L	H	H	-100%	X	L	L	0%
L	H	H	-100%	L	H	H	-100%
X	L	L	0%	L	H	H	-100%
H	H	H	100%	L	H	H	-100%
H	H	H	100%	X	L	L	0%

X: 高低均可

<W1-2 相>

A 相				B 相			
输入			输出	输入			输出
PHASE_A	IN_A1	IN_A2	I _{OUT} (A)	PHASE_B	IN_B1	IN_B2	I _{OUT} (B)
H	H	L	71%	H	H	L	71%
H	L	H	38%	H	H	H	100%
X	L	L	0%	H	H	H	100%
L	L	H	-38%	H	H	H	100%
L	H	L	-71%	H	H	L	71%
L	H	H	-100%	H	L	H	38%
L	H	H	-100%	X	L	L	0%
L	H	H	-100%	L	L	H	-38%
L	H	L	-71%	L	H	L	-71%
L	L	H	-38%	L	H	H	-100%
X	L	L	0%	L	H	H	-100%
H	L	H	38%	L	H	H	-100%
H	H	L	71%	L	H	L	-71%
H	H	H	100%	L	L	H	-38%
H	H	H	100%	X	L	L	0%
H	H	H	100%	H	L	H	38%

X: 高低均可

其他功能

引脚名称	H	L	备注
IN X	输出激活	输出无效	当 IN_X 为低时（其中 X 指相位），则不管相位状态，假定其输出为高阻态。
PHASE X	OUT_X: H	OUT_X (→)H	当 PHASE_X 较高时，电流通常从 OUT_X 流向 OUT_X (→)。
STANDBY-	正常工作模式	待机模式	当 STANDBY 为低时，振荡器和输出驱动器均禁用。TB62213AHQ 无法驱动马达。

保护特性

- (1) 过热关机(TSD)
当接点温度(Tj) 超过 150° C (典型温度) 时，过热关机电路就会关闭所有输出。这些输出保持当前状态。当 TB62213AHQ 重启或两个 STANDBY 引脚均切换到低时，TB62213AHQ 退出 TSD 模式，恢复正常运行。
- (2) V_{MR}、V_{CCR} (V_M、V_{CC} 电压) 上电复位 (POR)
输出被强制关闭，直到 V_M、V_{CC} 达到额定电压。
- (3) 过流关机 (ISD)
各相均有一个过流关机电路，当输出电流超过关机跳脱阈值时（超过最大额定电流：最小 3.1A），该电路就会关闭相应的输出。
当 TB62213AHQ 重启或两个 STANDBY 引脚均切换到低时，TB62213AHQ 退出 TSD 模式，恢复正常运行。
该电路通过临时将芯片禁用而提供短路保护。有关本功能的重要注意事项以后再提供。

绝对最大额定值 (Ta = 25° C)

特征	符号	额定值	单位
马达电源	V _M	40	V
马达输出电压	V _{OUT}	40	V
马达输出电流 (注 1)	I _{OUT}	3.0	A
逻辑电源	V _{CC}	6.0	V
逻辑输入电压	V _{IN}	6.0	V
功耗 (注 2)	P _D	5	W
工作温度	T _{opr}	-20 ~ 85	° C
贮存温度	T _{stg}	-55 ~ 150	° C
接点温度	T _{j(最大)}	150	° C

注 1: 绝对最大额定值为 3.0A。

注 2: 独立 (Ta = 25° C)

Ta:环境温度

T_{opr}:当 TB62213AHQ 工作时, 为环境温度。

T_j:当 TB62213AHQ 工作时, 为接点温度。最大接点温度受到过热关机电路的限制。为了使最大接点温度 T_{j(最大)} 不超过 120° C, 建议将最大电流保持在某一水平以下。

当 Ta 超过 25°C 时, 必须按 40 mW/°C 进行降额。

注: 半导体装置绝对最大额定值是一组在任何时候都不得超过的额定值。严禁超过这些额定值。否则会造成装置击穿、损坏或品质下降, 并因此有可能爆炸或燃烧而使人受伤。在任何情况下, 都不应超过绝对最大额定值中任何一个参数的值。TB62213AHQ 无过压保护。因此, 若施加的电压超过装置的最大额定电压, 芯片就会损坏。

必须始终遵照包括电源电压在内的所有额定电压。也应参考以后描述的其他注意事项。

工作范围（注 1）

特征	符号	最小	典型	最大	单位	备注
马达电源	V_M	10.0	24.0	38.0	V	-
马达输出电流	I_{OUT}	-	1.8	2.4	A	每相
逻辑输入电压	$V_{IN(HIS)}$	2.0	3.3	5.5	V	逻辑高电平
	$V_{IN(L)}$	GND	-	0.8	V	逻辑低电平
相位信号输入频率（注 2）	f_{PHASE}	1.0	-	150	kHz	-
斩波频率	f_{chop}	40	100	150	kHz	-
V_{ref} 参考电压	V_{ref}	0.7	-	3.6	V	-

注 1: 正常工作值和最大限定值之间请保持一定的余量

注 2: 虽然 CLK 输入信号输入频率的下限假定为 1kHz, 但是即使频率小于输入频率, 在 CLK 信号上升时间为 500ns 或以下的条件下, 也不会有问题。

请注意当信号的上升变得不明显时, 会通过振动产生信号的重复输入。

电气特征 1 ($T_a = 25^\circ\text{C}$, $V_M = 24\text{ V}$, 除非另有规定)

特征		符号	测试条件	最小	典型	最大	单位
数字输入电压	高	V_{IN}	数字输入引脚	2	3.3	5.0	V
	低			GND	-	0.8	
输入滞后电压		$V_{IN(HIS)}$	数字输入引脚 (注)	100	200	300	mV
数字输入电流	高	$I_{IN(H)}$	$V_{IN} = 5\text{ V}$ (在测试中的数字输入引脚处)	35	50	75	μA
	低	$I_{IN(L)}$	$V_{IN} = 0\text{ V}$ (在测试中的数字输入引脚处)	-	-	1	
功耗		I_{M1}	输出开启, $STANDBY = \text{低}$	-	2	3	mA
		I_{M2}	输出开启, $STANDBY = \text{高}$	-	3.5	5	
		I_{M3}	输出开启 (两相励磁)	-	5	7	
输出漏电流	高侧	I_{OH}	$V_{RS} = V_M = 40\text{ V}; V_{OUT} = 0\text{ V}$	-	-	1	μA
	低侧	I_{OL}	$V_{RS} = V_M = V_{OUT} = 40\text{ V}$	1	-	-	
通道之间的电流差		ΔI_{OUT1}	通道之间的误差	-5	0	5	%
输出电流相对于预定值的误差		ΔI_{OUT2}	$I_{OUT} = 1\text{ A}$	-5	0	5	%
R_S 引脚电流		I_{RS}	$V_{RS} = V_M = 24\text{ V}$	0	-	10	μA
输出晶体管的漏源导通电阻 (上下之和)		$R_{ON(D-S)}$	$I_{OUT} = 2.0\text{ A}, T_j = 25^\circ\text{C}$	-	0.6	0.8	Ω
斩波电流	Phase	第0步		-	0	-	%
		第1步		33	38	43	%
		第2步		66	71	76	%
		第3步		-	100	-	%

注: $V_{IN(L \rightarrow H)}$ 定义为当一个测试中的引脚从 0V 逐渐升高时会造成输出变化的 V_{IN} 电压。 $V_{IN(H \rightarrow L)}$ 定义为当引脚然后逐渐降低时会造成输出变化的 V_{IN} 电压。

$V_{IN(L \rightarrow H)}$ 与 $V_{IN(H \rightarrow L)}$ 之差定义为输入滞后。

电气特征 2 ($T_a = 25^\circ \text{C}$, $V_M = 24 \text{V}$, 除非另有规定)

特征	符号	测试条件	最小	典型	最大	单位
内部电路电源电压	V_{CC}	$I_{CC} = 5.0 \text{ mA}$	4.75	5.00	5.25	V
内部电路电源电流	I_{CC}	-	-	2.5	5.0	mA
V_{ref} 输入电压范围	V_{ref}	$V_M = 24\text{V}$, STANDBY = H, $f_{PHASE} = 1 \text{ kHz}$	0.7	-	3.6	V
V_{ref} 输入电流	I_{ref}	输出不工作 $V_{ref} = 3.0 \text{ V}$	-	0	1.0	μA
V_{ref} 衰减率	V_{ref} (增益)	$V_{ref} = 2.0 \text{ V}$	1/4.8	1/5.0	1/5.2	-
TSD 阈值 (注 1)	T_{JTSD}	-	140	150	170	$^\circ\text{C}$
V_M 恢复电压	V_{MR}	-	7.0	8.0	9.0	V
过流跳脱阈值 (注 2)	ISD	-	3.0	4.0	5.0	A

注 1: 过热关机 (TSD) 电路

当装置的接点温度达到阈值时, TSD 电路就会启动而造成内部复位电路关闭输出晶体管。在 140°C (最小) $\sim 170^\circ \text{C}$ (最大) 温度下, TSD 电路就会启动。一旦启动, TSD 电路就会保持输出晶体管关闭, 直到两个 STANDBY 引脚均切换到低或者 TB62213AHQ 重启。

注 2: 过流关机 (ISD) 电路

当输出电流达到阈值时, ISD 电路就会启动而造成内部复位电路关闭输出晶体管。为了防止 ISD 电路因开关噪声而跳脱, 它具有 4 个 CR 振荡周期的掩蔽时间。一旦启动, 就需要花最多 4 个周期的时间来退出 ISD 模式及恢复正常工作。ISD 电路保持开启, 直到两个 STANDBY 引脚均切换到低或者 TB62213AHQ 重启。当在 ISD 模式时, TB62213AHQ 同时保持在待机模式。

反电动势

当马达正转动时, 功率会反馈给电源。此时, 由于马达反电动势的影响, 马达电流会回流到电源。

若电源无足够的容量, 芯片电源及输出引脚的电压会超过额定电压。马达反电动势的大小随使用条件及马达特性而不同。必须充分核实 TB62213AHQ 或其他部件不存在因马达反电动势而损坏或发生故障的风险。

过流关机 (ISD)、过热关机 (TSD) 注意事项

- ISD 和 TSD 电路仅针对输出短路等异常情况提供临时保护, 它们并不能保证集成电路完全安全。
- 若在规定的工作范围外使用芯片, 这些电路可能不会正常工作, 并且芯片可能会因输出短路而损坏。
- ISD 电路仅针对输出短路提供临时保护。若这种状况持续时间太长, 装置可能会因过载而损坏。必须立即通过调整外部硬件将过流状况消除。

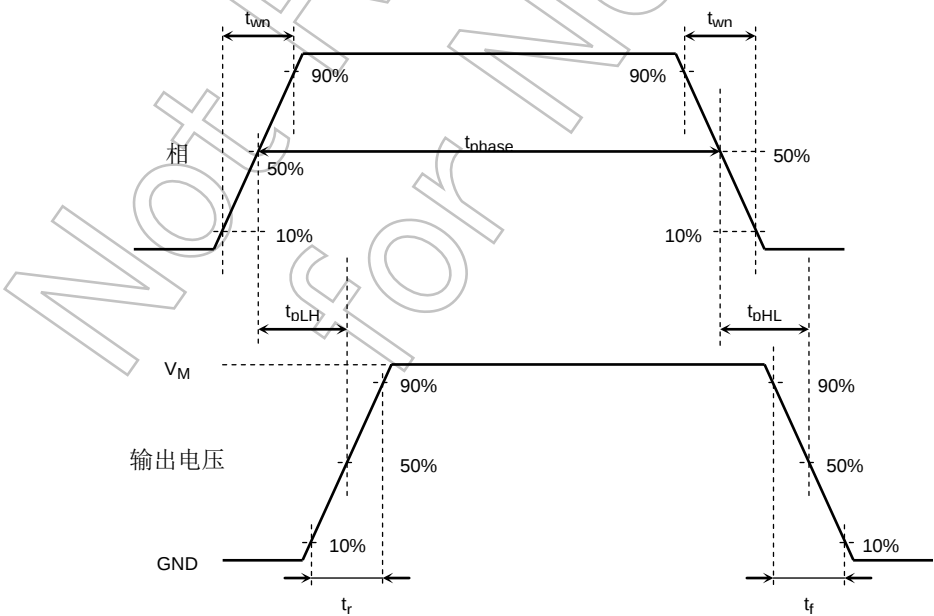
集成电路安装

严禁装置插错方向或插入错误。否则会造成装置击穿、损坏、品质下降。

交流电气特征 (Ta = 25° C, VM = 24 V, 6.8 mH/5.7 Ω)

特征	符号	测试电路	测试条件	最小	典型	最大	单位
相频率	f _{PHASE}	AC	f _{OSC} = 1600 kHz	-	-	150	kHz
最小相脉冲宽度	t _{PHASE}	AC	-	100	-	-	ns
	t _{wp}	AC		50	-	-	
	t _{wn}	AC		50	-	-	
输出晶体管开关特征	t _r	AC	PHASE 至 OUT	150	200	250	ns
	t _f	AC		100	150	180	
	t _{pLH} (P) 最大	AC		500	850	1200	
	t _{pHL} (P) 最大	AC		500	850	1200	
	t _{pLH} (P) 最小	AC		250	600	950	
	t _{pHL} (P) 最小	AC		250	600	950	
防电流尖峰所需的消隐时间	t _{BLANK}	AC	I _{OUT} = 1.0 A	300	400	500	ns
OSC 振荡参考频率	f _{CR}	AC	C _{OSC} = 270 pF, R _{OSC} = 3.6 kΩ	1200	1600	2000	kHz
斩波频率范围	F _{chop} (范围)	AC	V _M = 24 V, outputs enabled ACTIVE (I _{OUT} = 1.0 A)	40	100	150	kHz
预定斩波频率	f _{chop}	AC	Outputs enabled (I _{OUT} = 1.0 A), C _R = 1600 kHz	-	100	-	kHz
ISD 掩蔽时间	t _{ISD} (掩蔽)	AC	该时间为 CLK OSCM 的个数。 在 ISD 阈值因对电源或对地输出短路而超过后	-	4	-	-
ISD 接通持续时间	t _{ISD}	AC		4	-	8	

输出晶体管开关时序图



预定输出电流的计算

对于 PWM 恒流控制，TB62213AHQ 使用由 CR 振荡器产生的时钟。峰值输出电流可经电流检测电阻 (R_{RS}) 和参考电压 (V_{ref}) 进行如下设置：

$$I_{OUT} = V_{ref}/5 \div R_{RS} (\Omega)$$

其中：1/5 为 V_{ref} 衰减率 $V_{ref(增益)} \circ V_{ref(增益)}$ 值，见电气特征表。

例如，当 $V_{ref}=3V$ 时，为了产生 1.8 A 的输出电流 (I_{OUT})， R_{RS} 计算如下：

$$R_{RS} = (V_{ref} / 5) \div I_{OUT} = (3/5) \div 1.8 = 0.33 \Omega. (\geq 1.1 W)$$

OSCM 振荡频率（斩波参考频率）的计算

OSCM 振荡频率 (f_{OSCM}) 和斩波频率 (f_{chop}) 计算如下：

$$f_{OSCM} = 1 / [0.56 \times \{C_x (R_1 + 500)\}] \quad \dots\dots\dots C, R_1: OSCM \text{ 外部常数 } (C=270pF, R_1=3.6k\Omega)$$

$$f_{chop} = f_{OSCM} / 16$$

因为当斩波频率增加时，电流脉动流减少，所以在集成电路中栅极的损失增加，发热量通过波浪式再生而增加。

虽然发热量可通过降低斩波频率而预期减少，但是电流脉冲波动仍有可能增加。

建议您基于通常约为 70kHz 的频率，将频率设定在 40 至大约 100kHz 的范围内。

集成电路功耗

TB62213AHQ 功耗约为下列两部分之和：1) 输出晶体管功耗；2) 数字逻辑及预驱动器功耗。

输出晶体管功耗采用 $0.8\ \Omega$ 的 R_{ON} (D-S) 值进行计算。

不管是在充电模式、快速衰减模式还是缓慢衰减模式，由各 H 桥组成的 4 个晶体管中的 2 个在既定时间占有集成电路的功耗。

因此，各 H 桥的功耗计算如下：

$$P(\text{out}) = 2 (H_{sw}) \times I_{out} (A) \times V_{DS} (V) = 2 (H_{sw}) \times I_{out} (A)^2 \times R_{ON} (\Omega) \quad (1)$$

在两相励磁模式（在该模式，两相之间的相位差为 90° ），输出晶体管的平均功耗计算如下：

$$R_{on} = 0.8\ \Omega \quad (@2.0\ A)$$

$$I_{out} (\text{峰值：最大}) = 1.8\ A$$

$$V_M = 24\ V$$

$$P(\text{out}) = 2H_{sw} \times 1.8^2 (A) \times 0.8 (\Omega) = 5.2 (W) \dots\dots\dots (2)$$

I_M 区域（无负载电流）功耗分别按照正常工作模式和待机模式进行计算：

$$\text{正常工作模式： } I (I_{M3}) = 5.0\ \text{mA (典型)}$$

$$\text{待机模式： } I (I_{M1}) = 2.0\ \text{mA (典型)}$$

TB62213AHQ 数字逻辑部分消耗的电流表示为 I_{M0} 。数字逻辑关闭与 V_M 电源内连的调压器。这部分由与 V_M (24 V) 相连的数字逻辑及受输出晶体管开关影响的网络组成。 I_{M0} 总功耗估算如下：

$$P(I_M) = 24 (V) \times 0.005 (A) = 0.12 (W) \dots\dots\dots (3)$$

因此，TB62213AHQ 总功耗为：

$$P = P(\text{out}) + P(I_M) = 5.32 (W)$$

待机功耗如下：

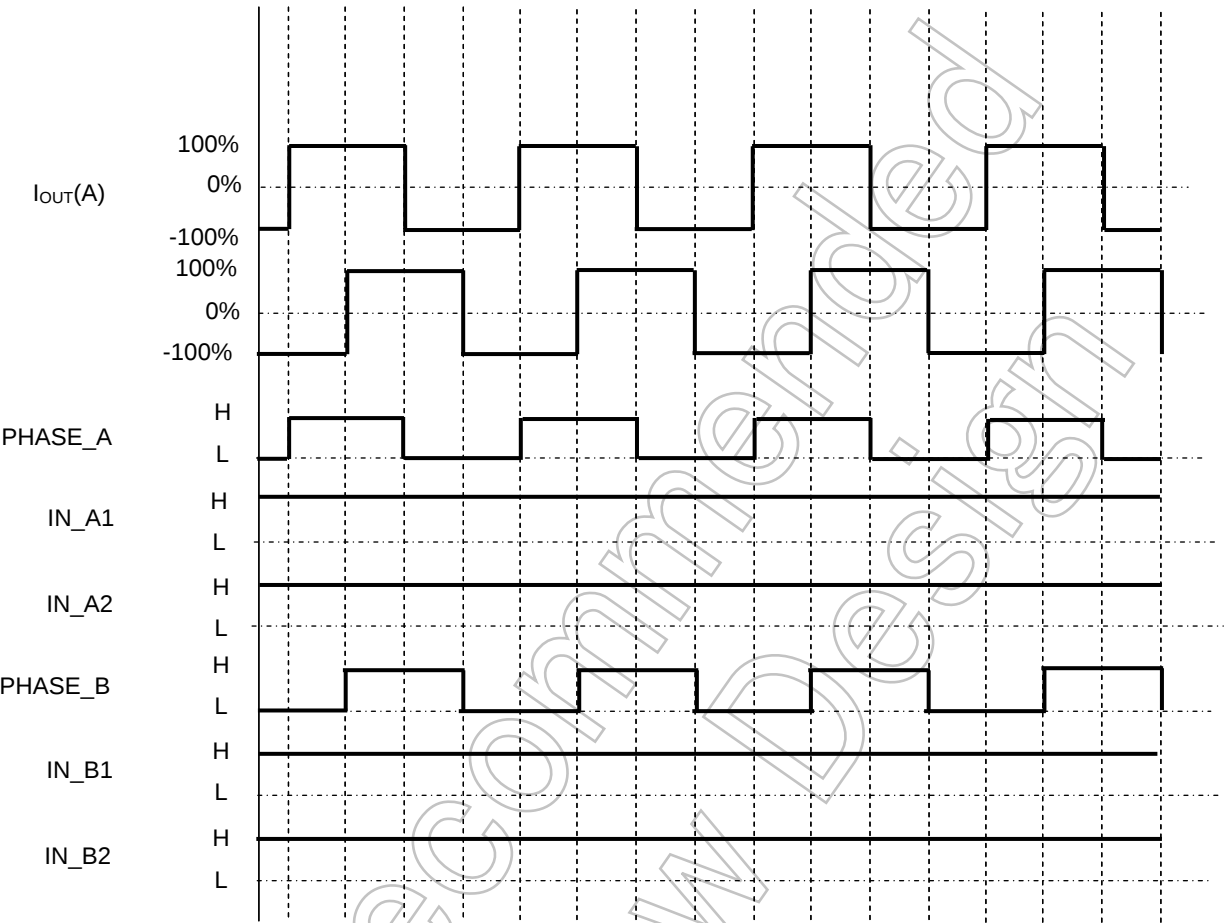
$$P(\text{待机}) + P(\text{out}) = 24 (V) \times 0.002 (A) = 0.048 (W)$$

应对板的设计进行充分验证，考虑散热情况。

相时序

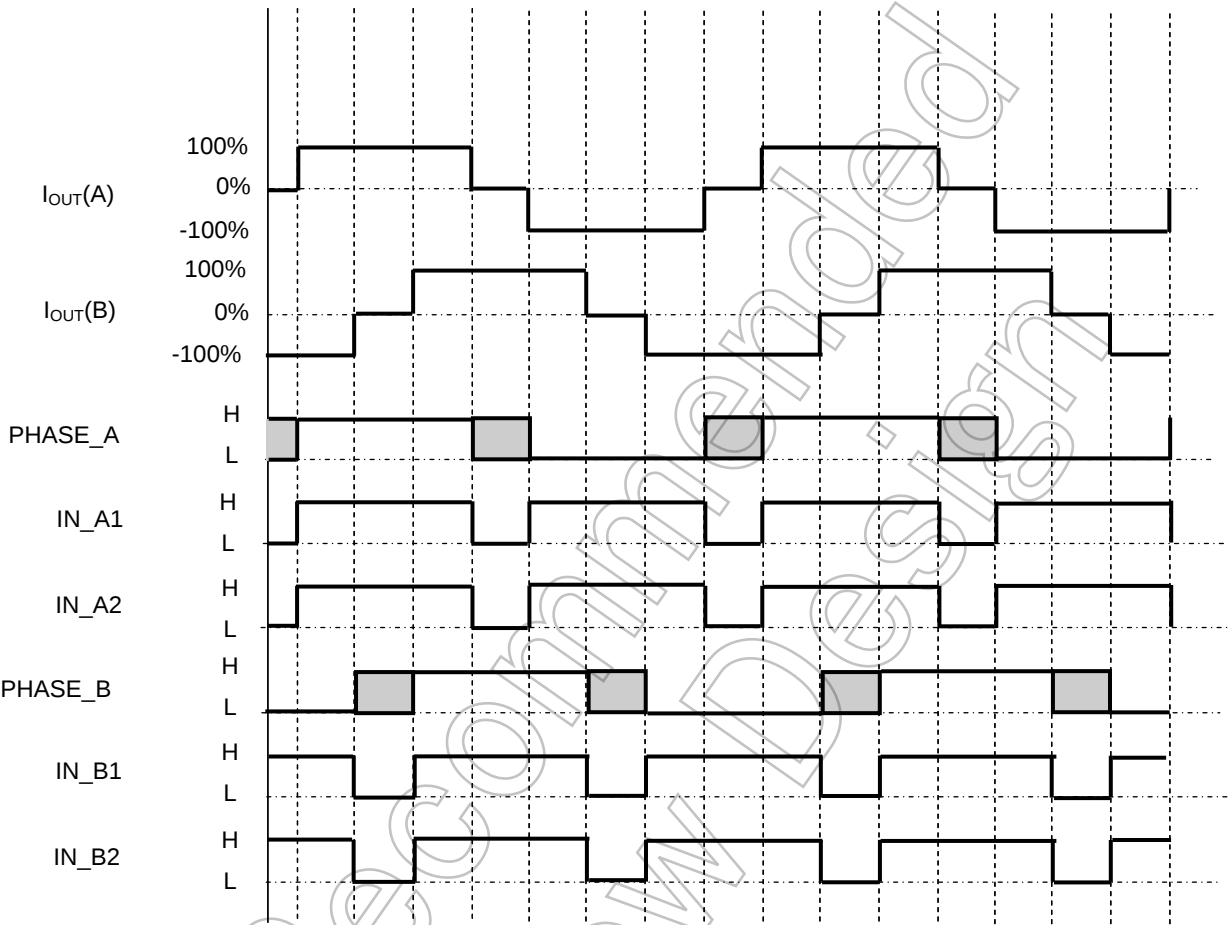
2 相励磁模式

出于解释目的，时序图可能被简化。



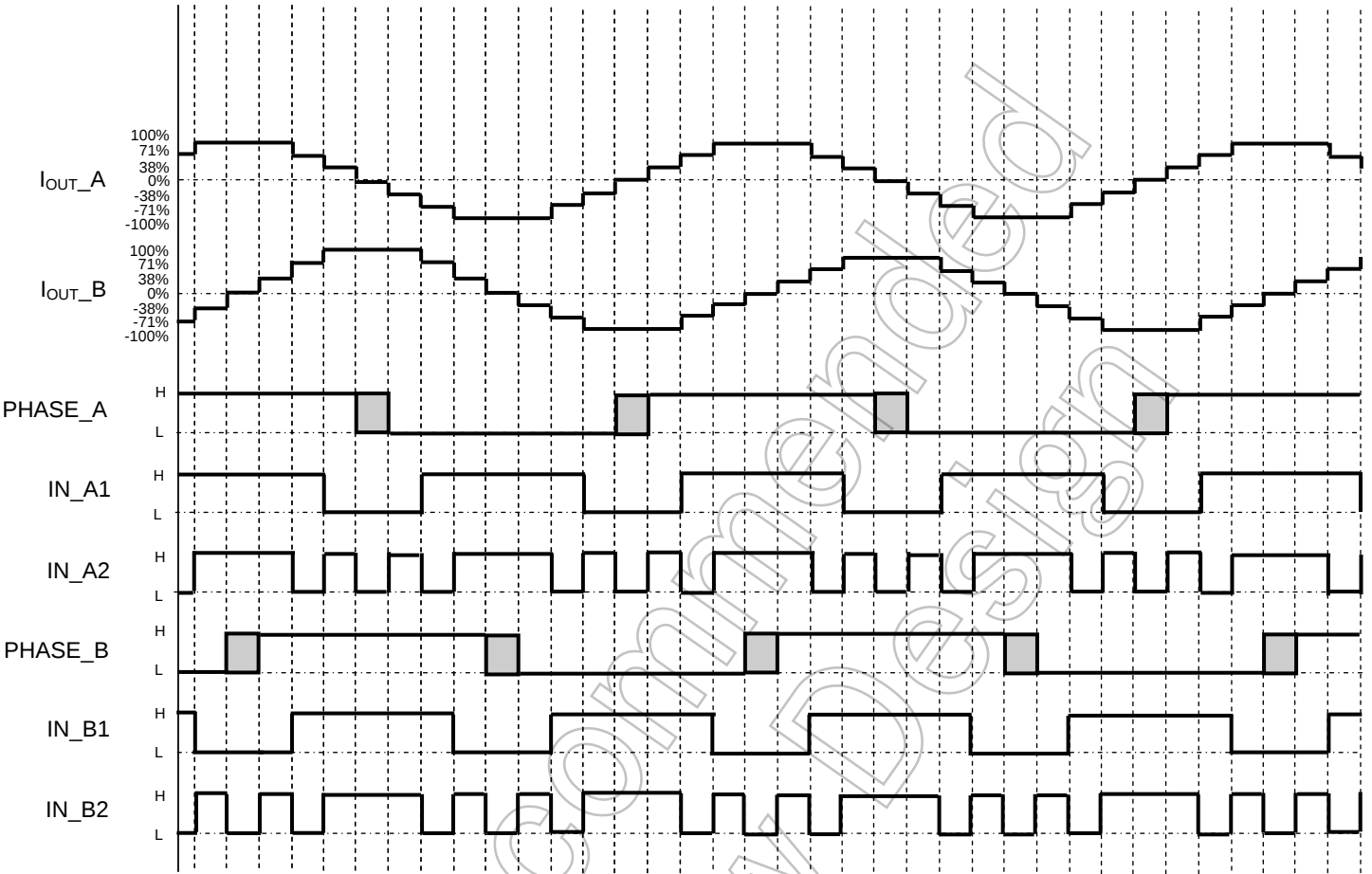
1-2 相励磁

出于解释目的，时序图可能被简化。

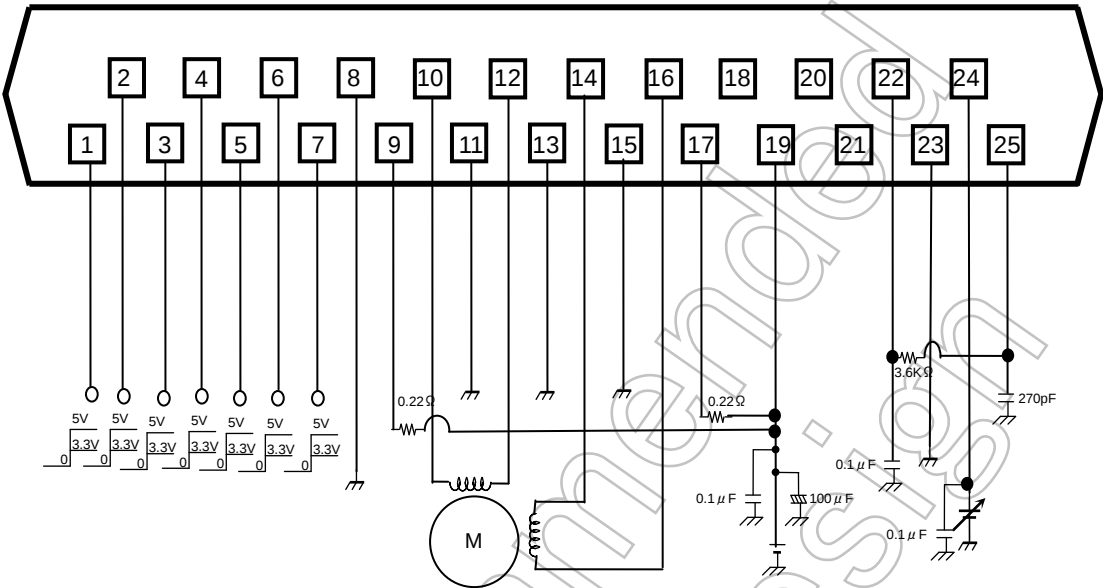


W1-2 相励磁

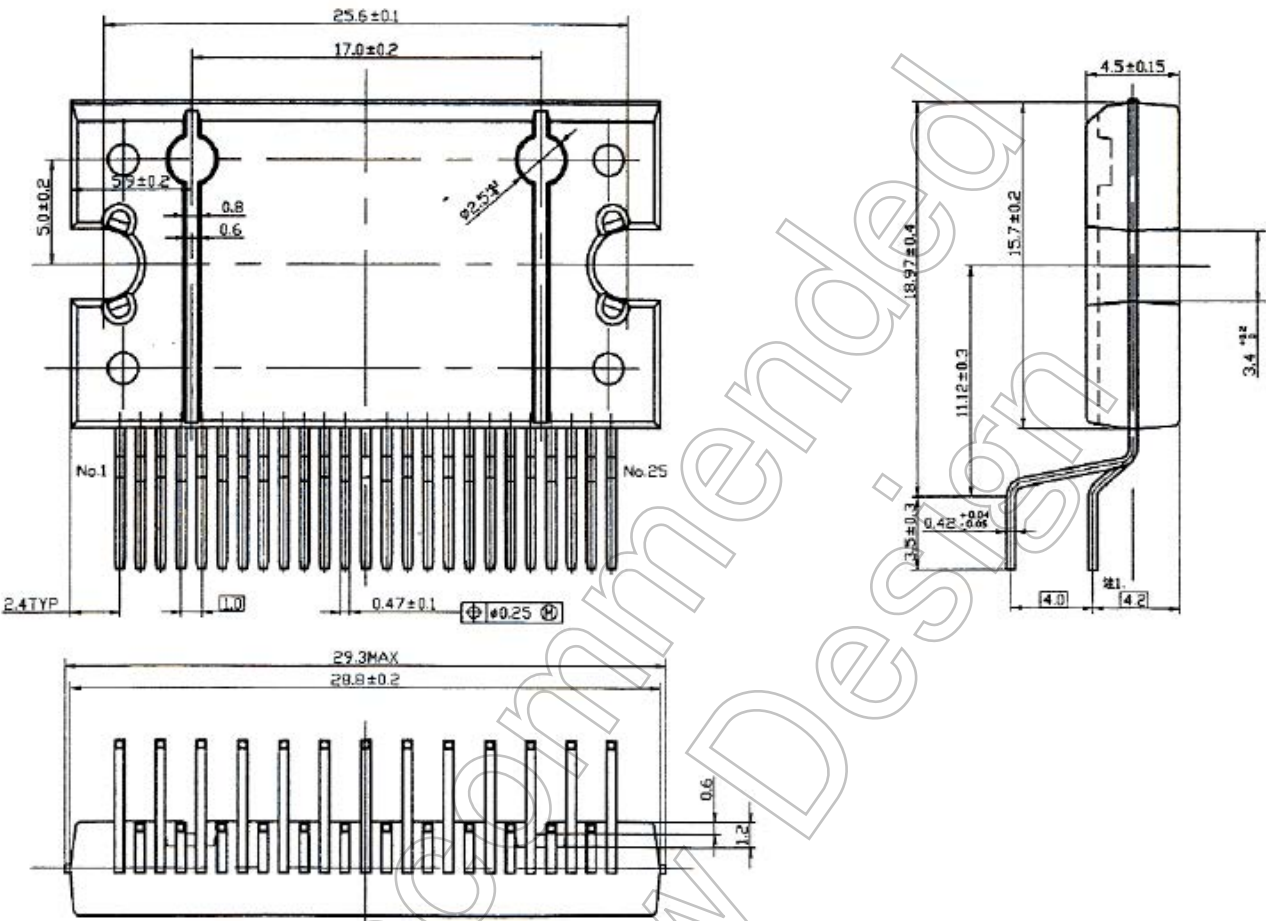
出于解释目的，时序图可能被简化



应用电路示例
TB62213AHQ



封装尺寸
HZIP25-P-1.00F



重量 : 7.6g (典型)

内容注意事项

1. 方框图

出于解释目的，可忽略或简化部分功能框、电路或常数。

2. 等效电路

出于解释目的，可能简化了等效电路图或忽略其中的一部分。

3. 时序图

出于解释目的，可能简化了时序图。

4. 应用电路

本文件所示应用电路仅供参考。在大规范生产设计阶段，必须进行全面评估。

东芝提供这些应用电路示例并不意味着授予任何工业产权许可。

5. 测试电路

测试电路中的部件仅用于获取及确认芯片特性。不保证这些部件和电路能防止在应用设备中发生故障或失效。

集成电路使用注意事项

集成电路应用（以下简称芯片）注意事项

- (1) 半导体产品绝对最大额定值一套在任何时候都不得超过的额定值。严禁超过这些额定值。否则会造成芯片击穿、损坏或退化，并因此有可能爆炸或燃烧而使人受伤。
- (2) 应使用适当的电源保险丝，保证在过电流及集成电路故障的情况下不会有大电流持续流过。当在超过绝对最大额定值的条件下使用，接线不对，或者在接线或负载处产生异常脉冲噪声而造成大电流持续通过时，芯片会被完全击穿，并导致烟雾或起火。为了尽量减小击穿时大电流流过的影响，必须进行适当的设置，例如保险丝容量、熔断时间及保险丝安放在电路的位置。
- (3) 若您的设计包括马达线圈等有感负荷，则应在设计中包含保护电路，防止上电时涌流产生的电流或者断电时反电动势产生的负电流造成装置故障或击穿。芯片的损坏有可能造成伤害、烟雾或起火。应使用带具有内置保护功能机场电路的稳定电源。若电源不稳定，保护功能可能不工作而造成集成电路击穿，进而有可能造成伤害、烟雾或起火。
- (4) 严禁芯片插错方向或插入错误。保证电源的正负极端子接线正确。否则电流消耗或功耗会超过绝对最大额定值而造成芯片击穿、损坏或品质下降，并因爆炸或燃烧而使人受伤。此外，严禁使用插错方向或插入错误的任何芯片，哪怕只有上电一次。
- (5) 应小心选择外部部件（例如输入及负反馈电容器）和负载部件（例如扬声器），例如功率放大器和调节器。若输入或负反馈电容器等等发生大量漏电，集成电路输出的直流电压就会增加。若该输出电压连接到低输入耐压的扬声器时，过流或集成电路故障会造成烟雾或起火。（过流会造成集成电路本身产生烟雾或起火。）当使用将输出直流电压直接输入扬声器的桥接式负载（BTL）连接类集成电路时，应特别注意。

集成电路应用要点

过流保护电路

过流保护电路（简称限流电路）不一定能在所有情况下对集成电路进行保护。若过流保护电路在过流下工作，应立即消除过流状态。

视使用方法及使用条件而定，超过绝对最大额定值会造成过流保护电路不能正常工作或者造成集成电路在工作前击穿。此外，视使用方法及使用条件而定，若在工作后过电流继续长时间流过，集成电路会发热而造成击穿。

过热关机电路

过热关机电路不一定能在所有情况下对集成电路进行保护。若过热关机电路在超温下工作，应立即消除发热状况。

视使用方法及使用条件而定，超过绝对最大额定值会造成过热关机电路不能正常工作或者造成集成电路在工作前击穿。

散热设计

在使用大电流集成电路时（例如，功率放大器，调节器或驱动器），请设计适当的散热装置，保证在任何时间和情况下不会超过规定的接点温度（TJ）。这些集成电路甚至在正常使用时会发热。对于集成电路散热不足的设计，会造成集成电路特性变差或击穿。此外，在设计装置时，请考虑集成电路散热对外围部件的影响。

反电动势

当马达突然反转、停止或放慢时，由于反电动势的影响，电流会回流到马达电源。若电源的电流吸收能力小，装置的马达电源和输出引脚就会存在超过绝对最大额定值的风险。为了避免出现这种问题，在系统设计中应考虑反电动势的影响。

RESTRICTIONS ON PRODUCT USE

- Toshiba Corporation, and its subsidiaries and affiliates (collectively "TOSHIBA"), reserve the right to make changes to the information in this document, and related hardware, software and systems (collectively "Product") without notice.
- This document and any information herein may not be reproduced without prior written permission from TOSHIBA. Even with TOSHIBA's written permission, reproduction is permissible only if reproduction is without alteration/omission.
- Though TOSHIBA works continually to improve Product's quality and reliability, Product can malfunction or fail. Customers are responsible for complying with safety standards and for providing adequate designs and safeguards for their hardware, software and systems which minimize risk and avoid situations in which a malfunction or failure of Product could cause loss of human life, bodily injury or damage to property, including data loss or corruption. Before customers use the Product, create designs including the Product, or incorporate the Product into their own applications, customers must also refer to and comply with (a) the latest versions of all relevant TOSHIBA information, including without limitation, this document, the specifications, the data sheets and application notes for Product and the precautions and conditions set forth in the "TOSHIBA Semiconductor Reliability Handbook" and (b) the instructions for the application with which the Product will be used with or for. Customers are solely responsible for all aspects of their own product design or applications, including but not limited to (a) determining the appropriateness of the use of this Product in such design or applications; (b) evaluating and determining the applicability of any information contained in this document, or in charts, diagrams, programs, algorithms, sample application circuits, or any other referenced documents; and (c) validating all operating parameters for such designs and applications. **TOSHIBA ASSUMES NO LIABILITY FOR CUSTOMERS' PRODUCT DESIGN OR APPLICATIONS.**
- **PRODUCT IS NEITHER INTENDED NOR WARRANTED FOR USE IN EQUIPMENTS OR SYSTEMS THAT REQUIRE EXTRAORDINARILY HIGH LEVELS OF QUALITY AND/OR RELIABILITY, AND/OR A MALFUNCTION OR FAILURE OF WHICH MAY CAUSE LOSS OF HUMAN LIFE, BODILY INJURY, SERIOUS PROPERTY DAMAGE AND/OR SERIOUS PUBLIC IMPACT ("UNINTENDED USE").** Except for specific applications as expressly stated in this document, Unintended Use includes, without limitation, equipment used in nuclear facilities, equipment used in the aerospace industry, medical equipment, equipment used for automobiles, trains, ships and other transportation, traffic signaling equipment, equipment used to control combustions or explosions, safety devices, elevators and escalators, devices related to electric power, and equipment used in finance-related fields. **IF YOU USE PRODUCT FOR UNINTENDED USE, TOSHIBA ASSUMES NO LIABILITY FOR PRODUCT.** For details, please contact your TOSHIBA sales representative.
- Do not disassemble, analyze, reverse-engineer, alter, modify, translate or copy Product, whether in whole or in part.
- Product shall not be used for or incorporated into any products or systems whose manufacture, use, or sale is prohibited under any applicable laws or regulations.
- The information contained herein is presented only as guidance for Product use. No responsibility is assumed by TOSHIBA for any infringement of patents or any other intellectual property rights of third parties that may result from the use of Product. No license to any intellectual property right is granted by this document, whether express or implied, by estoppel or otherwise.
- **ABSENT A WRITTEN SIGNED AGREEMENT, EXCEPT AS PROVIDED IN THE RELEVANT TERMS AND CONDITIONS OF SALE FOR PRODUCT, AND TO THE MAXIMUM EXTENT ALLOWABLE BY LAW, TOSHIBA (1) ASSUMES NO LIABILITY WHATSOEVER, INCLUDING WITHOUT LIMITATION, INDIRECT, CONSEQUENTIAL, SPECIAL, OR INCIDENTAL DAMAGES OR LOSS, INCLUDING WITHOUT LIMITATION, LOSS OF PROFITS, LOSS OF OPPORTUNITIES, BUSINESS INTERRUPTION AND LOSS OF DATA, AND (2) DISCLAIMS ANY AND ALL EXPRESS OR IMPLIED WARRANTIES AND CONDITIONS RELATED TO SALE, USE OF PRODUCT, OR INFORMATION, INCLUDING WARRANTIES OR CONDITIONS OF MERCHANTABILITY, FITNESS FOR A PARTICULAR PURPOSE, ACCURACY OF INFORMATION, OR NONINFRINGEMENT.**
- Do not use or otherwise make available Product or related software or technology for any military purposes, including without limitation, for the design, development, use, stockpiling or manufacturing of nuclear, chemical, or biological weapons or missile technology products (mass destruction weapons). Product and related software and technology may be controlled under the applicable export laws and regulations including, without limitation, the Japanese Foreign Exchange and Foreign Trade Law and the U.S. Export Administration Regulations. Export and re-export of Product or related software or technology are strictly prohibited except in compliance with all applicable export laws and regulations.
- Please contact your TOSHIBA sales representative for details as to environmental matters such as the RoHS compatibility of Product. Please use Product in compliance with all applicable laws and regulations that regulate the inclusion or use of controlled substances, including without limitation, the EU RoHS Directive. **TOSHIBA ASSUMES NO LIABILITY FOR DAMAGES OR LOSSES OCCURRING AS A RESULT OF NONCOMPLIANCE WITH APPLICABLE LAWS AND REGULATIONS.**