

東芝 CMOS 形リニア集積回路 シリコン モノリシック

TCR2EN シリーズ

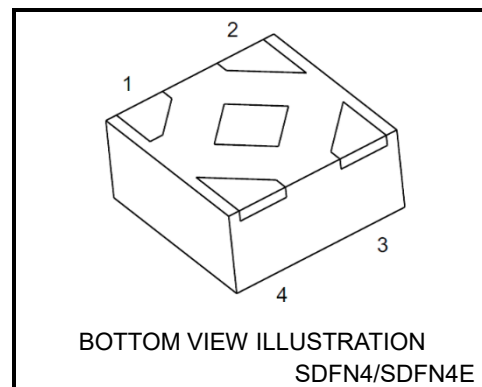
200 mA CMOS Low Dropout Regulator in ultra small package

低ドロップアウト、低バイアス電流、コントロール端子付き、CMOS プロセスのシングル出力 LDO レギュレーターです。

出力電圧は電圧固定タイプで 1.0 V から 3.6 V まで設定可能です。出力電流は最大 200 mA まで出力可能で、過電流保護回路、高速負荷過渡応答回路、オートディスチャージ機能を搭載しております。

また、パッケージは SDFN4/SDFN4E (0.8 mm x 0.8 mm x 0.38 mm) と超小型パッケージを採用しながら、入出力間電位差は 160 mV (2.5 V 出力, $I_{OUT} = 150$ mA) と低ドロップアウト特性であり、同時に $35 \mu V_{rms}$ (2.5 V 出力) の低出力雑音電圧特性と $\Delta V_{OUT} = \pm 55$ mV ($I_{OUT} = 1$ mA \leftrightarrow 150 mA, $C_{OUT} = 1.0$ μ F) の優れた負荷過渡応答特性を実現しております。

入力・出力コンデンサーは 小型セラミックタイプが使用可能であるため、携帯機器などの高密度実装が求められるアプリケーションに最適です。



質量: 0.6 mg (標準)

特 長

- 低ドロップアウト電圧です。
 - $V_{DO} = 160$ mV (標準) @ 2.5 V 出力, $I_{OUT} = 150$ mA
 - $V_{DO} = 210$ mV (標準) @ 1.8 V 出力, $I_{OUT} = 150$ mA
 - $V_{DO} = 360$ mV (標準) @ 1.2 V 出力, $I_{OUT} = 150$ mA
 - $V_{DO} = 490$ mV (標準) @ 1.0 V 出力, $I_{OUT} = 150$ mA
- 低出力雑音電圧です
 - $V_{NO} = 35 \mu V_{rms}$ (標準) @ 2.5 V 出力, $I_{OUT} = 10$ mA, 10 Hz < f < 100 kHz
 - $V_{NO} = 30 \mu V_{rms}$ (標準) @ 1.8 V 出力, $I_{OUT} = 10$ mA, 10 Hz < f < 100 kHz
 - $V_{NO} = 23 \mu V_{rms}$ (標準) @ 1.2 V 出力, $I_{OUT} = 10$ mA, 10 Hz < f < 100 kHz
 - $V_{NO} = 18 \mu V_{rms}$ (標準) @ 1.0 V 出力, $I_{OUT} = 10$ mA, 10 Hz < f < 100 kHz
- 負荷過渡応答特性に優れています。($\Delta V_{OUT} = \pm 55$ mV (標準) @ $I_{OUT} = 1$ mA \leftrightarrow 150 mA, $C_{OUT} = 1.0$ μ F)
- 低バイアス電流です。($I_B = 35$ μ A (標準) @ $I_{OUT} = 0$ mA)
- 高リップル圧縮度です。(R.R = 73 dB (標準) @ 2.5 V 出力, $I_{OUT} = 10$ mA, $f = 1$ kHz)
- 幅広い出力電圧ラインアップです。($V_{OUT} = 1.0 \sim 3.6$ V)
- 高出力電圧精度 $\pm 1.0\%$ (1.8 V $\leq V_{OUT}$)
- 過電流保護回路内蔵です。
- オートディスチャージ機能内蔵です。
- コントロール端子はプルダウン接続です。
- セラミックコンデンサーを使用可能です。($C_{IN} = 0.1$ μ F, $C_{OUT} = 1.0$ μ F)
- 超小型パッケージ SDFN4/SDFN4E (0.8 mm x 0.8 mm x 0.38 mm) です。

製品量産開始時期
2013-11

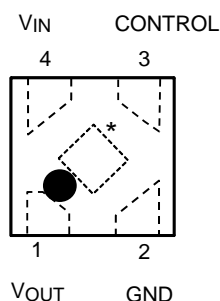
絶対最大定格 (Ta = 25°C)

項目	記号	定格	単位
入力電圧	V _{IN}	6.0	V
コントロール電圧	V _{CT}	-0.3~ 6.0	V
出力電圧	V _{OUT}	-0.3~ V _{IN} + 0.3	V
出力電流	I _{OUT}	200	mA
消費電力	P _D	300 (注 1)	mW
動作温度	T _{opr}	-40~85	°C
接合温度	T _j	150	°C
保存温度	T _{stg}	-55~150	°C

注: 本製品の使用条件 (使用温度/電流/電圧など) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。
弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびデレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 1: ガラスエポキシ(FR4)
基板面積: 40 mm × 40 mm (両面基板), t = 1.6 mm
配線率: 表面 約 50%, 裏面 約 50%
スルーホール: 直径 0.5 mm × 24

端子接続図 (top view)



*パッケージ裏面の*印の中央電極部は GND または Open 接続にしてください

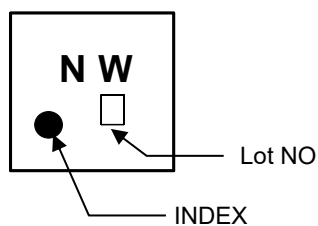
品名、出力電圧、現品表示一覧表

品名	V _{OUT} (V)(標準)	現品表示	品名	V _{OUT} (V)(標準)	現品表示
TCR2EN10	1.0	NJ	TCR2EN27	2.7	NO
TCR2EN105	1.05	NU	TCR2EN28	2.8	NP
TCR2EN11	1.1	N2	TCR2EN285	2.85	N7
TCR2EN115	1.15	NC	TCR2EN29	2.9	NR
TCR2EN12	1.2	N3	TCR2EN30	3.0	NS
TCR2EN125	1.25	NQ	TCR2EN31	3.1	NT
TCR2EN13	1.3	N4	TCR2EN32	3.2	NV
TCR2EN15	1.5	NA	TCR2EN33	3.3	NW
TCR2EN18	1.8	NE	TCR2EN34	3.4	NX
TCR2EN19	1.9	NF	TCR2EN35	3.5	NY
TCR2EN21	2.1	NH	TCR2EN36	3.6	NZ
TCR2EN25	2.5	NM			

その他の電圧ランクは営業窓口にご相談ください。

現品表示 (top view)

(例) TCR2EN33 (3.3 V 出力)の場合



電気的特性

(特に指定がない場合, $V_{IN} = V_{OUT} + 1\text{ V}$, $I_{OUT} = 50\text{ mA}$, $C_{IN} = 0.1\text{ }\mu\text{F}$, $C_{OUT} = 1.0\text{ }\mu\text{F}$, $T_j = 25^\circ\text{C}$)

項目	記号	測定条件	最小	標準	最大	単位	
出力電圧精度	V _{OUT}	I _{OUT} = 50 mA (注2)	V _{OUT} < 1.8 V	-18	—	+18	mV
			1.8V ≤ V _{OUT}	-1.0	—	+1.0	%
入力電圧	V _{IN}	I _{OUT} = 1 mA	1.5	—	5.5	V	
入力安定度	Reg·line	V _{OUT} + 0.5 V ≤ V _{IN} ≤ 5.5 V, I _{OUT} = 1 mA	—	1	15	mV	
負荷安定度	Reg·load	1 mA ≤ I _{OUT} ≤ 150 mA	—	15	30	mV	
バイアス電流	I _B	I _{OUT} = 0 mA	—	35	60	μA	
スタンバイ電流	I _B (OFF)	V _{CT} = 0 V	—	0.1	1.0	μA	
ドロップアウト電圧	V _{DO}	I _{OUT} = 150 mA (注3)	—	160	210	mV	
出力電圧温度係数	T _{CV0}	-40°C ≤ T _{opr} ≤ 85°C	—	75	—	ppm/°C	
出力雑音電圧	V _{NO}	V _{IN} = V _{OUT} + 1 V, I _{OUT} = 10 mA, 10 Hz ≤ f ≤ 100 kHz, T _a = 25 °C (注3)	—	35	—	μV _{rms}	
リップル圧縮度	R.R.	V _{IN} = V _{OUT} + 1 V, I _{OUT} = 10 mA, f = 1 kHz, V _{Ripple} = 500 mV _{p-p} , T _a = 25 °C (注3)	—	73	—	dB	
負荷過渡応答特性	ΔV _{OUT}	I _{OUT} = 1 mA ⇔ 150 mA, C _{OUT} = 1.0 μF	—	±55	—	mV	
コントロール電圧(ON)	V _{CT} (ON)	—	1.0	—	5.5	V	
コントロール電圧(OFF)	V _{CT} (OFF)	—	0	—	0.4	V	

(注2) I_{OUT}を固定し、十分に出力電圧が安定した状態での規定値です。

(注3) 2.5 V 出力品です。

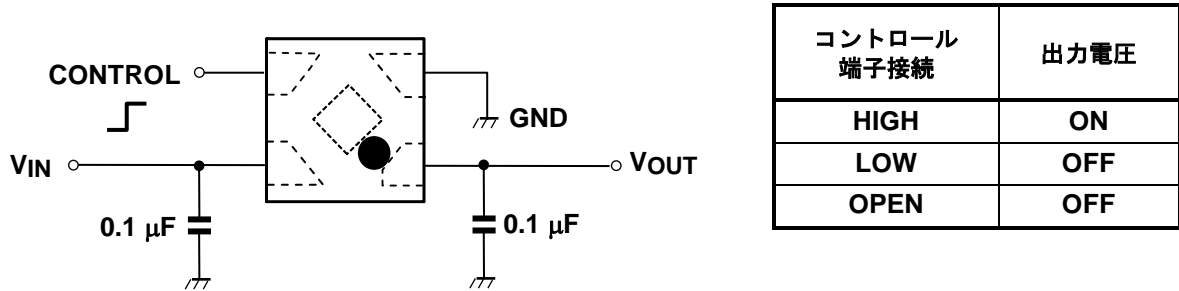
出力電圧別ドロップアウト電圧表

(I_{OUT} = 150 mA, C_{IN} = 0.1 μF, C_{OUT} = 1.0 μF, T_j = 25°C)

出力電圧	記号	最小	標準	最大	単位
1.0 V, 1.05 V	V _{DO}	—	490	750	mV
1.1 V, 1.15 V		—	420	650	
1.2 V, 1.25 V		—	360	550	
1.3 V		—	330	450	
1.4 V		—	290	400	
1.5 V ≤ V _{OUT} < 1.8 V		—	270	370	
1.8 V ≤ V _{OUT} < 2.5 V		—	210	290	
2.5 V ≤ V _{OUT} < 3.0 V		—	160	210	
3.0 V ≤ V _{OUT} ≤ 3.6 V		—	130	180	

アプリケーションノート

1. 使用回路例



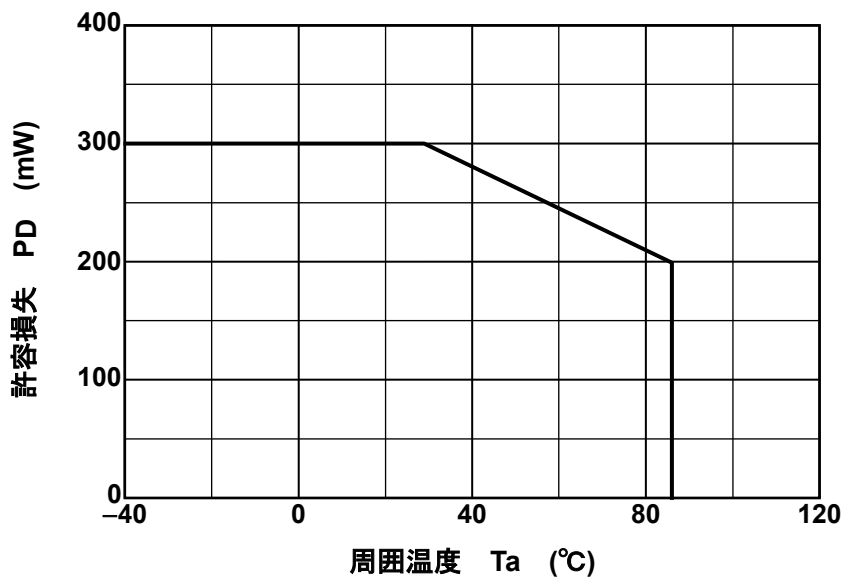
上図に TCR2EN シリーズの使用回路例を示します。入出力には安定動作のためコンデンサーを接続してください。(セラミックコンデンサーの使用が可能です。)

2. 許容損失

TCR2EN シリーズの許容損失は基板実装時を絶対最大定格で規定しております。基板は以下に示すサイズで測定しています。

【基板条件】

- 基板材質： ガラスエポキシ(FR4)
- 基板面積： 40 mm x 40 mm (両面基板), t = 1.6 mm
- 配線率： 表面 約 50%, 裏面 約 50%
- スルーホール： 直径 0.5 mm x 24

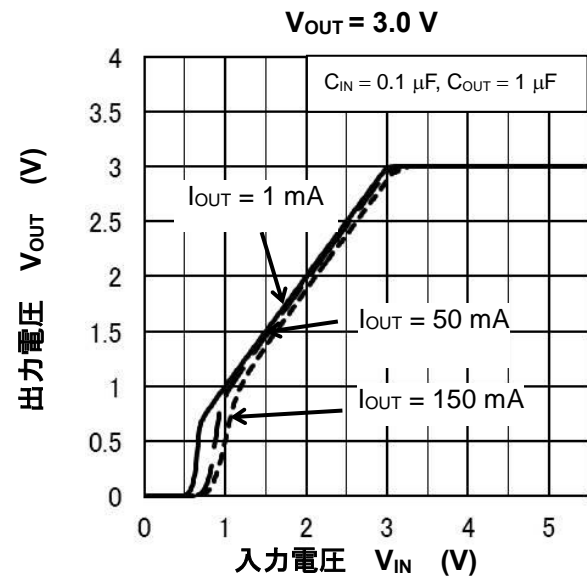
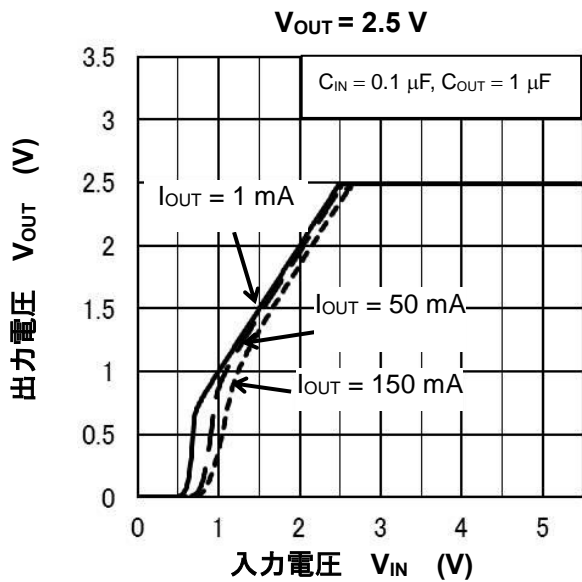
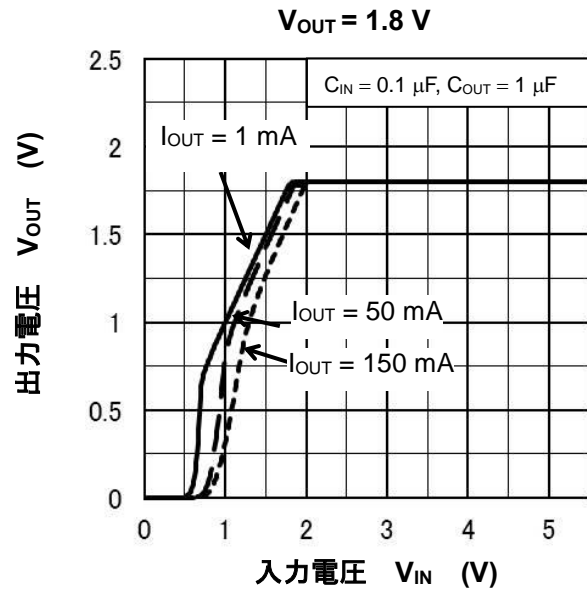
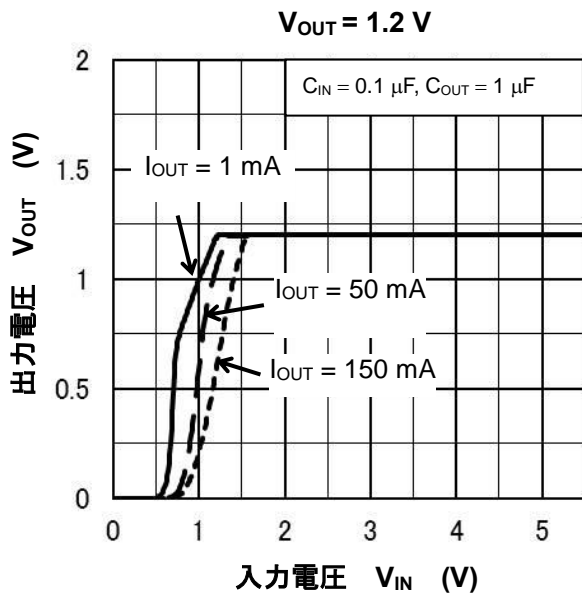


ご使用上の注意

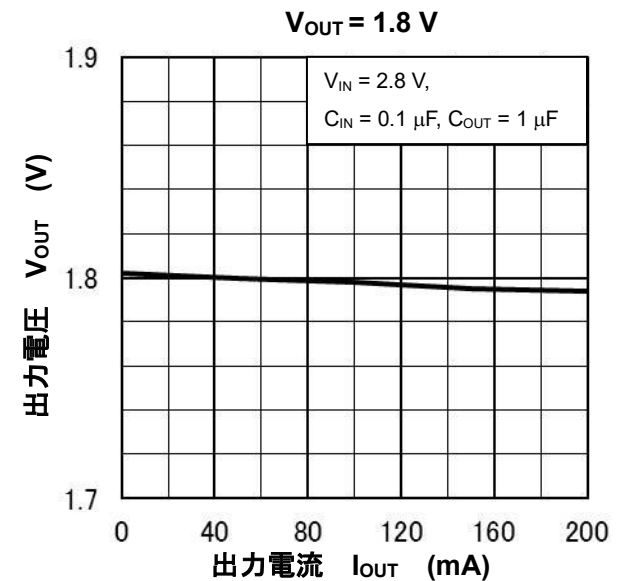
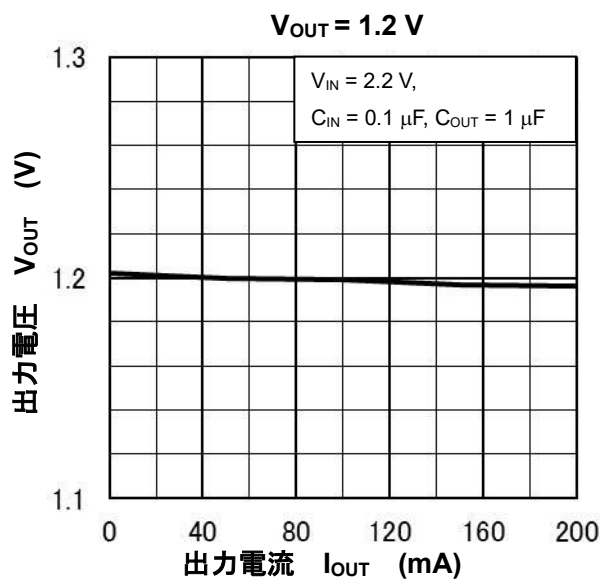
- 出力コンデンサーについて
本製品はセラミックコンデンサーが使用可能ですが、種類によっては非常に大きな温度特性を持つ場合もあります。コンデンサーの選定にあたっては、使用環境を十分に考慮し、選定してください。
- 実装について
IC と出力コンデンサーの距離が長いと、この配線抵抗のインピーダンスや L 成分により位相保証に影響を及ぼす可能性があります。より安定した電源にするため、出力コンデンサーはできるだけ IC の近くに実装し、VIN と GND パターンができるだけ大きくして配線インピーダンスを小さくしてください。
- 許容損失について
実使用状態では予想される最大許容損失に対して、できるだけ余裕を持った基板パターン設計をしてください。また、実際のご使用の際には周囲温度、入力電圧、出力電流等のパラメーターを考慮の上、最大許容損失に対して、適当なディレーティングを考慮した設計をお願いします。
- 過電流保護回路について
本製品はフォールドバックタイプの過電流保護回路を内蔵しておりますが、デバイスの動作を常に絶対最大定格内に抑える事を保証するものではありません。本デバイスの出力端子と GND 端子間が不完全なショートモードに陥った場合、本デバイスが破壊に至るおそれがあります。
本デバイスのご使用にあたっては、上記及び当社「半導体信頼性ハンドブック」等に記載の絶対最大定格に対するディレーティングを考慮の上、いかなる場合においても絶対最大定格を超えないようご注意ください。なお、セットにおいてフェールセーフ等の十分な安全対策を施すことを推奨いたします。

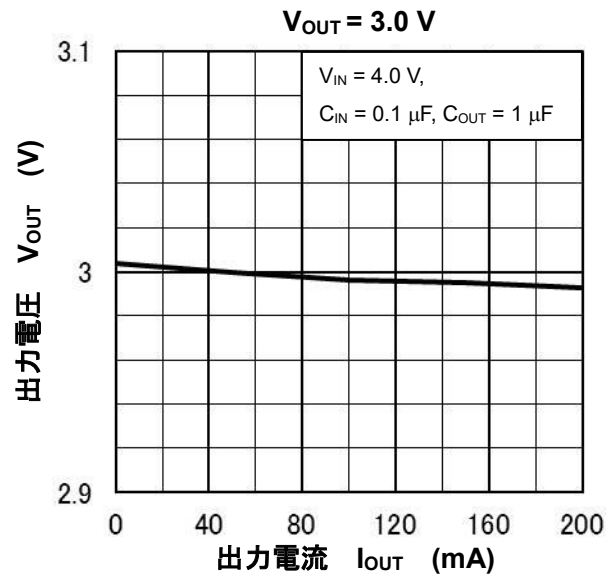
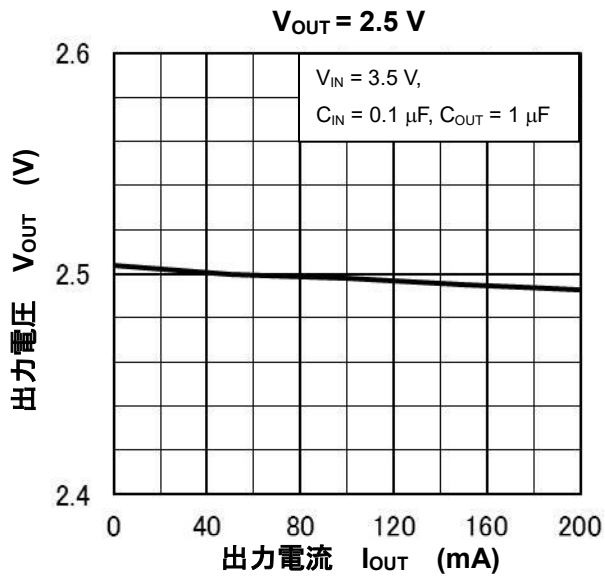
代表特性例

1) 出力電圧—入力電圧特性例

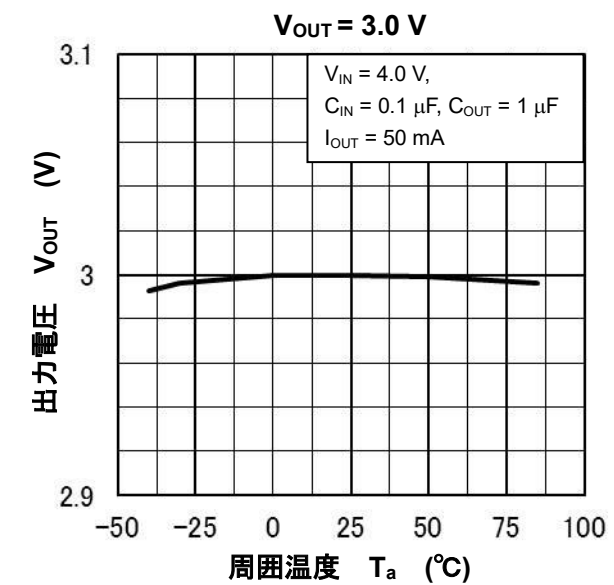
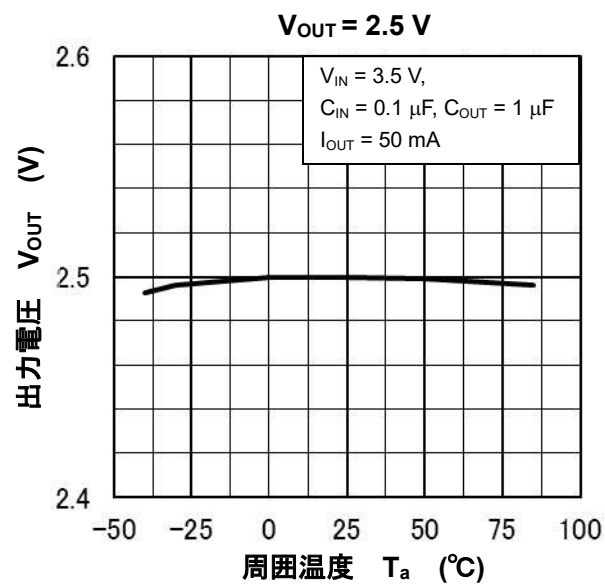
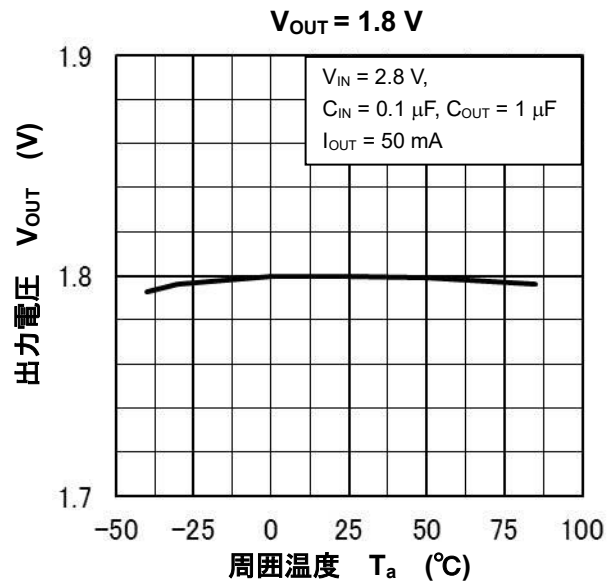
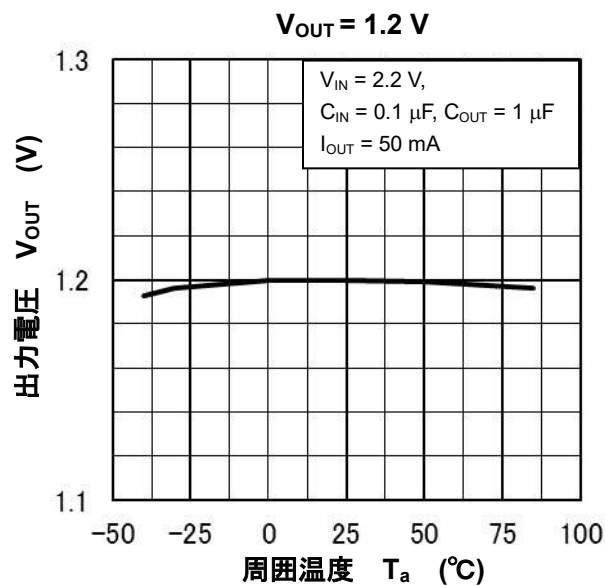


2) 出力電圧—出力電流特性例

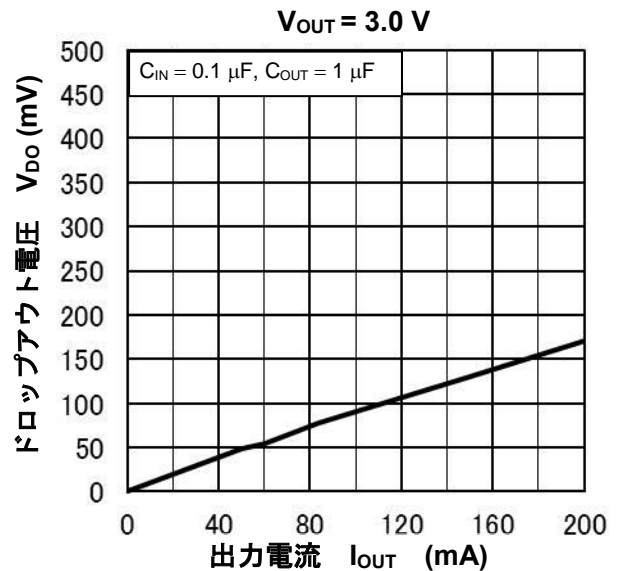
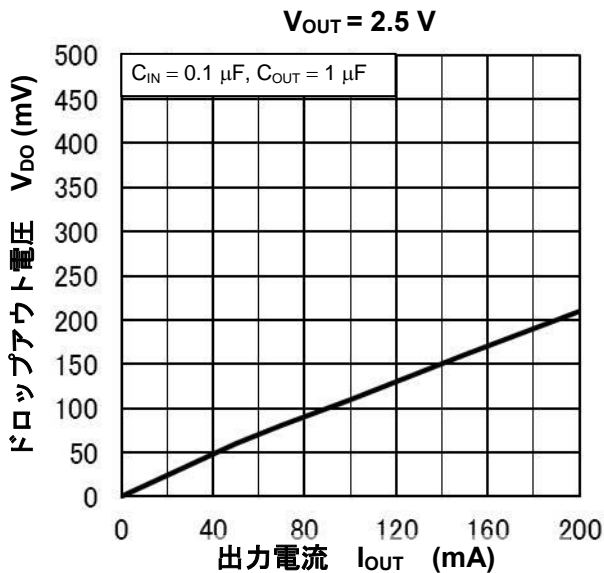
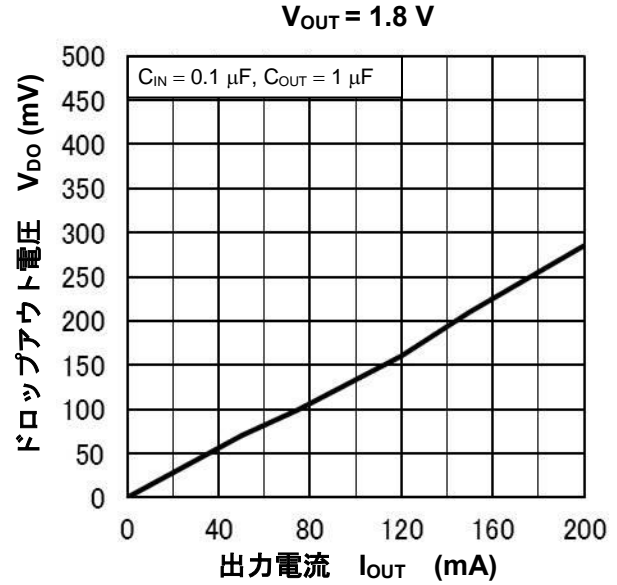
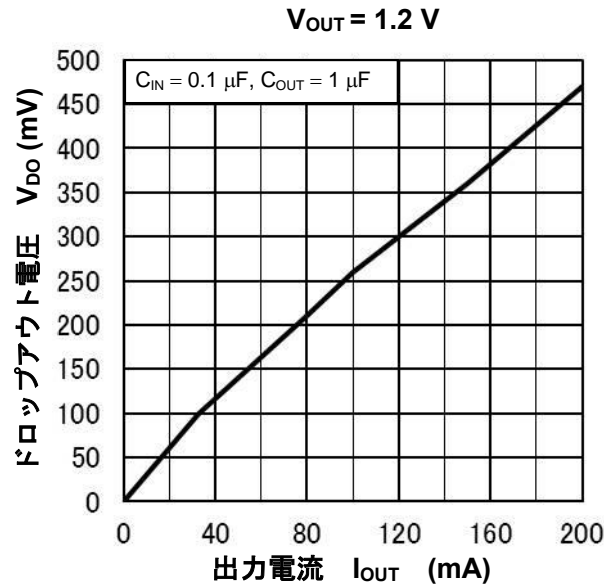




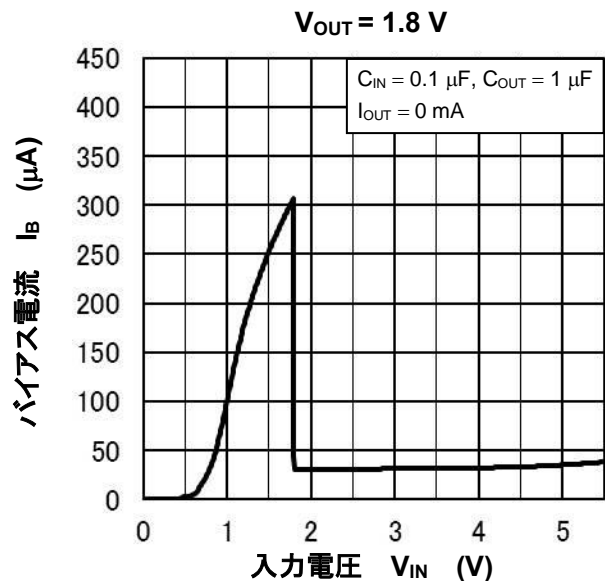
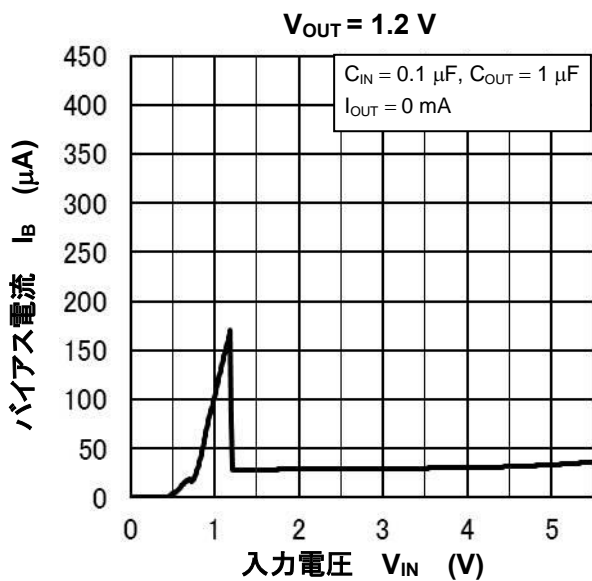
3) 出力電圧—周囲温度特性例

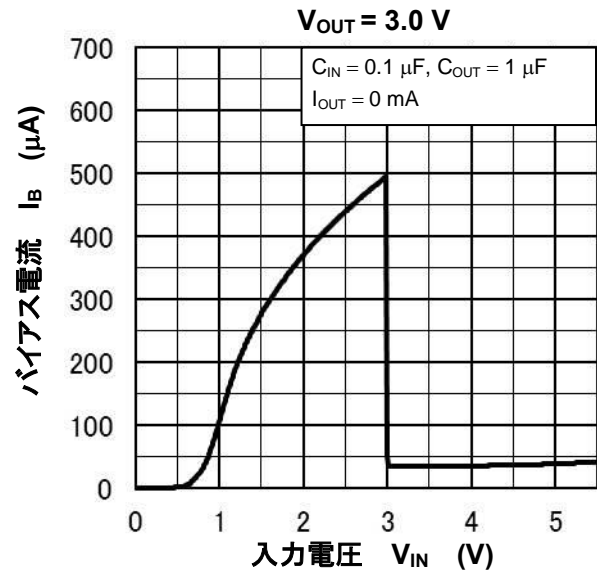
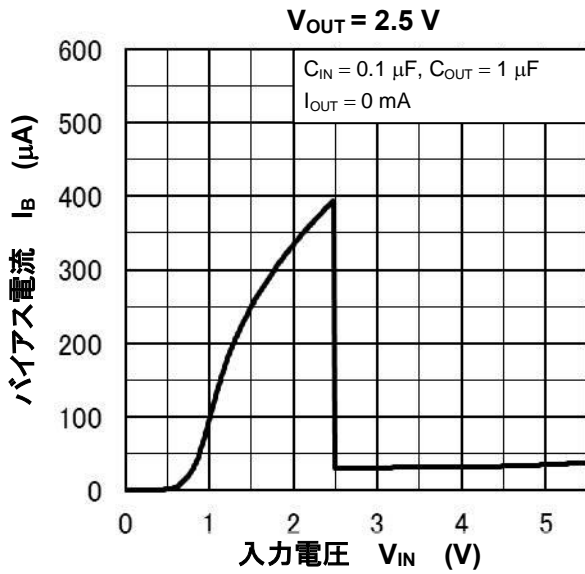


4) ドロップアウト電圧－出力電流特性例

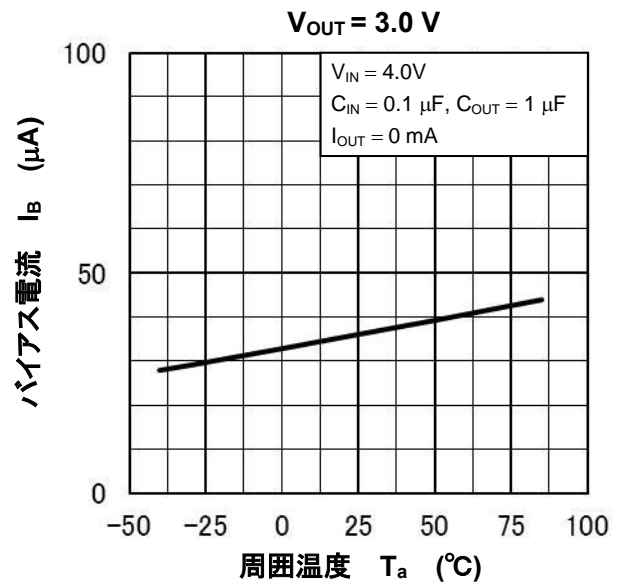
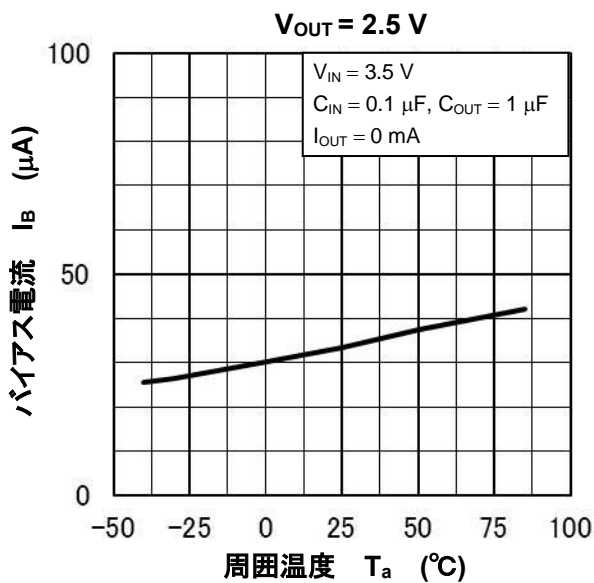
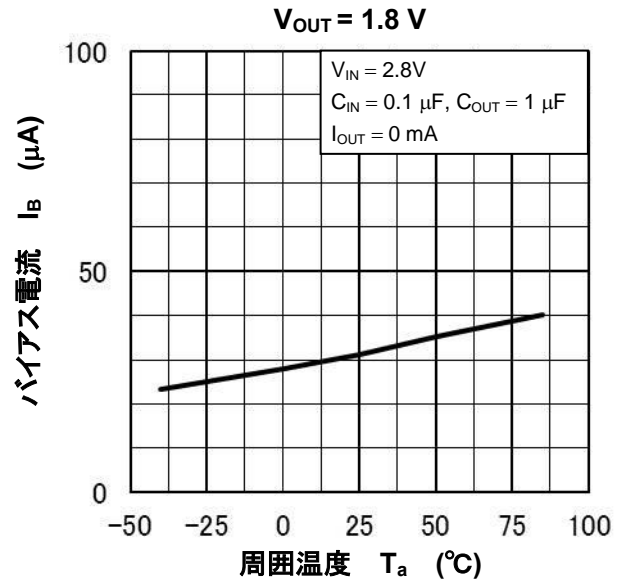
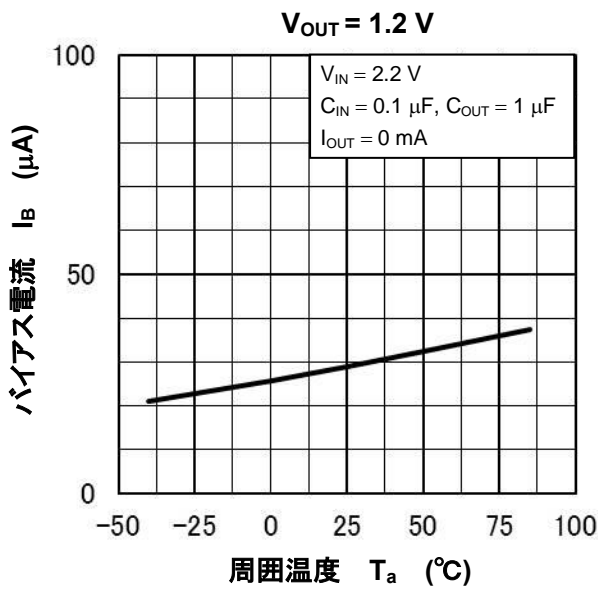


5) バイアス電流－入力電圧特性例

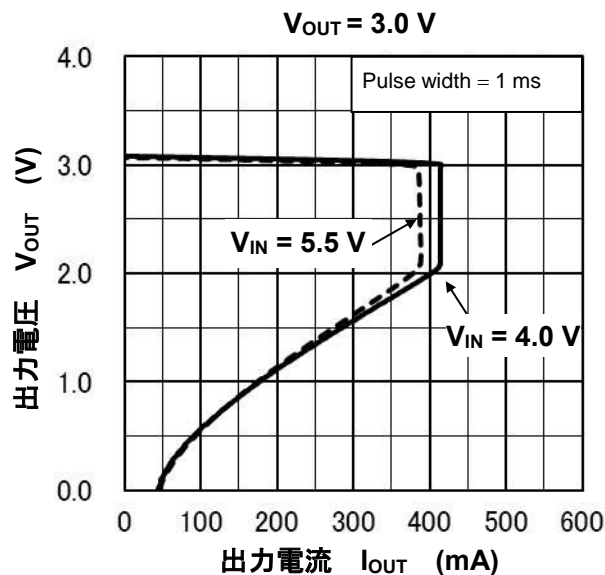
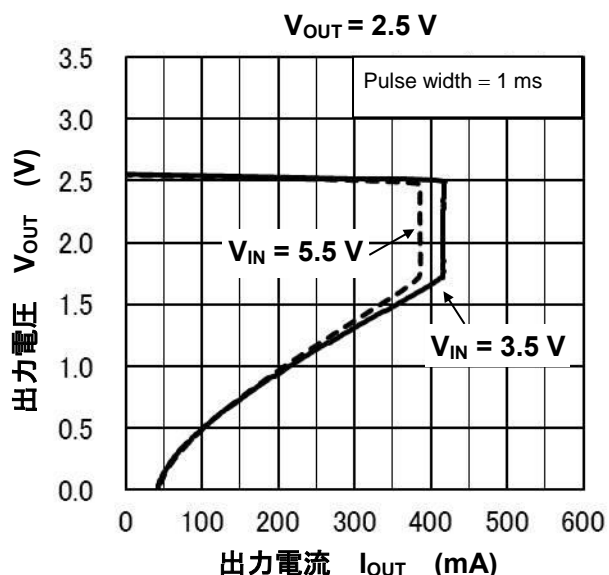
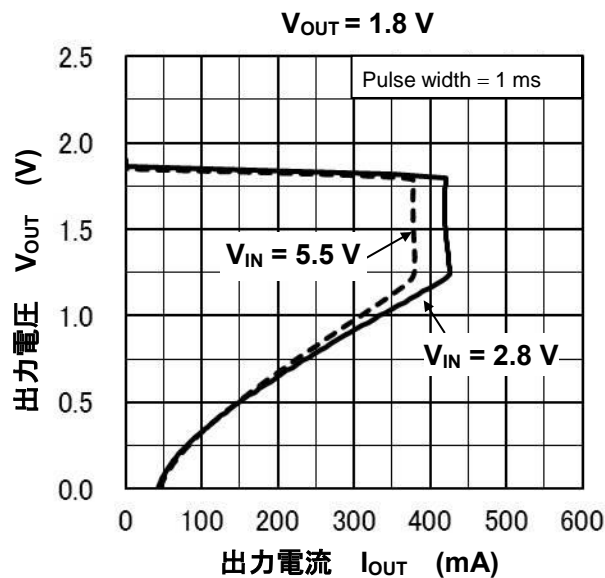
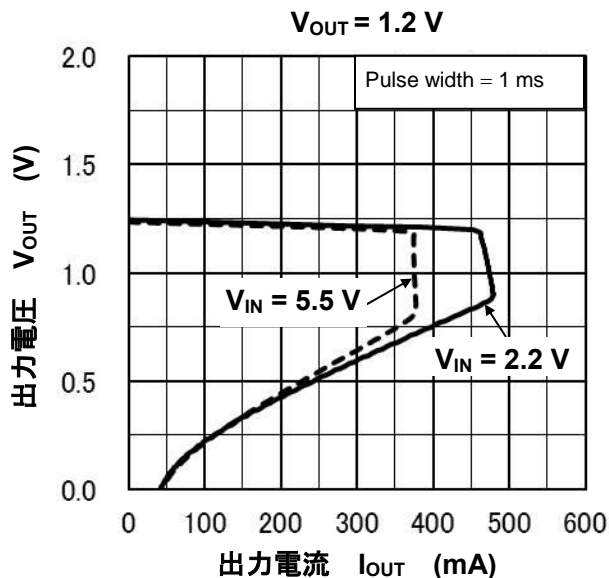




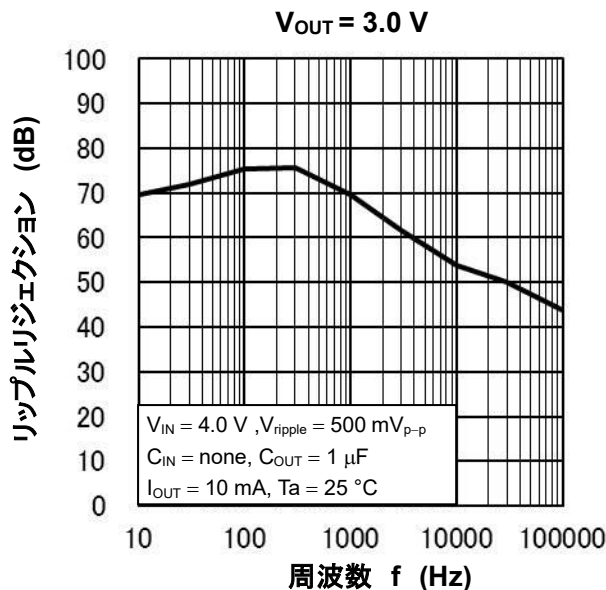
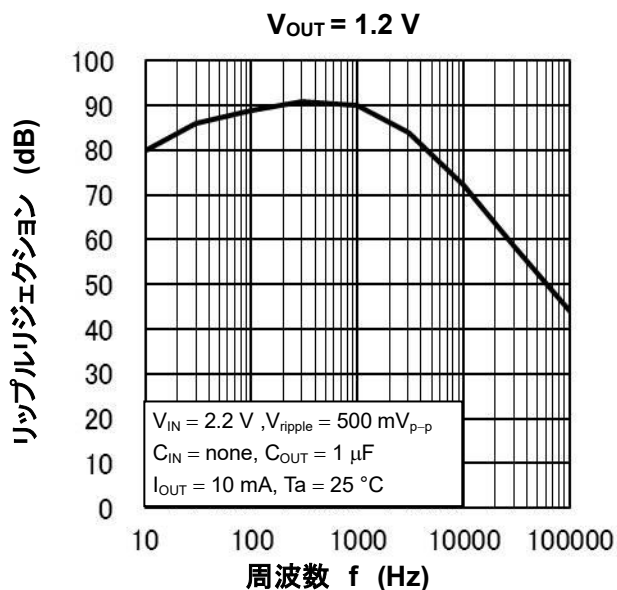
6) バイアス電流—周囲温度特性例



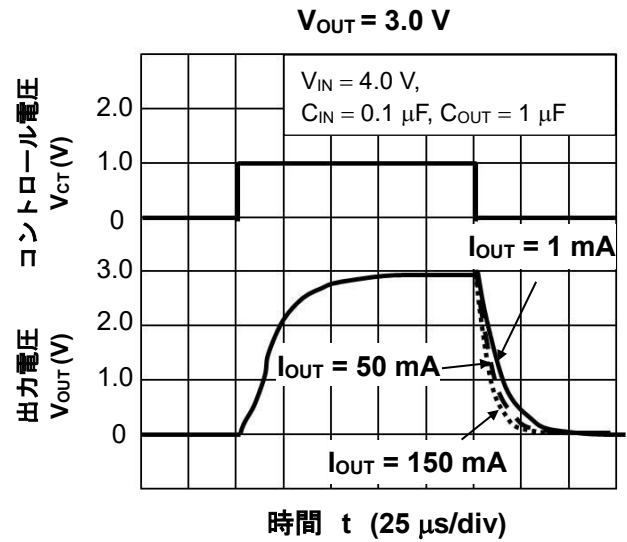
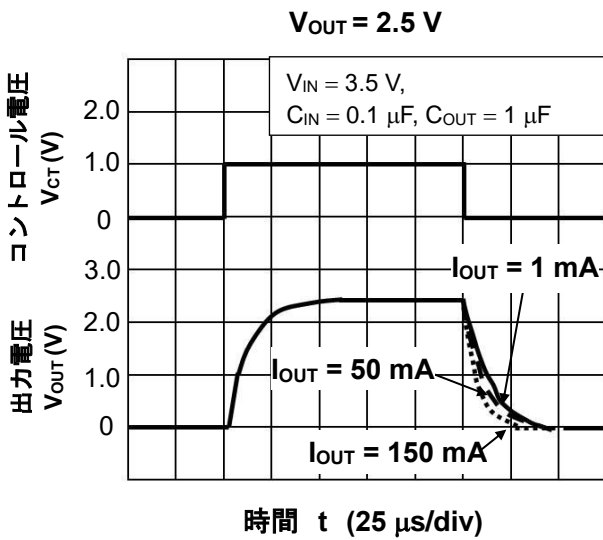
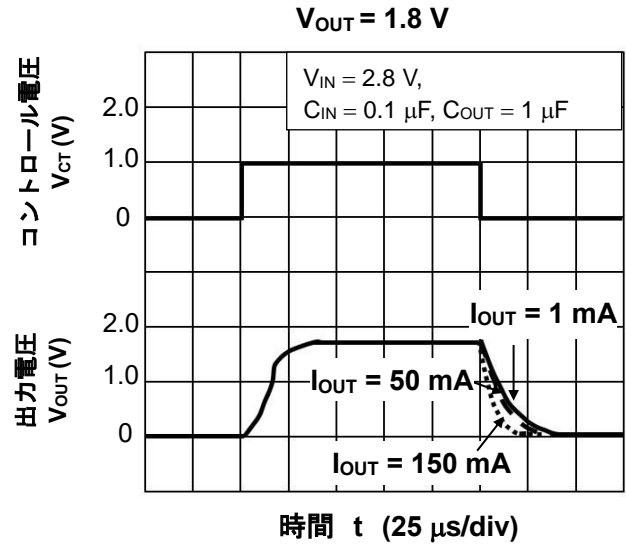
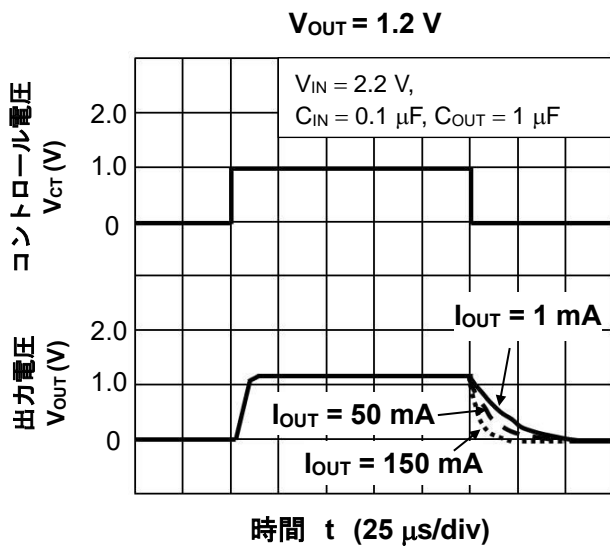
7) 出力電圧－出力電流例



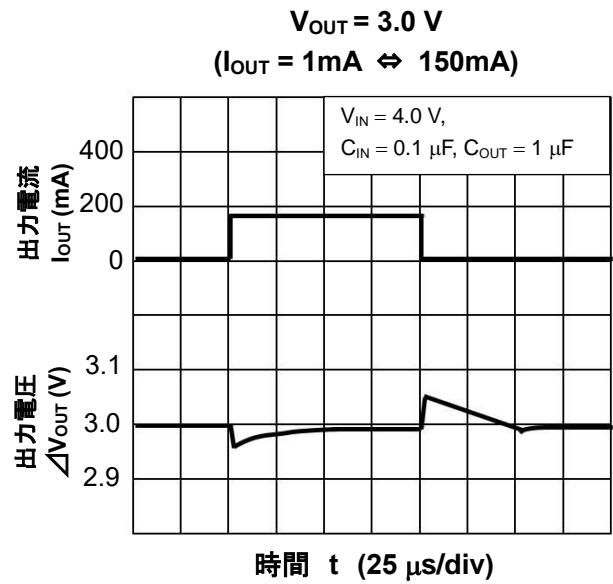
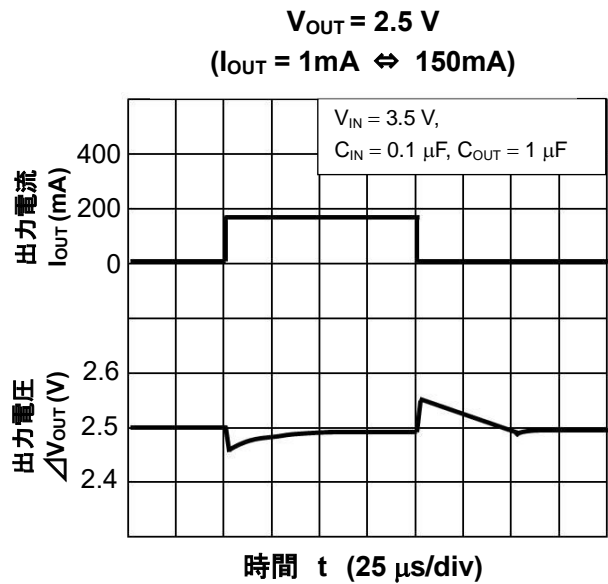
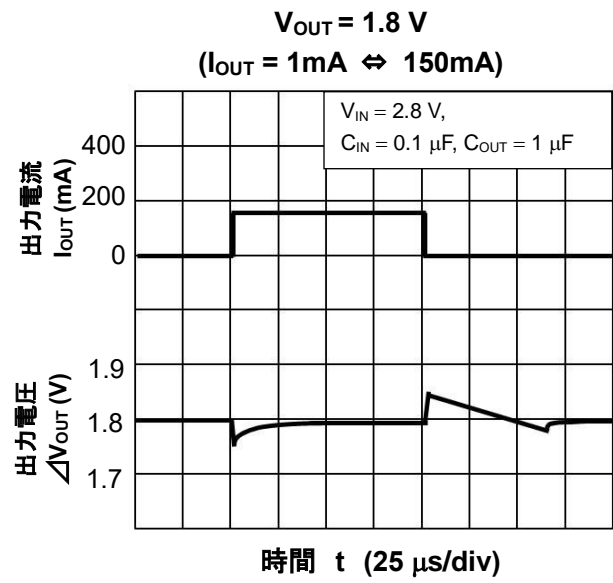
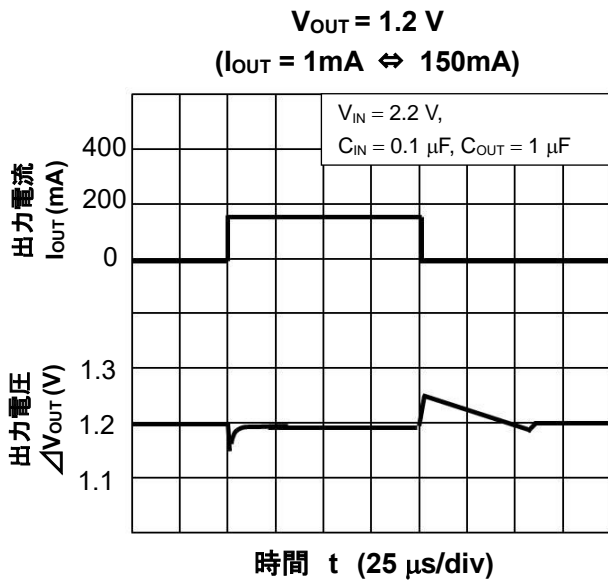
8) リップル除去率－周波数特性代表例



9) コントロール応答特性



10) 負荷過渡応答特性

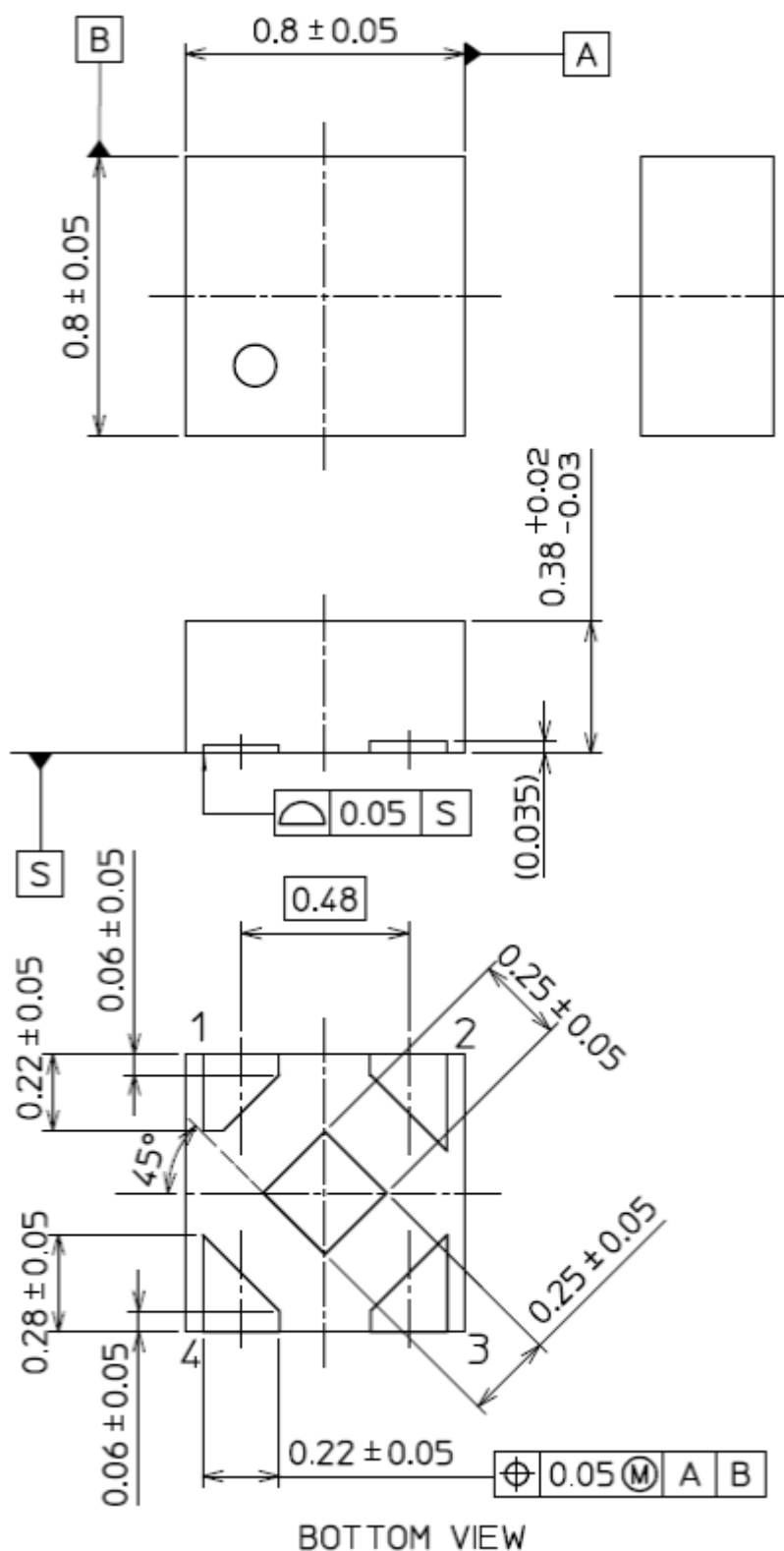


注：上記のデータは参考値です。

外形図

SDFN4

Unit: mm



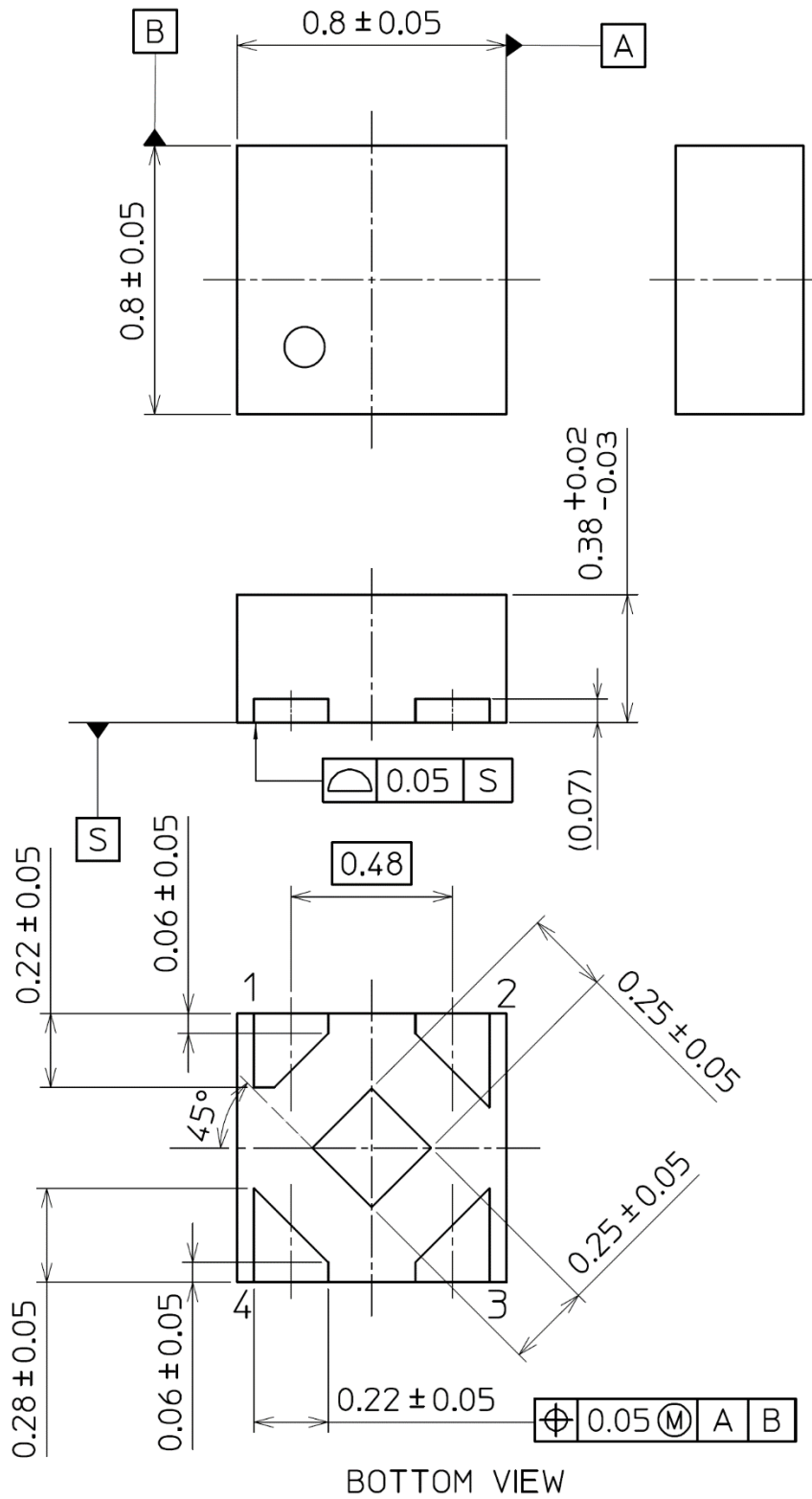
シエラ強度確保のため、モールド樹脂界面の電極部は0.04mm(標準)の凹凸構造となっております。

質量: 0.6 mg (標準)

外形図

SDFN4E

Unit: mm



質量: 0.6 mg (標準)

製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。

本資料に掲載されているハードウェア、ソフトウェアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（生命直結機器）、車載・輸送機器、防衛関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。