

TOSHIBA

東芝 オリジナル CMOS 8ビット マイクロコントローラ

TLCS-870/X シリーズ

TMP88PU77FG

Not Recommended
for New Design

株式会社 **東芝** セミコンダクター社

お知らせ

本マイコン製品の「はんだ無鉛化」に伴うデータシート変更は、変更内容のみを、旧データシートの先頭に付加した形での御提供をさせていただいております。御理解を頂けます様、よろしくお願い申し上げます。

下記に修正項目と内容の説明を明記いたします。

製品に応じて対象となる修正項目が異なりますので、御注意ください。

修正項目 1. 製品名称

例) TMPxxxxxxF TMPxxxxxxFG 等

本文中には、旧名称のまま記述されておりますが、
表紙及び付加ページ(ローマ数字の本文前のページを示す)
内記述の名称が正式な名称となります。

修正項目 2. パッケージ名称及び寸法

例) LQFP100-P-1414-0.50C LQFP100-P-1414-0.50F

本文中には、旧名称・旧寸法図のまま記述されておりますが、
付加ページの名称と寸法図が正式な名称及び寸法図となります。

修正項目 3. はんだ濡れ性の注意事項の追記

はんだ無鉛化に伴い、はんだ濡れ性に注意事項が追記されています。

修正項目 4. 「当社半導体製品取り扱い上のお願い」

旧製品には旧製品当時の文言が記述されている場合がありますが、
付加ページ内で最新の内容に更新しております。

修正項目 5. データシートの発行日付

付加ページ内のデータシート右下に記述されている発行日付が
本データシートの発行日付となります。

修正対象項目 1. 製品名称

修正対象項目 2. パッケージ名称及び寸法

本文中製品名称 (旧名称)	本文中パッケージ名称 (旧名称)	正式名称 (新名称)	正式パッケージ名称 (新名称)	OTP 製品名
TMP88PU77F	P-QFP100-1420-0.65A	TMP88PU77FG	QFP100-P-1420-0.65A	—

*: 正式パッケージでの実際の寸法図は別紙の「パッケージ外形寸法図」を参照してください。

修正項目 3. はんだ濡れ性の注意事項の追記

本製品では、はんだの濡れ性について以下の注意事項が追加されます。

鉛フリー品 (G 付製品) へのはんだ濡れ性についての注意事項

試験項目	試験条件	備考
はんだ付け性	230°C 5 秒間 1 回 R タイプフラックス使用 (鉛はんだ使用時)	フォーミングまでの半田付着率 95%を良品とする
	245°C 5 秒間 1 回 R タイプフラックス使用 (鉛フリーはんだ使用時)	

修正項目 4. 「当社半導体製品取り扱い上のお願い」

本製品では以下に示す、最新の「当社半導体製品取り扱い上のお願い」が適用されます。

当社半導体製品取り扱い上のお願い

20070701-JA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いいたします。なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料に掲載されている製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本資料に掲載されている製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令などの法令を十分調査の上、かかる法令に適合するようご使用ください。お客様が適用される法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

修正項目 5. データシートの発行日付

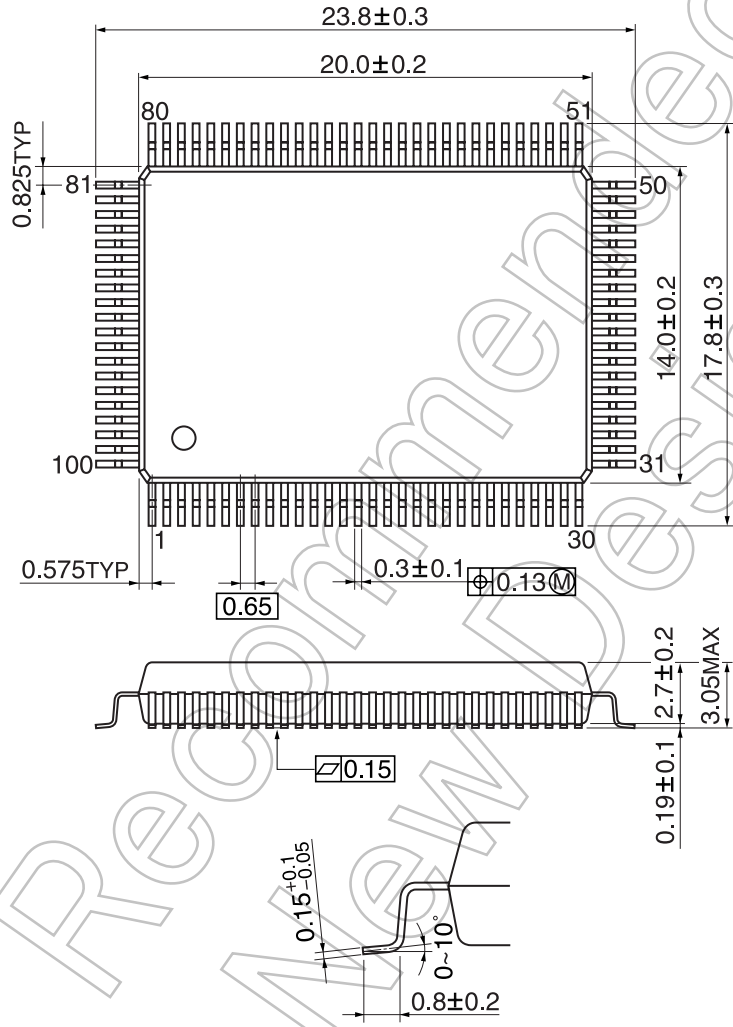
本製品の発行日は、付加ページ右下にも記入の「2008-03-06」です。

(別紙)

パッケージ外形寸法図

QFP100-P-1420-0.65A

単位: mm



Not Recommended for New Design

CMOS 8ビット マイクロコントローラ

TMP88PU77F

TMP88PU77は96Kビットのプログラム格納エリアと256バイトのベクタテーブル格納エリアのワンタイムPROMを内蔵した高速、高性能8ビットシングルチップマイクロコンピュータで、マスクROM品のTMP88CP77/S77/U77とピンコンパチブルです。内蔵のPROMにプログラムを書き込むことにより、TMP88CP77/S77/U77と同一の動作を行います。TMP88PU77は、アダプタソケットを用いることでTC571000と同様に汎用EPROMプログラムで書き込み/バリファイを行うことができます。

製品形名	OTP	RAM	パッケージ	アダプタソケット
TMP88PU77F	96Kバイト+256バイト	3Kバイト	P-QFP100-1420-0.65A	BM11150

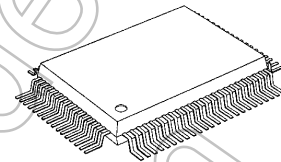
060629TBP

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。021023_A
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。021023_B
- 本資料に掲載されている製品を、国内外の法令、規則および命令により製造、使用、販売を禁止されている応用製品に使用することはできません。060106_Q
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。021023_C
- 本資料に掲載されている製品は、外国為替および外国貿易法により、輸出または海外への提供が規制されているものです。021023_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。021023_D
- マイコン製品の信頼性予測については、「品質保証と信頼性 / 取り扱い上のご注意とお願い」の 1.3 項に記載されておりますので必ずお読みください。030519_S

ピン配置図 (上面図)

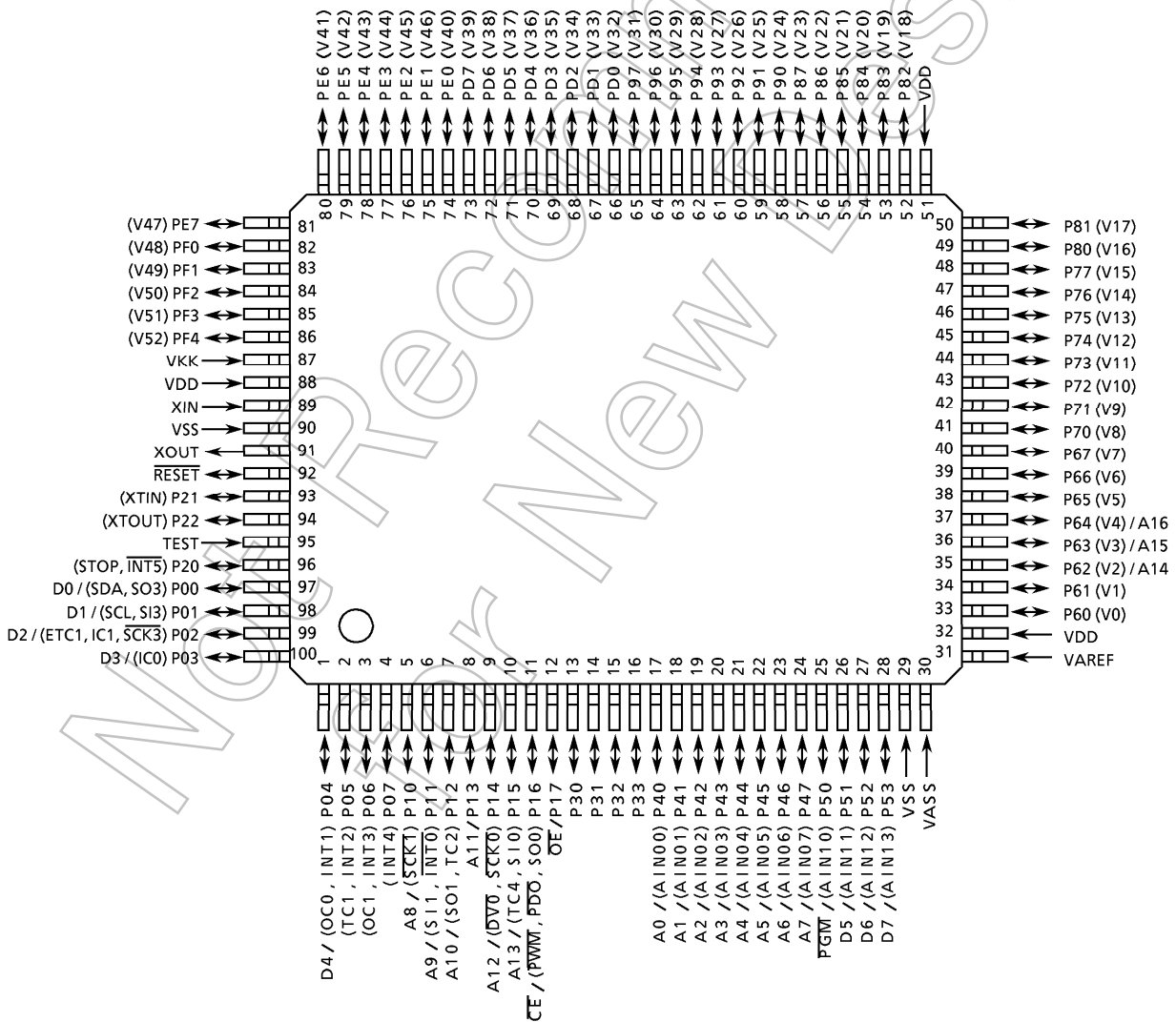
パッケージ外観図

P-QFP100-1420-0.65A



TMP88CP77F
 TMP88CS77F
 TMP88CU77F
 TMP88PU77F

P-QFP100-1420-0.65A



注) すべてのVDD端子は、同じ電圧レベルを保つために外部にて接続してください。

端子機能

TMP88PU77には、MCUモードとPROMモードがあります。

(1) MCUモード

TMP88CP77/S77/U77とピンコンパチブルです (かならずTEST端子は“L”レベルに固定してください)。

(2) PROMモード

端子名 (PROMモード時)	入出力	機能	端子名 (MCUモード時)	
A16	入力	プログラムメモリアドレス入力	P64	
A15 ~ A8			P63, P62, P15 ~ P10	
A7 ~ A0			P47 ~ P40	
D7 ~ D0	入出力	プログラムメモリデータ入出力	P53~P51, P04~P00	
\overline{CE}	入力	チップイネーブル信号入力	P16	
\overline{OE}		アウトプットイネーブル信号入力	P17	
\overline{PGM}		プログラムモード信号入力	P50	
VPP	電源	+12.75 V / 5 V (プログラム電源)	TEST	
VCC		+6.25 V / 5 V	VDD	
GND		0 V	VSS	
P07 ~ P05	入力	入力処理のため、抵抗でプルアップ。		
P33 ~ P30				
P60				
P21				PROMモード設定用端子。“H”レベルに固定。
P67, P66, P61				PROMモード設定用端子。“L”レベルに固定。
PF4~PF0, PE7~PE0				
RESET				
P65	出力	オープン		
P77 ~ P70				
P87 ~ P80				
P97 ~ P90				
PD7 ~ PD0				
XIN	入力	発振子 (8 MHz) を取り付け自己発振させてください。		
XOUT	出力			
VAREF	電源	0 V (GND)		
VASS				
VKK				オープン

動作説明

TMP88PU77はTMP88CP77/S77/U77内蔵のマスクROMをワнтаイムPROMとしたもので、そのほかの構成および機能はTMP88CP77/S77/U77と同一です。

1. 動作モード

TMP88PU77には、MCUモードとPROMモードとがあります。

1.1 MCUモード

TEST/VPP端子を“L”レベルに固定することにより、MCUモードとなります。

MCUモードでの動作は、TMP88CP77/S77/U77と同一です (TEST/VPP端子は、プルダウン抵抗を内蔵していないため開放して使用することはできません)。

1.1.1 プログラムメモリ

TMP88PU77は96Kバイト (MCUモード時アドレス04000~1BFFF_H番地、PROMモード時アドレス00000~17FFF_H番地) のプログラム格納エリアと256バイト (MCUモード時アドレスFFF00~FFFF_H番地、PROMモード時アドレス1FF00~1FFFF_H番地) のベクタテーブル格納エリアのワнтаイムPROMを内蔵しています。

TMP88PU77をTMP88CP77/S77/U77のシステム評価用として用いる場合は、図1-1に示したプログラム格納エリアにプログラムを書き込みます。

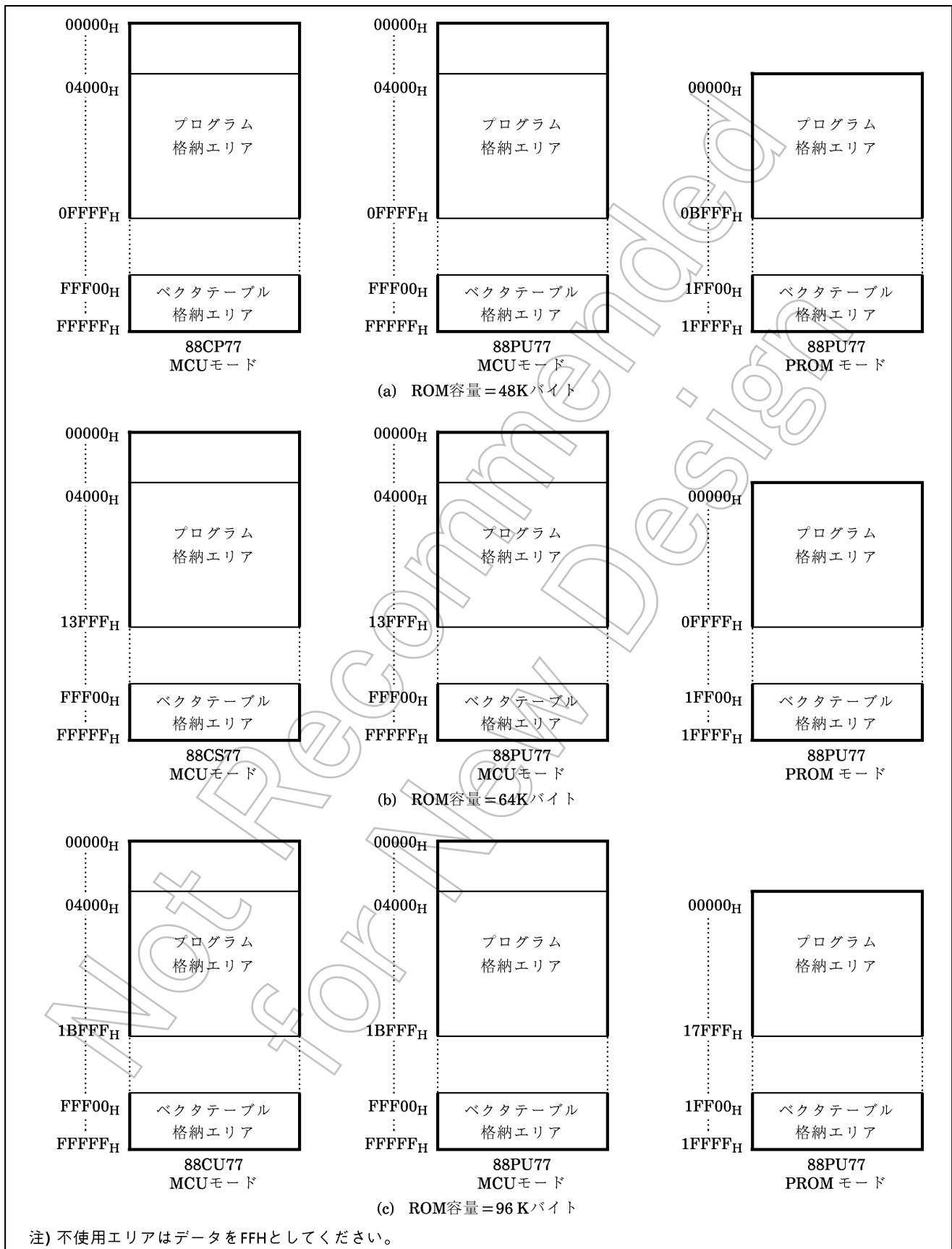


図1-1. プログラム格納エリア

1.1.2 データメモリ

TMP88PU77は3Kバイトのデータメモリ (スタティックRAM) を内蔵しています。

1.1.3 端子の入出力回路

(1) 制御端子

TEST端子にプルダウン抵抗を内蔵していない場合は、TMP88CP77/S77/U77と同じです。

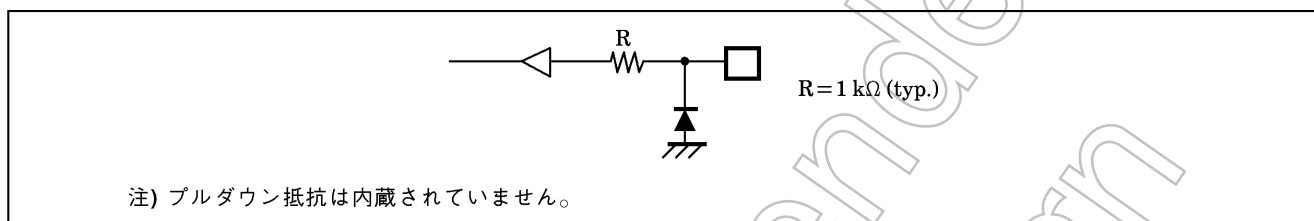


図1-2. テスト端子

(2) 入出力ポート

TMP88PU77の入出力ポートの入出力回路は、TMP88CP77/S77/U77のコードAと同じです。

1.2 PROMモード

図1-3のように設定することによりPROMモードになります。PROMモードでは、汎用PROMプログラマを用いて、プログラムの書き込み/バリファイを行うことができます。

高速プログラムモードが使用できます。TMP88PU77は、エレクトリックシグネチャー機能を持っていませんので、PROMプログラマのROMタイプをTC571000相当に設定してください。

アダプタソケットのスイッチは、“N”に設定してください。

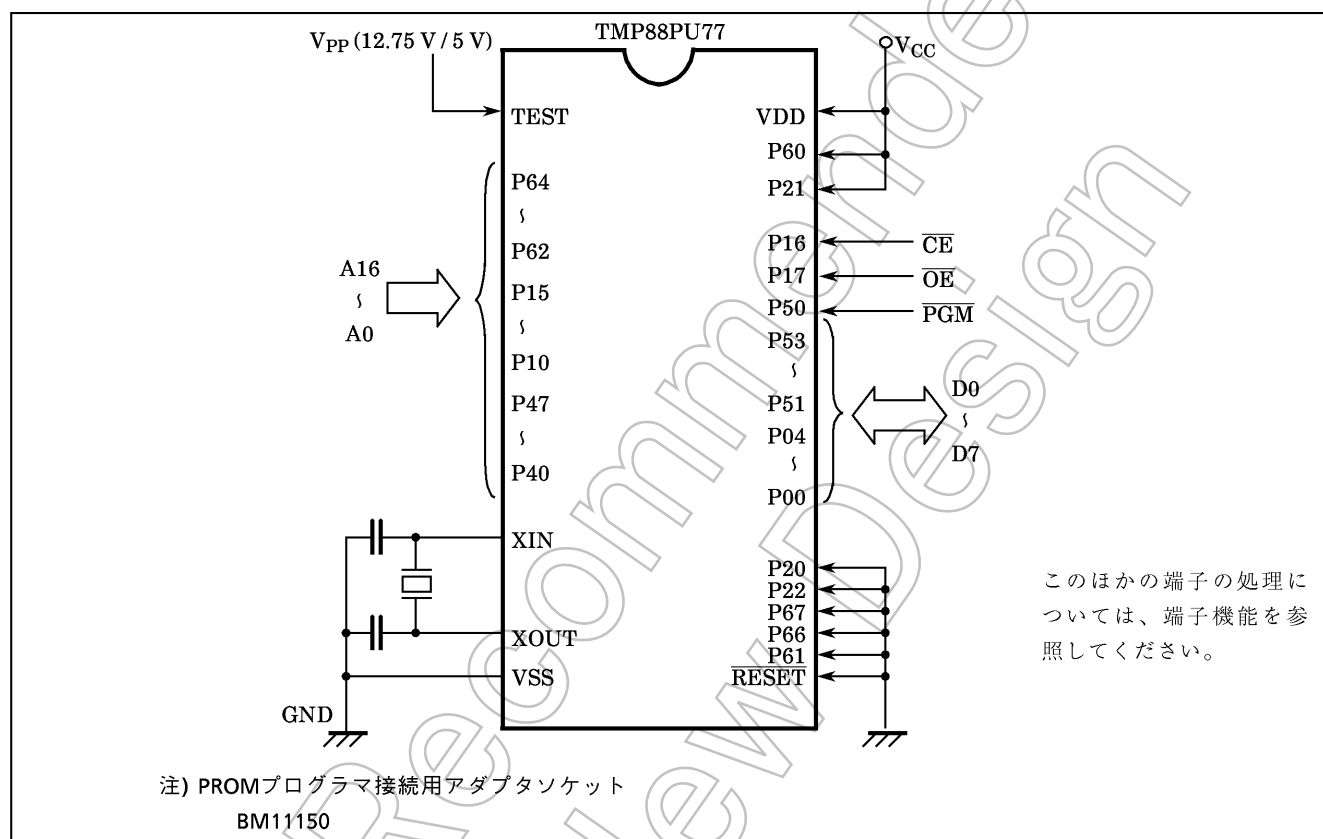


図1-3. PROMモードの設定

1.2.1 書き込みフローチャート (高速プログラム)

$V_{CC}=6.25\text{ V}$ の状態で、 $V_{PP}=12.75\text{ V}$ のプログラム電圧を印加することにより、高速プログラムモードとなります。アドレスおよび入力データを確定した後、**PGM**入力に**0.1 ms**のプログラム(単一)パルスを加えることにより、データが書き込まれます。データが書き込まれているかベリファイを行い、正しく書き込まれていない場合は、再び**0.1 ms**のプログラムパルスを印加し正しく書き込まれるまで(最大**25回**)この操作を繰り返します。設定アドレスに正しくプログラムができたなら、アドレス、入力データを次に進め同様に書き込みを行います。すべての書き込みが終了したら、 $V_{CC}=V_{PP}=5\text{ V}$ に設定し、全アドレスのベリファイを行います。

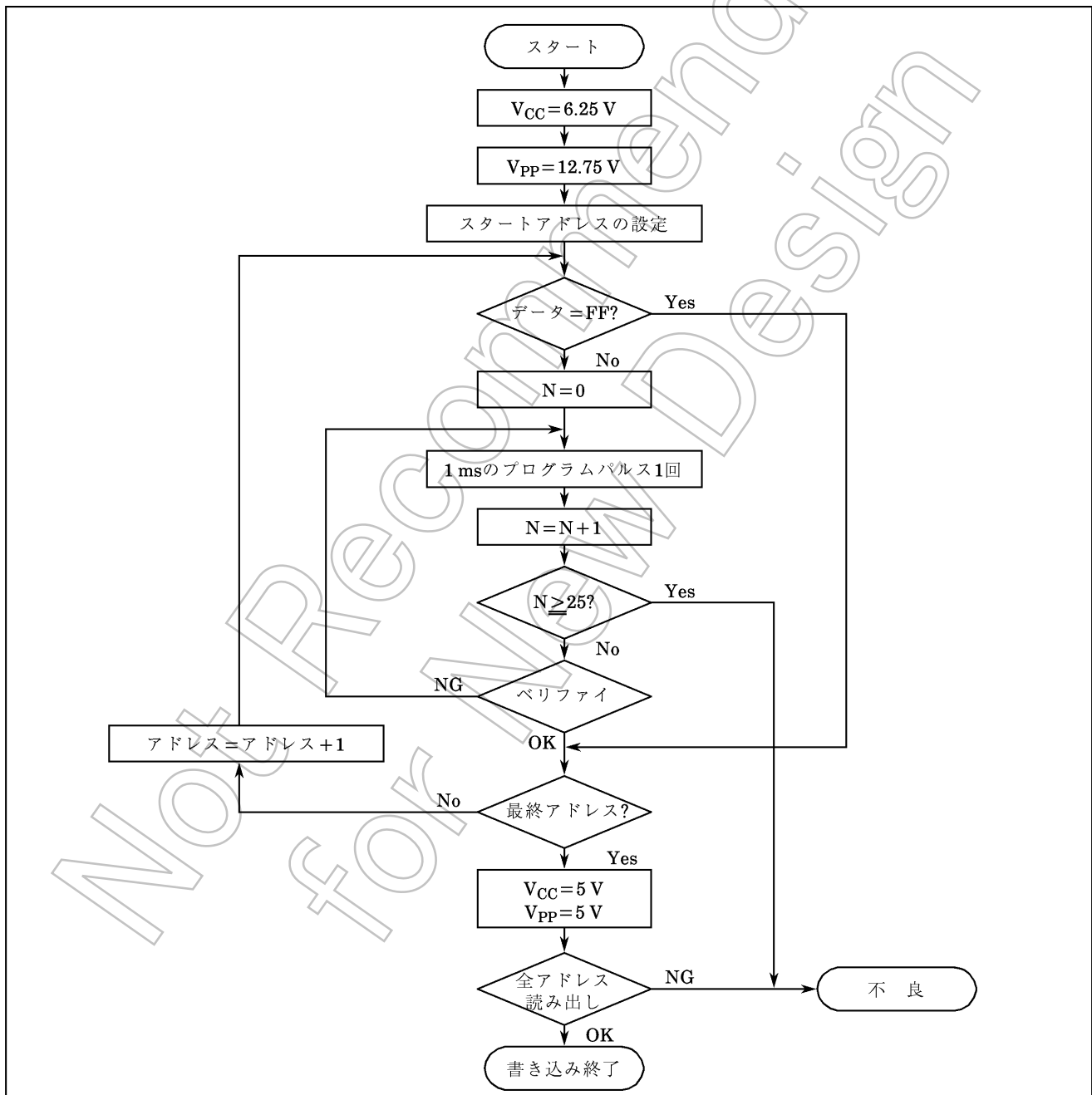


図1-4. 書き込みフローチャート

1.2.2 汎用PROMプログラマを用いた書き込み方法

(1) アダプタの準備

BM11150

(2) アダプタスイッチの設定

スイッチ (SW1) をN側に設定してください。

(3) PROMプログラマの設定

- i) PROMタイプをTC571000に設定します。(注1)
書き込み電圧 : 12.75 V (高速プログラム)

ii) データ転送(またはコピー)(注1)

TMP88PU77のEPROMはアドレス00000~17FFF_H(プログラムエリア)および1FF00~1FFFF_H(ベクタエリア)に存在します。従って、MCUモードに対応したPROMモードのアドレスエリアにデータを転送(コピー)する必要があります。

MCUモードとPROMモードのプログラムエリアの対応は、図1-1. プログラム格納エリアを参照してください。

下記アドレスのデータをブロック転送(コピー)する。

プログラムエリア

04000~1BFFF_H → 00000~17FFF_Hに転送

ベクターエリア

FFF00~FFFFF_H → 1FF00~1FFFF_Hに転送

iii) 書き込みアドレスを設定(注1)

開始アドレス : 00000_H

終了アドレス : 1FFFF_H

(4) 書き込み

PROMプログラマの操作手順に従って書き込み/ベリファイを行ってください。

- | |
|---|
| <p>注1) 設定方法は、PROMプログラマの説明書を参照してください。また、<u>不使用エリアのデータはかならずFF_Hに設定</u>してください。</p> <p>注2) MCUをアダプタにセットする場合や、アダプタをPROMプログラマにセットする場合は1ピンの位置を合わせてセットしてください。間違えて逆向きにセットするとMCU, アダプタおよびPROMプログラマにダメージを与えます。</p> <p>注3) TMP88PU77はエレクトリックシグネチャーモード(以下シグネチャー)はサポートしていません。従って、PROMプログラマでシグネチャーを使用すると、アドレスの9番ピン(A9)に12V±0.5Vの電圧が印加されるためデバイスにダメージを与えます。シグネチャーを使わないでください。</p> |
|---|

電気的特性

絶対最大定格		(V _{SS} =0 V)		
項目	記号	端子	規格	単位
電源電圧 (注3)	V _{DD}		-0.3~6.5	V
プログラム電圧	V _{PP}	TEST/VPP端子	-0.3~13.0	V
入力電圧	V _{IN1}	P1, P2, P3, P4, P5ポートおよびXOUT, RESET	-0.3~V _{DD} +0.3	V
	V _{IN2}	P0ポート	-0.3~5.5 V	
出力電圧	V _{OUT1}	P1, P2, P3, P4, P5ポートおよびXOUT, RESET	-0.3~V _{DD} +0.3	V
	V _{OUT2}	P0ポート	-0.3~5.5 V	
	V _{OUT3}	ソースオープンドレインポート	V _{DD} -40~V _{DD} +0.3	
出力電流 (1端子当り)	I _{OUT1}	P0, P1, P2, P3, P4, P5ポート	3.2	mA
	I _{OUT2}	P6, P7, P80, 81ポート	-25	
	I _{OUT3}	P82~P87, P9, PD, PE, PFポート	-12	
出力電流 (全端子総計)	Σ I _{OUT1}	P1, P3, P4, P5ポート	-40	mA
	Σ I _{OUT2}	P0, P1, P2, P3, P4, P5ポート	60	
	Σ I _{OUT3}	P6, P7, P8, P9, PD, PE, PFポート	120	
消費電力 [Topr=25°C]	PD		1200	mW
はんだ付け温度 (時間)	T _{sld}		260 (10 s)	°C
保存温度	T _{stg}		-55 ~ 125	°C
動作温度	Topr		-30 ~ 70	°C

- 注1) 絶対最大定格とは、瞬時たりとも超えてはならない規格であり、どの1つの項目も超えることができない規格です。絶対最大定格を超えると、破壊や劣化の原因となり、破裂・燃焼による傷害を負うことがあります。従って、必ず絶対最大定格を超えないように、応用機器の設計を行ってください。
- 注2) 消費電力PDは、Ta = 25°C以上では、-14.3 mW/°Cにて算出してください (TMP88CP77/S77/U77参照)。
- 注3) すべてのV_{DD}端子は、同じ電圧レベルを保つために外部にて接続してください。

推奨動作条件		(V _{SS} =0 V, Topr = -30~70°C)					
項目	記号	端子	条件	Min.	Max.	単位	
電源電圧	V _{DD}		fc = 12.5 MHz	4.5	5.5	V	
			NORMAL1, 2モード時				
			IDLE1, 2モード時				
			fs = 32.768 kHz	2.7			
SLOWモード時							
SLEEPモード時	2.0						
STOPモード時							
出力電圧	V _{OUT3}	ソースオープンドレイン端子		V _{DD} -38	V _{DD}	V	
高レベル入力電圧	V _{IH1}	ヒステリシス入力を除く	V _{DD} ≥ 4.5V	V _{DD} × 0.70	V _{DD}	V	
	V _{IH2}	ヒステリシス入力		V _{DD} × 0.75			
	V _{IH3}			V _{DD} × 0.90			
低レベル入力電圧	V _{IL1}	ヒステリシス入力を除く	V _{DD} ≥ 4.5V	0	V _{DD} × 0.30	V	
	V _{IL2}	ヒステリシス入力					V _{DD} × 0.25
	V _{IL3}						V _{DD} × 0.10
クロック周波数	fc	XIN, XOUT	V _{DD} = 4.5V ~ 5.5V	1.0	12.5	MHz	
	fs	XTIN, XTOUT	V _{DD} = 2.7V ~ 5.5V	30.0	34.0	kHz	

- 注1) 推奨動作条件とは、製品が一定の品質を保って正常に動作するために推奨する使用条件です。推奨動作条件 (電源電圧、動作温度範囲、AC/DC規定値) から外れる動作条件で使用した場合、誤動作が生じる恐れがあります。従ってご使用の条件に対して、必ず推奨動作条件の範囲を超えないように、応用機器の設計を行ってください。

D.C. 特性

(V_{SS}=0 V, Topr = -30~70°C)

項目	記号	端子	条件	Min.	Typ.	Max.	単位
ヒステリシス電圧	V _{HS}	ヒステリシス入力		-	0.9	-	V
入力電流	I _{IN1}	TEST	V _{DD} =5.5 V V _{IN} =5.5 V/0 V	-	-	±2	μA
	I _{IN2}	オープンドレインポート, トライステートポート					
	I _{IN3}	RESET, STOP					
	I _{IN4}	PD, PE, PFポート (注3)					
入力抵抗	R _{IN2}	RESET		100	220	450	kΩ
プルダウン抵抗	R _K	ソースオープンドレイン	V _{DD} =5.5 V, V _{KK} =-30 V	50	80	110	kΩ
出力リーク電流	I _{LO1}	シンクオープンドレイン	V _{DD} =5.5 V, V _{OUT} =5.5 V	-	-	2	μA
	I _{LO2}	ソースオープンドレイン	V _{DD} =5.5 V, V _{OUT} =-32 V	-	-	-2	
	I _{LO3}	トライステートポート	V _{DD} =5.5 V, V _{OUT} =5.5 V/0 V	-	-	2	
高レベル出力電圧	V _{OH2}	トライステートポート	V _{DD} =4.5 V, I _{OH} =-0.7 mA	4.1	-	-	V
	V _{OH3}	P82~P87, P9, PD, PE, PF	V _{DD} =4.5 V, I _{OH} =-8 mA	2.4	-	-	
低レベル出力電圧	V _{OL}	XOUTを除く	V _{DD} =4.5 V, I _{OL} =1.6 mA	-	-	0.4	V
高レベル出力電流	I _{OH1}	P6, P7, P80~P81	V _{DD} =4.5 V, V _{OH} =2.4 V	-	-30	-	mA
	I _{OH2}	P82~P87, P9, PD, PE, PF		-	-15	-	
NORMAL1, 2 モード時 電源電流	I _{DD}		V _{DD} =5.5 V V _{IN} =5.3 V/0.2 V f _c =12.5 MHz f _s =32.768 kHz	-	15	22	mA
IDLE1, 2 モード時 電源電流				-	6	12	
SLOWモード時 電源電流			V _{DD} =3.0 V V _{IN} =2.8 V/0.2 V f _s =32.768 kHz	-	30	60	μA
SLEEPモード時 電源電流				-	15	30	
STOPモード時 電源電流			V _{DD} =5.5 V V _{IN} =5.3 V/0.2 V	-	0.5	10	

注1) Typ.値は、条件に指定なき場合Topr = 25°C, V_{DD} = 5 V時の値を示します。

注2) 入力電流 I_{IN1}, I_{IN3}: プルアップまたはプルダウン抵抗を内蔵している場合、抵抗による電流を除きます。

AD 変換 特性

(V_{SS}=0 V, V_{DD}=4.5~5.5 V, Topr = -30~70°C)

項目	記号	条件	Min.	Typ.	Max.	単位
アナログ基準電源電圧	V _{AREF}		4.5	-	V _{DD}	V
	V _{ASS}		V _{SS}			
アナログ基準電源電圧範囲	ΔV _{AREF}		4.5	-	-	V
アナログ入力電圧範囲	V _{AIN}		V _{ASS}	-	V _{AREF}	V
アナログ基準電圧電源電流	I _{REF}		-	0.5	1.0	mA
非直線性誤差		V _{DD} =5.0 V V _{SS} (V _{ASS})=0.000 V V _{AREF} =5.000 V	-	-	±1	LSB
ゼロ誤差			-	-	±1	
フルスケール誤差			-	-	±1	
総合誤差			-	-	±2	

注1) ΔV_{AREF} = V_{AREF} - V_{ASS}

注2) 総合誤差は量子化誤差を除いたすべての誤差を総合した誤差をいいます。

A.C. 特性

(V_{SS}=0 V, V_{DD}=4.5~5.5 V, T_{opr}=-30~70°C)

項目	記号	条件	Min.	Typ.	Max.	単位
マシンサイクルタイム	tcy	NORMAL1, 2モード時	0.32	-	10	μs
		IDLE1, 2モード時				
		SLOWモード時	117.6	-	133.3	
		SLEEPモード時				
高レベルクロックパルス幅	t _{wCH}	外部クロック動作 (XIN入力)	32	-	-	ns
低レベルクロックパルス幅	t _{wCL}	f _c =12.5 MHz時				
高レベルクロックパルス幅	t _{wSH}	外部クロック動作 (XTIN入力)	15.2	-	-	μs
低レベルクロックパルス幅	t _{wSL}	f _s =32.768 kHz時				

推奨発振条件

(V_{SS}=0 V, V_{DD}=4.5~5.5 V, T_{opr}=-30~70°C)

項目	発振子	発振周波数	推奨発振子	推奨定数	
				C ₁	C ₂
高周波発振	セラミック発振子	12.5 MHz	村田製作所 CSA12.5MHz	30 pF	30 pF
		8 MHz	村田製作所 CSA4.00MG		
	水晶振動子	12.5 MHz	日本電波工業 AT-51	10 pF	10 pF
低周波発振	水晶振動子	32.768 kHz	日本電波工業 MX-38T	15 pF	15 pF



注) 高電界のかかるところで使用する場合は、正常動作を保つためにパッケージを電氣的にシールドすることを推奨します。

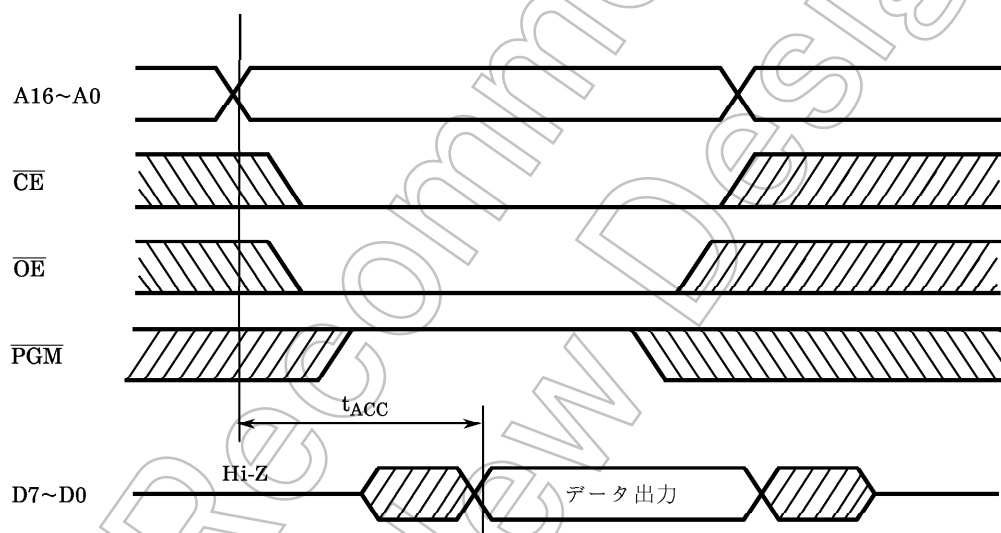
D.C.特性, A.C.特性 (PROMモード)

(V_{SS} = 0 V)

(1) リードオペレーション時 (V_{DD} = 5.0 ± 0.25 V, T_{opr} = 25 ± 5°C)

項目	記号	条件	Min.	Typ.	Max.	単位
高レベル 入力電圧 (A0~A16, \overline{CE} , \overline{OE} , \overline{PGM})	V _{IH4}		V _{DD} × 0.7	—	V _{DD}	V
低レベル 入力電圧 (A0~A16, \overline{CE} , \overline{OE} , \overline{PGM})	V _{IL4}		0	—	0.8	V
プログラム電源電圧	V _{PP}		4.75	5.0	5.25	V
アドレスアクセスタイム	t _{ACC}		—	1.5tcyc + 300	—	ns

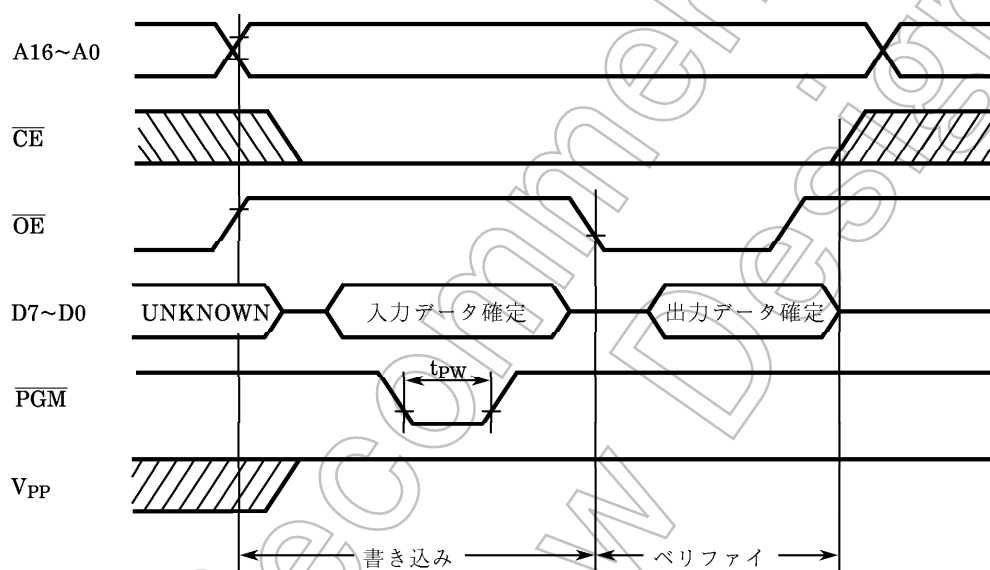
注) tcyc = 500 ns at 8 MHz



(2) プログラム オペレーション (高速プログラム) 時 (Topr = 25 ± 5°C, VDD = 6.25 ± 0.25 V)

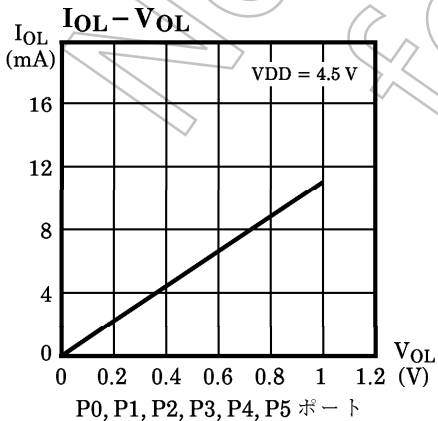
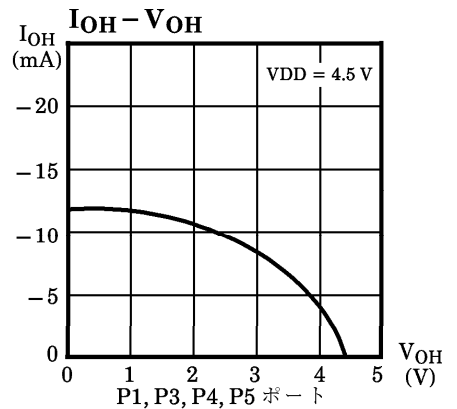
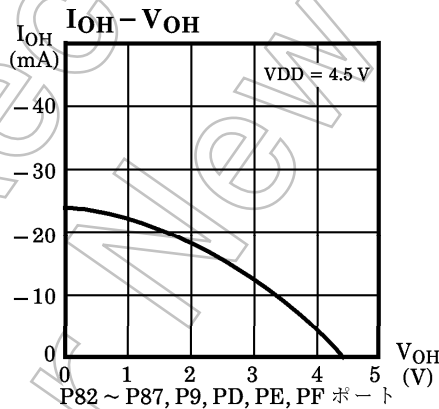
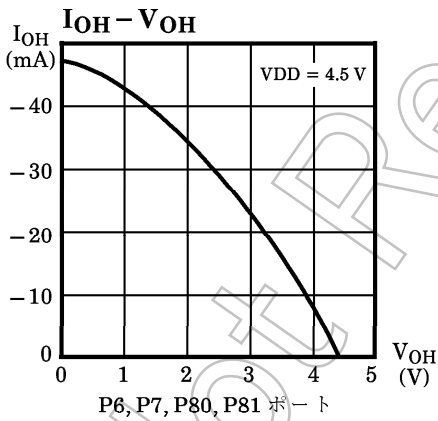
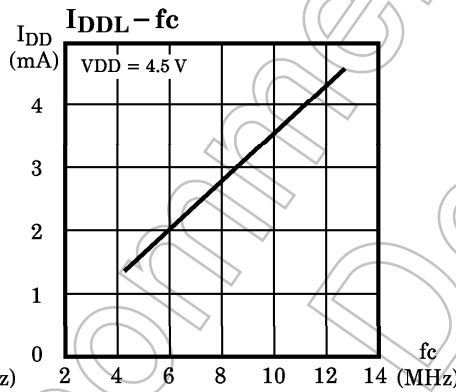
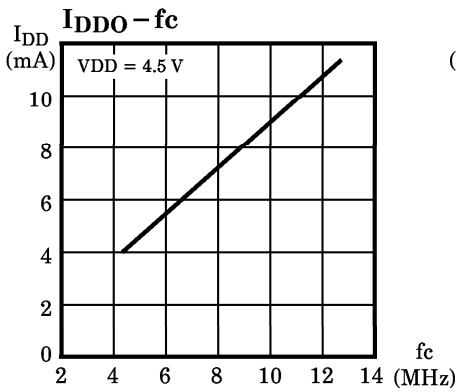
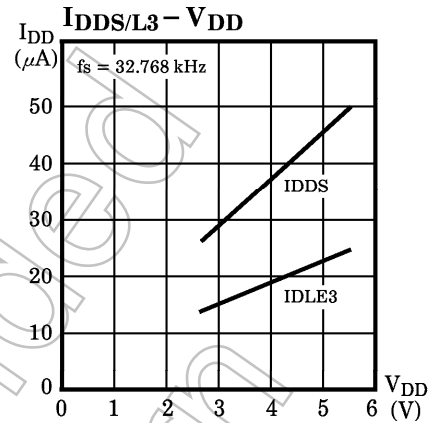
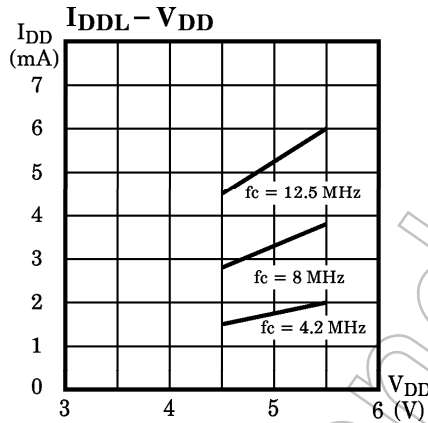
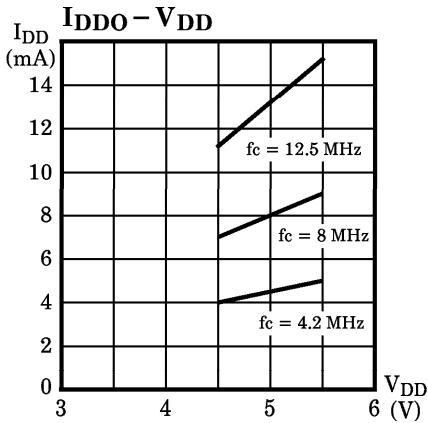
項目	記号	条件	Min.	Typ.	Max.	単位
高レベル 入力電圧 (D0~D7, A0~A16, \overline{CE} , \overline{OE} , \overline{PGM})	V _{IH4}		V _{DD} ×0.7	—	V _{DD}	V
低レベル 入力電圧 (D0~D7, A0~A16, \overline{CE} , \overline{OE} , \overline{PGM})	V _{IL4}		0	—	0.8	V
プログラム電源電圧	V _{PP}		12.5	12.75	13.0	V
初期プログラムパルス幅	t _{pw}	V _{DD} =6.0 V	0.095	0.1	0.105	ms

高速プログラム方式



- 注1) V_{PP} (12.75V) 電源は、V_{CC}電源と同時か、もしくは遅く投入し、遮断時は同時か、もしくは早く遮断してください。
- 注2) V_{PP} = 12.75 V ± 0.25 V の状態でのデバイスの抜き差しは、デバイスにダメージを与えますので、プログラム時の抜き差しはしないでください。
- 注3) 推奨アダプタと推奨モードを使用してください。これ以外の条件で使用すると書けない恐れがあります。

電気的特性図 (Ta = 25°C / Typ.値)



P-QFP100-1420-0.65A

単位 : mm

