

TOSHIBA

東芝 オリジナル CMOS 8ビット マイクロコントローラ

TLCS-870 シリーズ

TMP87PM74FG

Not Recommended
for New Design

株式会社 **東芝** セミコンダクター社

お客様各位

重要なお知らせ

平素より東芝マイクロコントローラをご使用頂き、誠にありがとうございます。

東芝マイクロコントローラご使用上の重要なお知らせをお伝えしています。製品をご使用の際には、必ず確認頂きますようお願い致します。

Not Recommended
for New Design

東芝マイクロコントローラ 870 ファミリー
(TMP87CH74A) (TMP87CM74A) (TMP87PM74)

お客様各位

I²Cバス使用時における注意文言追記のご連絡

本データシートのI²Cバス機能の説明には誤植が含まれていますので
以下のとおり訂正の案内をさせていただきます。
本文中の説明を以下のように読み替えて頂けるようお願いいたします。

□ 「I²C バスモード時の制御」 ページの修正

1. SCL クロック周波数例が 100kHz を超える設定例の削除
2. 「標準モードのみ対応～」注意文言の追記

SCK	シリアルクロック周波数の選択	000 : Reserved (注)	} $f_c = 8\text{MHz}$ のとき (SCL 端子への出力)	Write only
		001 : Reserved (注)		
		010 : 57.1 [kHz]		
		011 : 29.9 [kHz]		
		100 : 15.3 [kHz]		
		101 : 7.72 [kHz]		
		110 : 3.88 [kHz]		
		111 : Reserved		

注) 本 I²C バス回路は、高速モードに対応していません。標準モードのみの対応となります。100kbps を超える設定が可能な場合がありますが I²C 規格の規格外となります。

□ 「(3) シリアルクロック」 ページの修正

1. 通信ボーレートの説明追記

クロックソース

SCK (SBICR1 のビット 2~0) で、マスタモード時に SCL 端子から出力されるシリアルクロックの最大転送周波数を選択します。通信ボーレートを設定する場合、本紙記載の下記計算式に合わせて t_{LOW} の最小幅など、I²C バス規定を満たす通信ボーレートを選択してください。またマスタモード/スレーブモードとも外部から入力されるクロックの “H” レベル、 “L” レベルは 4 マシンサイクル以上のパルス幅が必要です。

$$\begin{aligned} t_{\text{LOW}} &= 2^n / f_c \\ t_{\text{HIGH}} &= 2^n / f_c + 12 / f_c \\ f_{\text{SCL}} &= 1 / (t_{\text{LOW}} + t_{\text{HIGH}}) \end{aligned}$$

以上

お知らせ

本マイコン製品の「はんだ無鉛化」に伴うデータシート変更は、変更内容のみを、旧データシートの先頭に付加した形での御提供をさせていただいております。御理解を頂けます様、よろしくお願い申し上げます。

下記に修正項目と内容の説明を明記いたします。

製品に応じて対象となる修正項目が異なりますので、御注意ください。

修正項目 1. 製品名称

例) TMPxxxxxxF → TMPxxxxxxFG 等

本文中には、旧名称のまま記述されておりますが、
表紙及び付加ページ(ローマ数字の本文前のページを示す)
内記述の名称が正式な名称となります。

修正項目 2. パッケージ名称及び寸法

例) LQFP100-P-1414-0.50C → LQFP100-P-1414-0.50F

本文中には、旧名称・旧寸法図のまま記述されておりますが、
付加ページの名称と寸法図が正式な名称及び寸法図となります。

修正項目 3. はんだ濡れ性の注意事項の追記

はんだ無鉛化に伴い、はんだ濡れ性に注意事項が追記されています。

修正項目 4. 「当社半導体製品取り扱い上のお願い」

旧製品には旧製品当時の文言が記述されている場合がありますが、
付加ページ内で最新の内容に更新しております。

修正項目 5. データシートの発行日付

付加ページ内のデータシート右下に記述されている発行日付が
本データシートの発行日付となります。

修正対象項目 1. 製品名称

修正対象項目 2. パッケージ名称及び寸法

本文中製品名称 (旧名称)	本文中パッケージ名称 (旧名称)	正式名称 (新名称)	正式パッケージ名称 (新名称)	OTP 製品名
TMP87PM74F	QFP80-P-1420-0.80B	TMP87PM74FG	QFP80-P-1420-0.80B	—

*: 正式パッケージでの実際の寸法図は別紙の「パッケージ外形寸法図」を参照してください。

修正項目 3. はんだ濡れ性の注意事項の追記

本製品では、はんだの濡れ性について以下の注意事項が追加されます。

鉛フリー品 (G 付製品) へのはんだ濡れ性についての注意事項

試験項目	試験条件	備考
はんだ付け性	230℃ 5 秒間 1 回 R タイプフラックス使用 (鉛はんだ使用時) 245℃ 5 秒間 1 回 R タイプフラックス使用 (鉛フリーはんだ使用時)	フォーミングまでの半田付着率 95%を良品とする

修正項目 4. 「当社半導体製品取り扱い上のお願い」

本製品では以下に示す、最新の「当社半導体製品取り扱い上のお願い」が適用されます。

当社半導体製品取り扱い上のお願い

20070701-JA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料に掲載されている製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本資料に掲載されている製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令などの法令を十分調査の上、かかる法令に適合するようご使用ください。お客様が適用される法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。

修正項目 5. データシートの発行日付

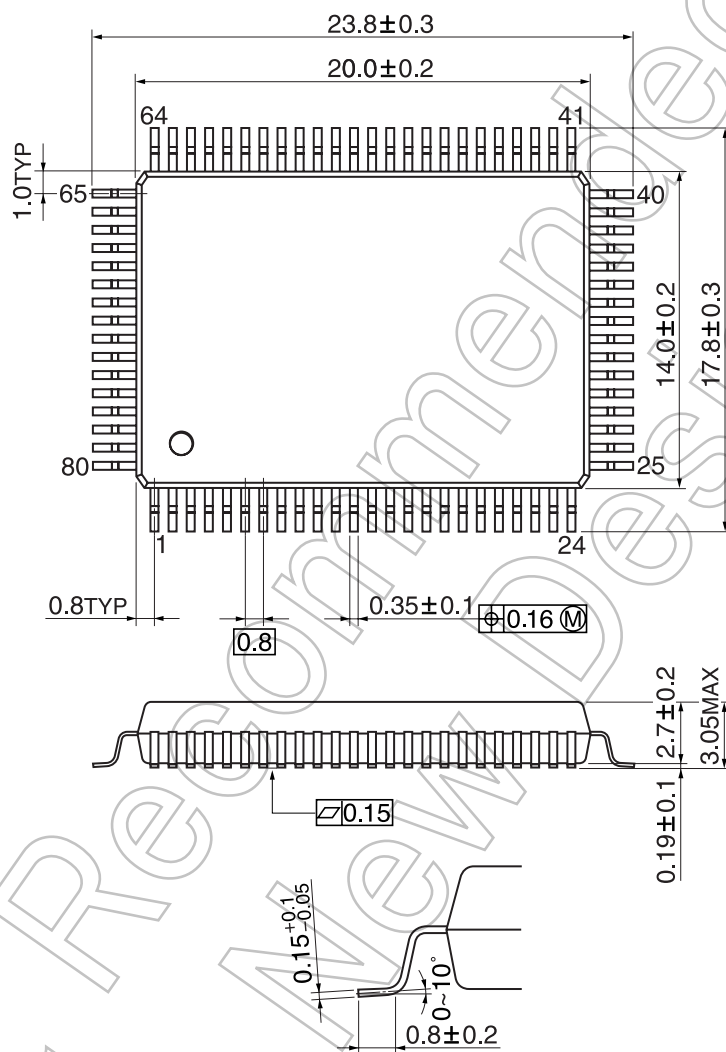
本製品の発行日は、付加ページ右下にも記入の「2008-03-06」です。

(別紙)

パッケージ外形寸法図

QFP80-P-1420-0.80B

單位: mm



CMOS 8ビット マイクロコントローラ

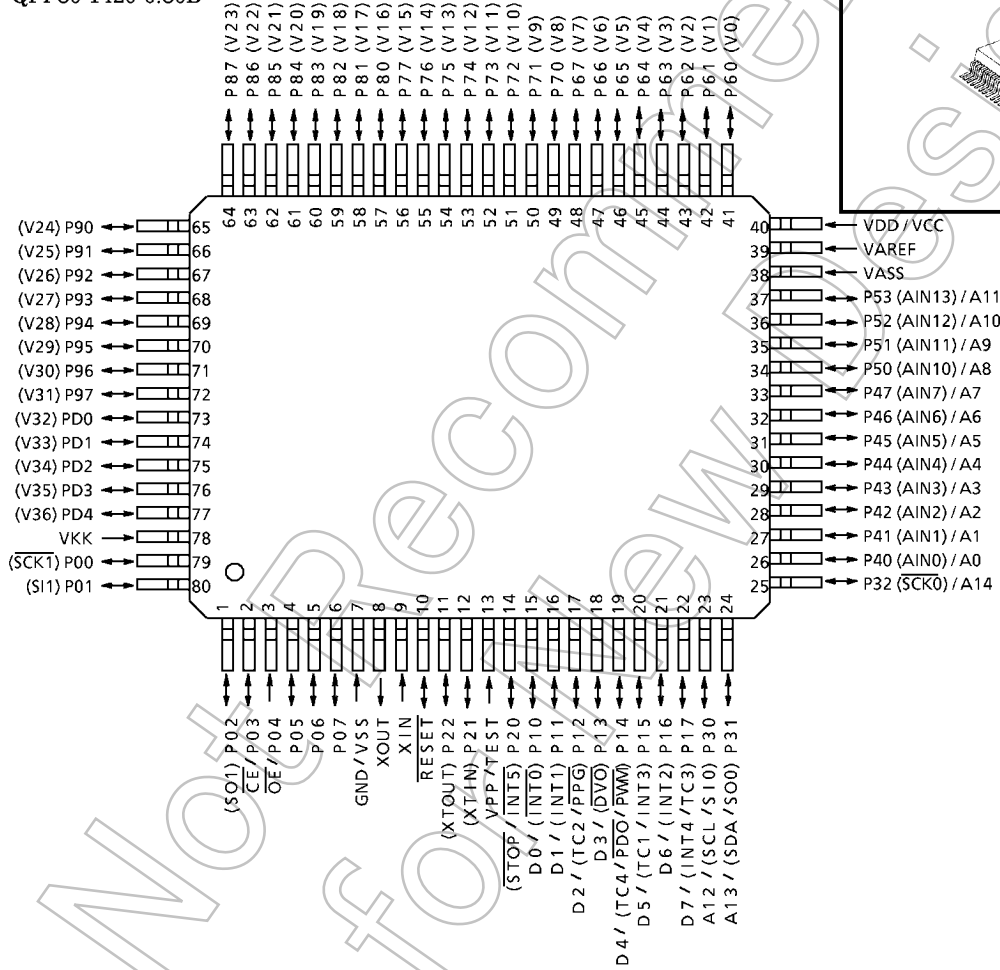
TMP87PM74F

87PM74は、256KビットのワンタイムPROMを内蔵した、高速、高機能8ビットシングルチップマイクロコンピュータで、マスクROM品の87CH74A/CM74Aとピンコンパチブルです。内蔵のPROMにプログラムを書き込むことにより、87CH74A/CM74Aと同一の動作を行います。87PM74は、アダプタソケット(BM11120)を用いることで、TC57256ADと同様に汎用EPROMプログラマで書き込み/ペリファイを行うことができます。

製品形名	OTP	RAM	パッケージ	アダプタソケット
TMP87PM74F	32Kバイト	1Kバイト	P-QFP80-1420-0.80B	BM11120

ピン配置図 (上面図)

P-QFP80-1420-0.80B



端子機能

87PM74には、MCUモードとPROMモードとがあります。

(1) MCUモード

87CH74A/CM74Aとピンコンパチブルです(かならずTEST端子は“L”レベルに固定してください)。

(2) PROMモード

端子名 (PROMモード時)	入出力	機能	端子名 (MCUモード時)
A14 ~ A12	入力	プログラムメモリアドレス入力	P32 ~ P30
A11 ~ A8			P53 ~ P50
A7 ~ A0			P47 ~ P40
D7 ~ D0	入出力	プログラムメモリデータ入出力	P17 ~ P10
CE	入力	チップイネーブル信号入力	P03
OE		アウトプットイネーブル信号入力	P04
VPP	電源	+12.5V/5V (プログラム電源)	TEST
VCC		+5V	VDD
GND		0V	VSS
P05, P02, P01	入出力	PROMモード設定用端子。高レベルに固定。	
P21			
P07, P06, P00			
P22, P20			
RESET		PROMモード設定用端子。低レベルに固定。	
XIN	入力	発振子 (8 MHz) を取り付け自己発振させてください。	
XOUT	出力		
PD4 ~ PD0	入出力	オープン。	
P97 ~ P90			
P87 ~ P80			
P77 ~ P70			
P67 ~ P60			
VKK	電源	0V (GND)	
VAREF			
VASS			

動作説明

87PM74は、87CH74A/CM74A内蔵のマスクROMをワンタイムPROMとしたもので、そのほかの構成および機能は87CH74A/CM74Aと同一です。なお、87PM74は、リセット解除時シングルクロックモードとなっています。デュアルクロックモードで使用する場合は、プログラムの先頭で命令[SET (SYSCR2), XTEN]によって低周波クロックを発振させてください。

1. 動作モード

87PM74には、MCUモードとPROMモードとがあります。

1.1 MCUモード

TEST/VPP端子を“L”レベルに固定することにより、MCUモードとなります。

MCUモードでの動作は、87CH74A/CM74Aと同一です (TEST/VPP端子は、プルダウン抵抗を内蔵していないため開放して使用することはできません)。

1.1.1 プログラムメモリ

87PM74は、32Kバイト (MCUモード時、アドレス8000~FFFF_H番地。PROMモード時、アドレス0000~7FFF_H番地) のプログラムメモリ (ワンタイムPROM) を内蔵しています。87PM74を87CH74A/CM74Aのシステム評価用として用いる場合は、図1-1.に示したプログラム格納エリアにプログラムを書き込みます。

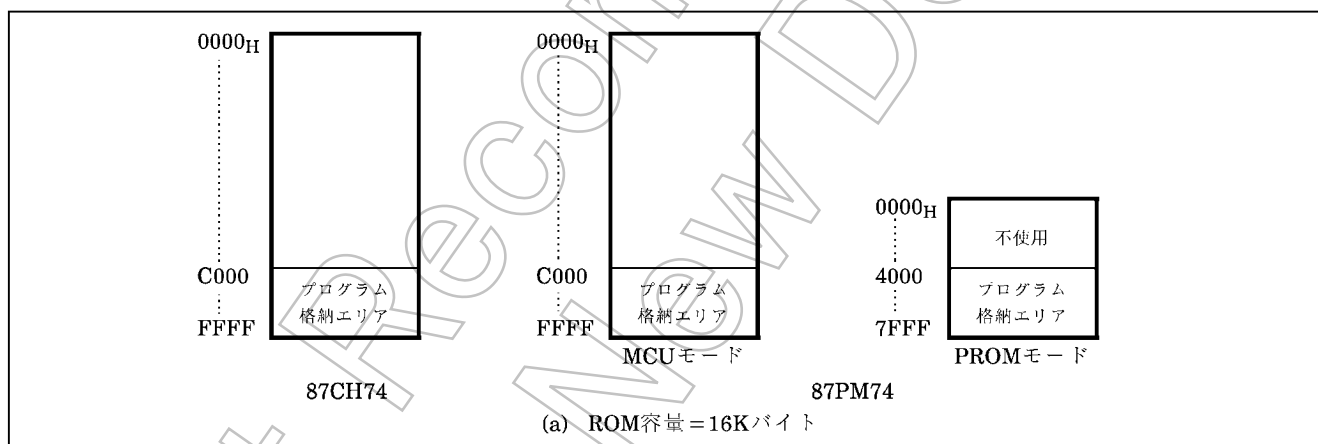


図1-1. プログラム格納エリア (1/2)

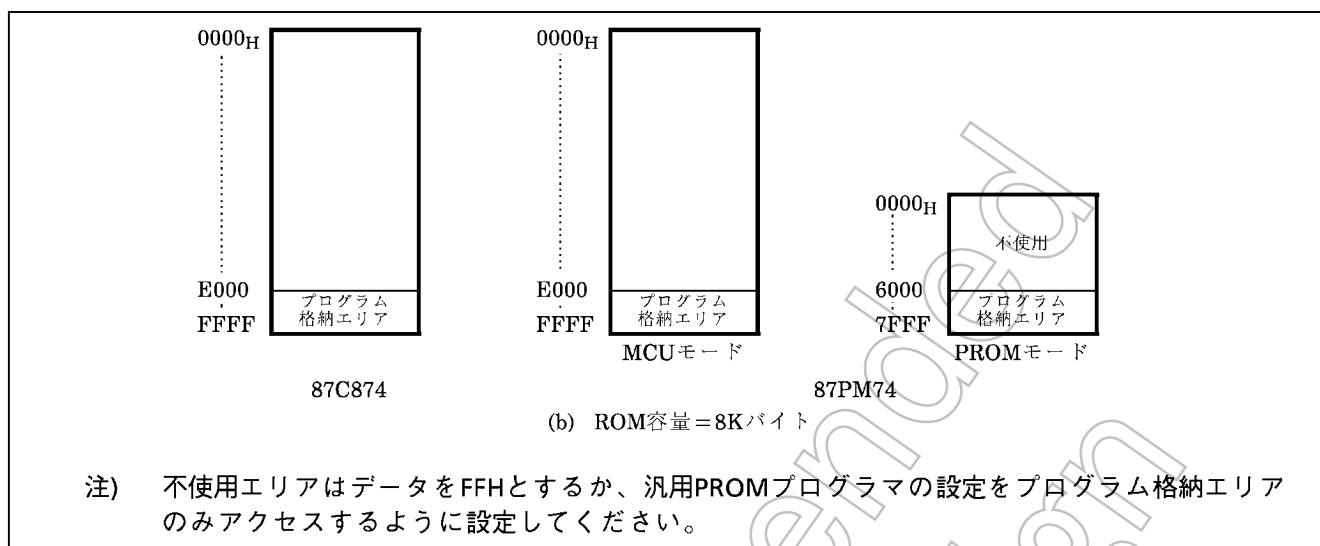


図1-1. プログラム格納エリア (2/2)

1.1.2 データメモリ

87PM74は、1Kバイトのデータメモリ (スタティックRAM) を内蔵しています。

1.1.3 端子の入出力回路

(1) 制御端子

TEST端子にプルダウン抵抗を内蔵していないほかは、87CH74A/CM74Aと同じです。

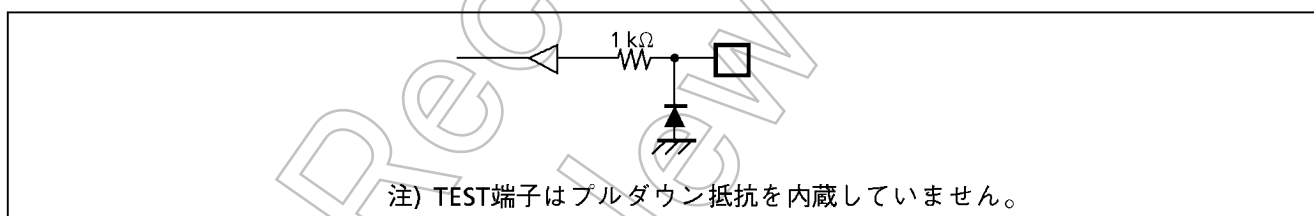


図1-2. TEST端子

(2) 入出力ポート

87PM74の入出力ポートの入出力回路は、87CH74A/CM74AのコードAと同じです。
コードDのエバリュエータとして用いる場合は、抵抗などの外付けが必要です。

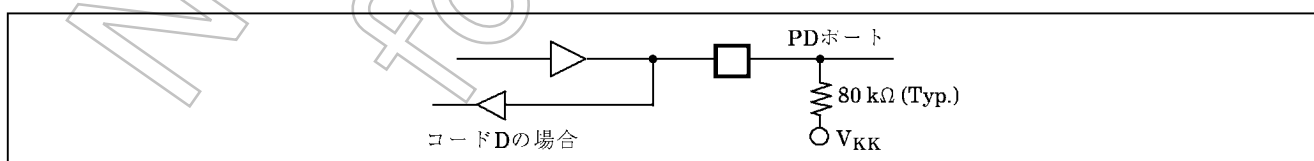


図1-3. 入出力回路のコードと外付け回路

1.2 PROMモード

RESET端子, P07~P00ポート, P22~P20ポートを図1-2.のように設定することによりPROMモードになります。PROMモードでは、汎用PROMプログラマを用いて、プログラムの書き込み/ベリファイを行うことができます。

注) 高速プログラムモード (I, II) が使用できます。ご使用になるPROMプログラマによって設定が異なりますのでPROMプログラマの説明書をご参照ください。87PM74は、エレクトリックシグネチャー機能を持っていません。

アダプタソケットのスイッチは、“N”(ノーマル)に設定してください。

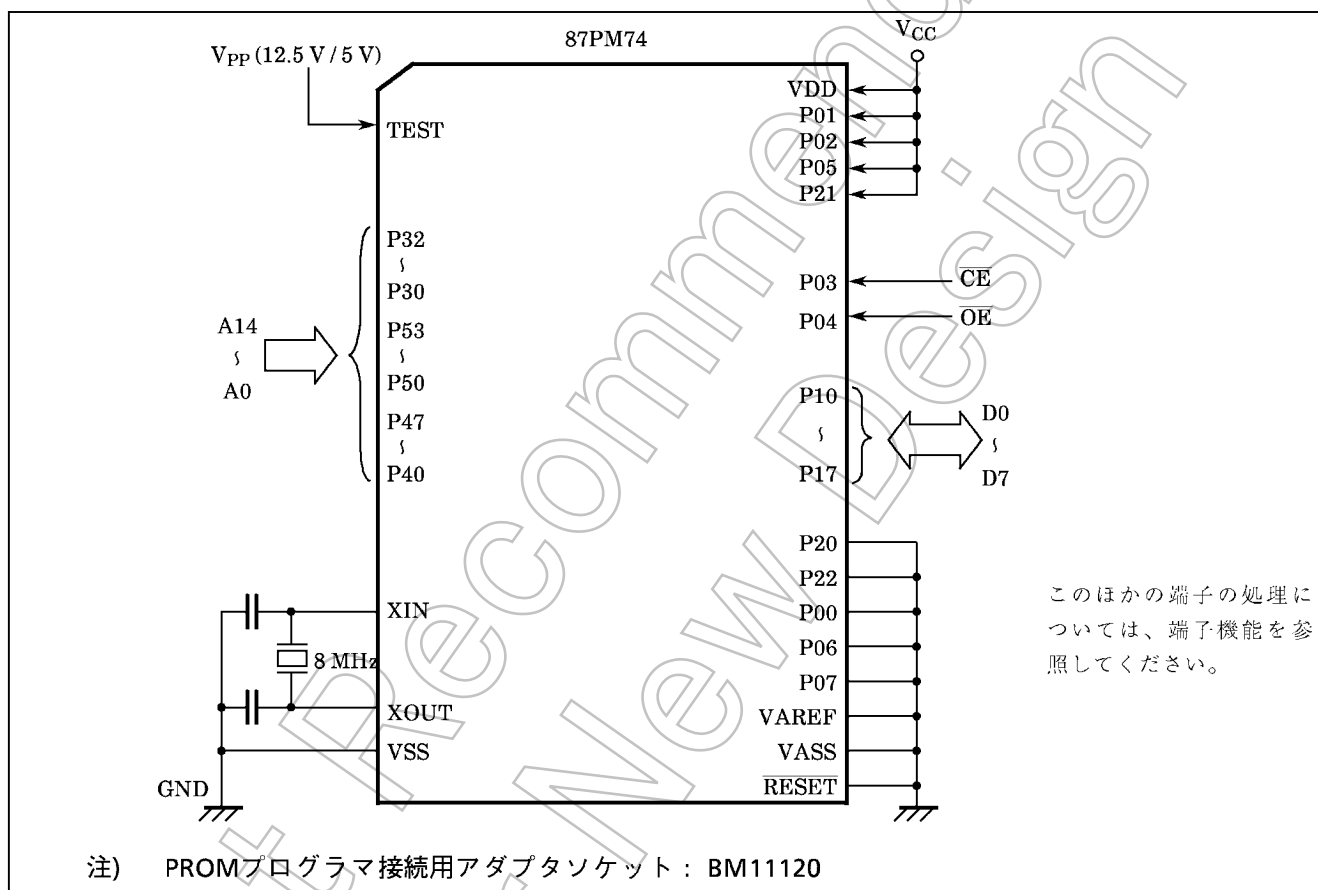


図1-4. PROMモードの設定

1.2.1 書き込みフローチャート (高速プログラムモード I)

$V_{CC}=6V$ の状態で、 $V_{PP}=12.5V$ のプログラム電圧を印加することにより、高速プログラムモードとなります。アドレスおよび入力データを確定した後、 $\overline{CE}$ 入力に1msのプログラム(単一)パルスを加えることにより、データが書き込まれます。データが書き込まれているかベリファイを行い、正しく書き込まれていない場合は、再び1msのプログラムパルスを印加し正しく書き込まれるまで(最大25回)この操作を繰り返します。さらに、書き込みに要したパルス幅(書き込み回数 $\times$ 1ms)の3倍のプログラムパルスを追加し、1アドレス分の書き込みが終了します。以降、アドレス、入力データを変え同様に書き込みを行います。すべての書き込みが終了したら、 $V_{CC}=V_{PP}=5V$ に設定し、全アドレスのベリファイを行います。

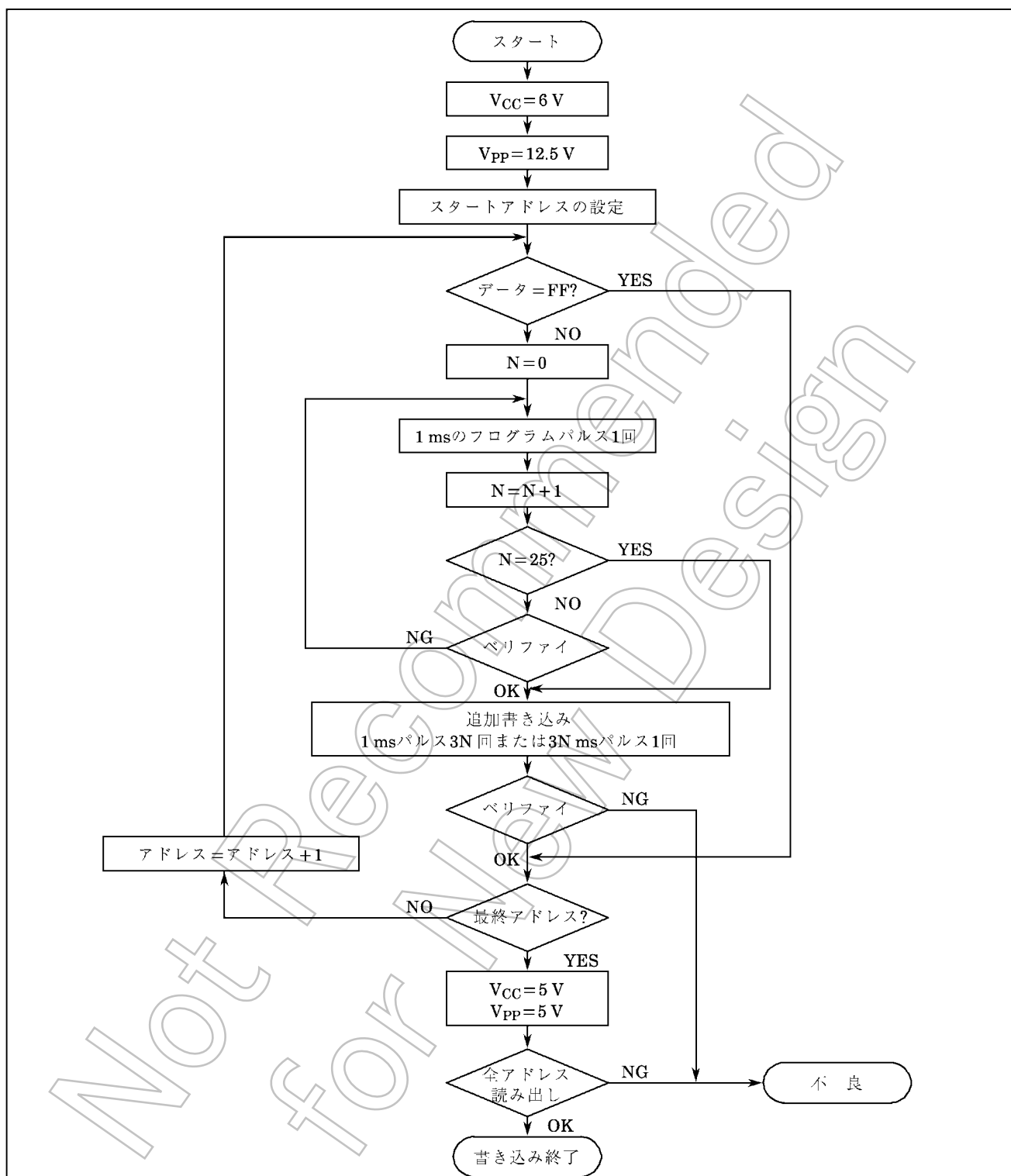


図1-5. 高速プログラムモード I 書き込みフローチャート

1.2.2 書き込みフローチャート (高速プログラムモード II)

$V_{CC}=6.25\text{ V}$ の状態で、 $V_{PP}=12.75\text{ V}$ のプログラム電圧を印加することにより、高速プログラムモード II となります。アドレスおよび入力データを確定した後、 $\overline{CE}$ 入力に 0.1 ms の単一プログラムパルスを加えることにより、データが書き込まれます。データが書き込まれているかバリファイを行い、正しく書き込まれていない場合は、再び 0.1 ms のプログラムパルス印加し正しく書き込まれるまで (最大25回) この操作を繰り返します。以降、アドレス、入力データを変え同様に書き込みを行います。すべての書き込みが終了したら、 $V_{CC}=V_{PP}=5\text{ V}$ に設定し、全アドレスのバリファイを行います。

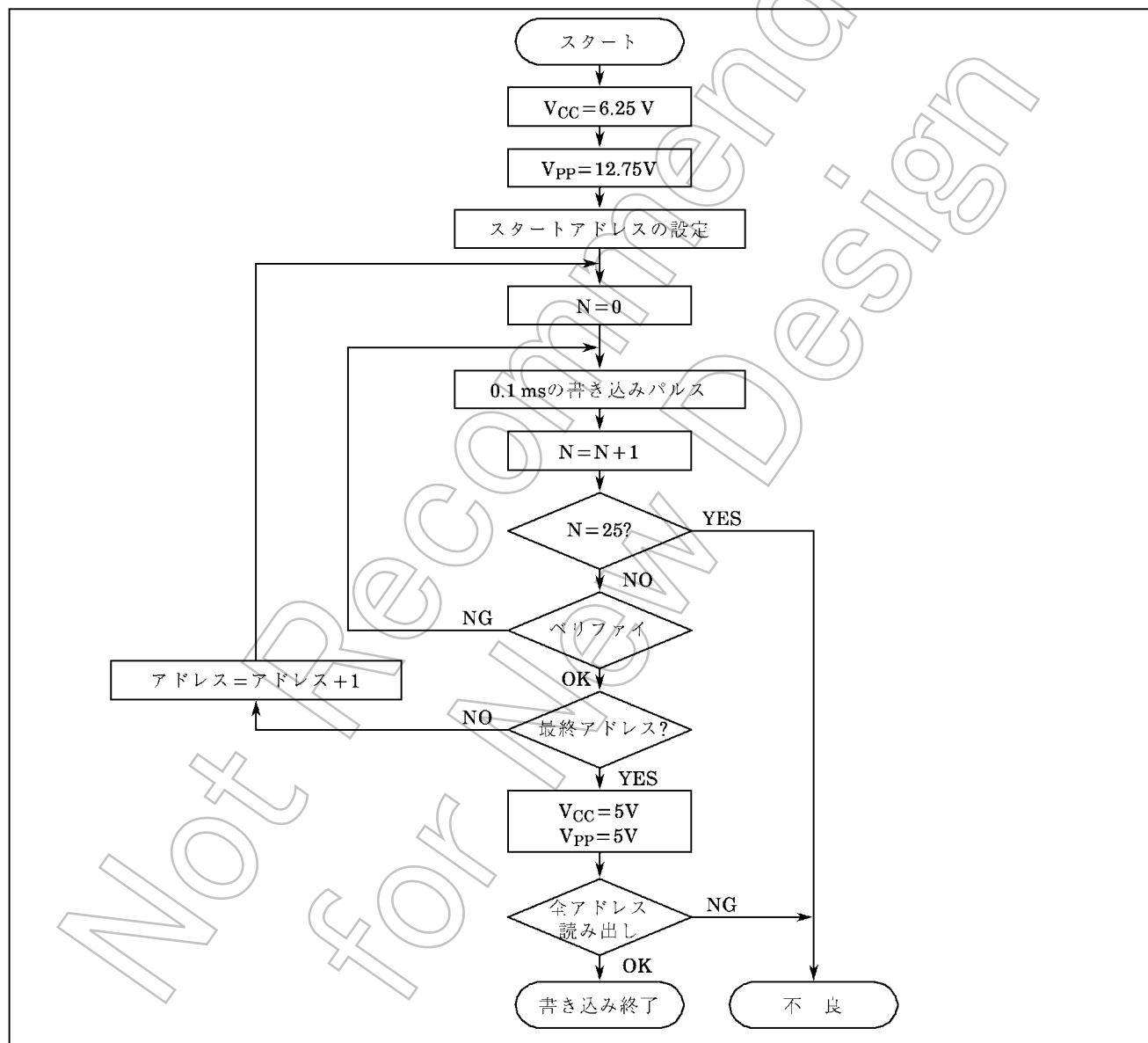


図1-6. 高速プログラムモード II 書き込みフローチャート

1.2.3 汎用PROMプログラマを用いた書き込み方法

(1) アダプタの準備

BM11120 : TMP87PM74用

(2) アダプタの設定

スイッチ (SW1) をN側に設定してください。

(3) PROMプログラマの設定

i) PROMタイプをTC57256ADに設定します。

書き込み電圧 : 12.5 V (高速プログラムⅠモード)
12.75 V (高速プログラムⅡモード)

ii) データ転送(またはコピー)(注1)

TMP87PM74のEPROMはアドレス0000~7FFF_Hのエリアに存在します。従って、書き込みができるアドレスにデータを転送(コピー)などする必要があります。MCUモードとPROMモードのプログラムエリアの対応は、図1-1. プログラム格納エリアを参照してください。

例 : ブロック転送(コピー)モードで、下記を実行

ROM容量が16KBの場合 : C000 ~ FFFF_H → 4000 ~ 7FFF_H
ROM容量が8KBの場合 : E000 ~ FFFF_H → 6000 ~ 7FFF_H

iii) 書き込みアドレスを設定してください。(注1)

開始アドレス : 0000_H(ROM容量が16KBの場合は4000_H, 8KBの場合は6000_H)
終了アドレス : 7FFF_H

(4) 書き込み

PROMプログラマの操作手順に従って書き込み/バリファイを行ってください。

- | |
|--|
| 注1) 設定方法は、PROMプログラマの説明書を参照してください。また、ROM容量が16KBの場合アドレス0000~3FFF _H の領域のデータはかならずFF _H に設定してください。 |
| 注2) MCUをアダプタにセットする場合、またはアダプタをPROMプログラマにセットする場合は1ピンの位置を合わせてセットしてください。間違えて逆向きにセットするとMCU, アダプタおよびPROMプログラマにダメージを与えます。 |
| 注3) TMP87PM74はエレクトリックシグネチャーモード(以下シグネチャー)はサポートしていません。従って、PROMプログラマでシグネチャーを使用すると、アドレスの9番ピン(A9)に12V±0.5Vの電圧が印加されるためデバイスにダメージを与えます。シグネチャーを使わないでください。 |

電気的特性

絶対最大定格

(V_{SS}=0 V)

項 目	記 号	端 子	規 格	単位
電 源 電 圧	V _{DD}		-0.3~6.5	V
プログラム電圧	V _{PP}	TEST/V _{PP}	-0.3~13.0	V
入 力 電 圧	V _{IN}		-0.3~V _{DD} +0.3	V
出 力 電 圧	V _{OUT1}	P2, P3, P4, P5, P6ポートおよびXOUT, RESET	-0.3~V _{DD} +0.3	V
	V _{OUT3}	ソースオープンドレイン端子	V _{DD} -40~V _{DD} +0.3	
出 力 電 流 (1端子当り)	I _{OUT1}	P15~P17, P3, P4, P5ポート	3.2	mA
	I _{OUT2}	P0, P10~P14, P2ポート	30	
	I _{OUT3}	P8, P9, PDポート	-12	
	I _{OUT4}	P6, P7ポート	-25	
出 力 電 流 (全端子総計)	Σ I _{OUT1}	P15~P17, P3, P4, P5ポート	60	mA
	Σ I _{OUT2}	P0, P10~P14, P2ポート	160	
	Σ I _{OUT3}	P6, P7, P8, P9, PDポート	-200	
消 費 電 力	PD (注)		1200	mW
はんだ付け温度 (時間)	T _{sld}		260 (10 s)	°C
保 存 温 度	T _{stg}		-55~125	°C
動 作 温 度	T _{opr}		-30~70	°C

注1) 絶対最大定格とは、瞬時たりとも超えてはならない規格であり、どの1つの項目も超えることができない規格です。絶対最大定格を超えると、破壊や劣化の原因となり、破裂・燃焼による傷害を負うことがあります。従って、かならず絶対最大定格を超えないように、応用機器の設計を行ってください。

注2) 消費電力 (PD) は、T_a=25°C以上では -14.3 mW/°Cにて算出してください (TMP87C874/CH74参照)。

推奨動作条件

(V_{SS}=0 V, T_{opr}=-30~70°C)

項 目	記 号	端 子	条 件		Min.	Max.	単位
電 源 電 圧	V _{DD}		fc=8 MHz	NORMAL1,2 モード時	4.5	5.5	V
				IDLE1,2 モード時			
			fs=32.768 kHz	SLOW モード時	2.7		
				SLEEP モード時			
				STOP モード時	2.0		
出 力 電 圧	V _{OUT3}	ソースオーフンドレイン端子			V _{DD} -38	V _{DD}	V
高レベル 入力電圧	V _{IH1}	ヒステリシス入力を除く	V _{DD} ≥4.5 V		V _{DD} ×0.70	V _{DD}	V
	V _{IH2}	ヒステリシス入力			V _{DD} ×0.75		
	V _{IH3}				V _{DD} <4.5 V		
低レベル 入力電圧	V _{IL1}	ヒステリシス入力を除く	V _{DD} ≥4.5 V		0	V _{DD} ×0.30	V
	V _{IL2}	ヒステリシス入力				V _{DD} ×0.25	
	V _{IL3}					V _{DD} <4.5 V	
クロック周波数	fc	XIN, XOUT	V _{DD} =4.5~5.5 V		0.4	8.0	MHz
			V _{DD} =2.7~5.5 V (注)			4.2	
		fs	XTIN, XTOUT			30.0	34.0

注1) 推奨動作条件とは、製品が一定の品質を保って正常に動作するために推奨する使用条件です。推奨動作条件 (電源電圧、動作温度範囲、AC/DC規定値) から外れる動作条件で使用した場合、誤動作が生じる恐れがあります。従ってご使用の条件に対して、かならず推奨動作条件の範囲を超えないように、応用機器の設計を行ってください。

注2) クロック周波数 fc: 条件の電源電圧範囲は、NORMAL1, 2モード時およびIDLE1, 2モード時の値を示す。

D.C. 特性

(V_{SS}=0 V, T_{opr}=-30~70°C)

項 目	記 号	端 子	条 件	Min.	Typ.	Max.	単位
ヒステリシス電圧	V _{HS}	ヒステリシス入力		—	0.9	—	V
入 力 電 流	I _{IN1}	TEST	V _{DD} =5.5 V V _{IN} =5.5 V / 0 V	—	—	±2	μA
	I _{IN2}	オープンドレインポート, トライステートポート					
	I _{IN3}	RESET, STOP					
	I _{IN4}	PD					
入 力 抵 抗	R _{IN3}	RESET		100	220	450	kΩ
プルダウン抵抗	R _K	ソースオープンドレイン	V _{DD} =5.5 V, V _{KK} =−30 V	50	80	110	
出力リーク電流	I _{LO1}	シンクオープンドレイン	V _{DD} =5.5 V, V _{OUT} =5.5 V	—	—	2	μA
	I _{LO2}	ソースオープンドレイン	V _{DD} =5.5 V, V _{OUT} =−32 V	—	—	−2	
	I _{LO3}	トライステートポート	V _{DD} =5.5 V, V _{OUT} =5.5 V / 0 V	—	—	±2	
高レベル出力電圧	V _{OH2}	トライステートポート	V _{DD} =4.5 V, I _{OH} =−0.7 mA	4.1	—	—	V
	V _{OH3}	P8, P9, PD	V _{DD} =4.5 V, I _{OH} =−8 mA	2.4	—	—	
低レベル出力電圧	V _{OL}	XOUTを除く	V _{DD} =4.5 V, I _{OL} =1.6 mA	—	—	0.4	V
高レベル出力電流	I _{OH}	P6, P7ポート	V _{DD} =4.5 V, V _{OH} =2.4 V	—	−20	—	mA
NORMAL1, 2 モード時 電源電流	I _{DD}		V _{DD} =5.5 V V _{IN} =5.3 V / 0.2 V f _c =8 MHz	—	12	18	mA
IDLE1, 2 モード時 電源電流			f _s =32.768 kHz	—	6	8	
SLOWモード時 電源電流			V _{DD} =3.0 V V _{IN} =2.8 V / 0.2 V f _s =32.768 kHz	—	30	60	μA
SLEEPモード時 電源電流				—	15	30	μA
STOPモード時 電源電流			V _{DD} =5.5 V V _{IN} =5.3 V / 0.2 V	—	0.5	10	μA

注1) Typ.値は、条件に指定なき場合T_{opr} = 25 °C, V_{DD}=5 V時の値を示します。注2) 入力電流 I_{IN1}, I_{IN3} : プルアップまたはプルダウン抵抗を内蔵している場合、抵抗による電流を除きます。

A/D 変換 特性

(V_{SS}=0 V, V_{DD}=4.5~5.5 V, T_{opr}=-30~70°C)

項 目	記 号	条 件	Min.	Typ.	Max.	単位
アナログ基準電源電圧	V _{AREF}	V _{AREF} -V _{ASS} ≥ 2.5 V	V _{DD} -1.5	—	V _{DD}	V
	V _{ASS}					
アナログ入力電圧範囲	V _{AIN}		V _{ASS}	—	V _{AREF}	V
アナログ基準電圧電源電流	I _{REF}	V _{AREF} =5.5 V, V _{ASS} =0.0 V	—	0.5	1.0	mA
非直線性誤差		V _{DD} =5.0 V, V _{SS} =0.0 V V _{AREF} =5.000 V V _{ASS} =0.000 V	—	—	±1	LSB
ゼロ誤差			—	—	±1	
フルスケール誤差			—	—	±1	
総合誤差			—	—	±2	

注) 総合誤差は量子化誤差を除いたすべての誤差を総合した誤差をいいます。

A.C. 特性

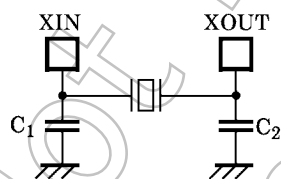
(V_{SS}=0 V, V_{DD}=4.5~5.5 V, T_{opr}=-30~70°C)

項 目	記 号	条 件	Min.	Typ.	Max.	単位
マシンサイクルタイム	tcy	NORMAL1, 2モード時	0.5	—	10	μs
		IDLE1, 2モード時				
		SLOWモード時	117.6	—	133.3	
		SLEEPモード時				
高レベルクロックパルス幅	twCH	外部クロック動作 (XIN入力)	50	—	—	ns
低レベルクロックパルス幅	twCL	fc = 8 MHz 時				
高レベルクロックパルス幅	tWSH	外部クロック動作 (XTIN入力)	14.7	—	—	μs
低レベルクロックパルス幅	tWSL	fs = 32.768 kHz 時				

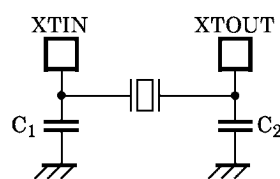
推奨発振条件

(V_{SS}=0 V, V_{DD}=4.5~5.5 V, T_{opr}=-30~70°C)

項 目	発 振 子	発振周波数	推奨発振子	推奨定数	
				C ₁	C ₂
高周波発振	セラミック発振子	8 MHz	京セラ KBR8.0M	30 pF	30 pF
		4 MHz	京セラ KBR4.0MS		
			村田製作所 CSA4.00MG		
	水晶振動子	8 MHz	TOYOCOM 210B 8.0000	20 pF	20 pF
		4 MHz	TOYOCOM 204B 4.0000		
低周波発振	水晶振動子	32.768 kHz	日本電波工業 MX-38T	15 pF	15 pF



(1) 高周波発振



(2) 低周波発振

注) 高電界のかかるところで使用する場合は、正常動作を保つためにパッケージを電氣的にシールドすることを推奨します。

D.C.特性, A.C.特性 (PROMモード)

(V_{SS}=0 V)

(1) リードオペレーション時 (Topr = - 30~70°C)

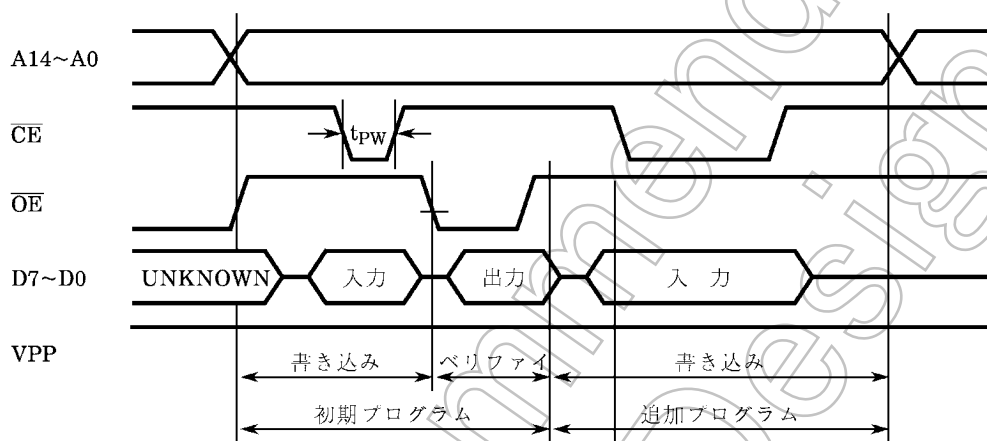
項 目	記 号	条 件	Min.	Typ.	Max.	単 位
高レベル 入力電圧	V _{IH4}		V _{CC} ×0.7	—	V _{CC}	V
低レベル 入力電圧	V _{IL4}		0	—	V _{CC} ×0.12	V
電 源 電 圧	V _{CC}		4.75	5.00	5.25	V
プログラム電源電圧	V _{PP}		V _{CC} −0.6V	V _{CC}	V _{CC} +0.6	
アドレスアクセスタイム	t _{ACC}	V _{CC} =5.0±0.5 V	—	1.5tcyc+300	—	ns

注) tcyc = 500 ns (F = 8 MHz時)



(2) プログラム オペレーション (高速書き込みモード I) 時 ($T_{opr} = 25 \pm 5^\circ\text{C}$)

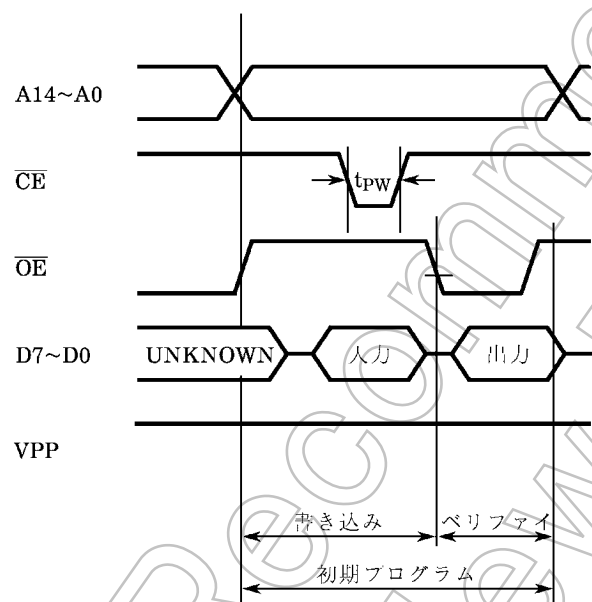
項 目	記 号	条 件	Min.	Typ.	Max.	単 位
高レベル 入力電圧	V_{IH4}		$V_{CC} \times 0.7$	—	V_{CC}	V
低レベル 入力電圧	V_{IL4}		0	—	$V_{CC} \times 0.12$	V
電 源 電 圧	V_{CC}		5.75	6.0	6.25	V
プログラム電源電圧	V_{PP}		12.0	12.5	13.0	V
初期プログラムパルス幅	t_{PW}	$V_{CC} = 6.0 \pm 0.25 \text{ V}$, $V_{PP} = 12.5 \pm 0.25 \text{ V}$	0.95	1.0	1.05	ms



- 注1) V_{PP} (12.5V) 電源は、 V_{CC} 電源と同時に、もしくは遅く投入し、遮断時は同時か、もしくは早く遮断してください。
- 注2) $V_{PP} = 12.5 \text{ V} \pm 0.5 \text{ V}$ の状態でのデバイスの抜き差しは、デバイスにダメージを与えますので、プログラム時の抜き差しはしないでください。
- 注3) 推奨アダプタと推奨モードを使用してください。これ以外の条件で使用すると書き込みできない恐れがあります。

(3) プログラム オペレーション (高速プログラムモード II) 時 (Topr = 25 ± 5°C)

項 目	記 号	条 件	Min.	Typ.	Max.	単 位
高レベル 入力電圧	V _{IH4}		V _{CC} × 0.7	—	V _{CC}	V
低レベル 入力電圧	V _{IL4}		0	—	V _{CC} × 0.12	V
電 源 電 圧	V _{CC}		6.00	6.25	6.50	V
プログラム電源電圧	V _{PP}		12.50	12.75	13.00	V
初期プログラム パルス幅	t _{pw}	V _{CC} = 6.25 V ± 0.25 V, V _{PP} = 12.75 V ± 0.25 V	0.095	0.1	0.105	ms



- 注1) V_{PP} (12.75V) 電源は、V_{CC}電源と同時か、もしくは遅く投入し、遮断時は同時か、もしくは早く遮断してください。
- 注2) V_{PP} = 12.75 V ± 0.25 Vの状態でのデバイスの抜き差しは、デバイスにダメージを与えますので、プログラム時の抜き差しはしないでください。